

HiSAT-COT<sup>®</sup>制御 1A 降圧同期整流 DC/DC コンバータ

☆Green Operation 対応

## ■概要

XC9285/XC9286 シリーズは、Pch ドライバ FET および Nch ドライバ FET を内蔵した 1.0A 同期整流降圧 DC/DC コンバータです。出力電圧は 0.8V~3.6V まで、0.05V ステップにて内部にて設定可能です。外付け部品はコイルとコンデンサのみです。

HiSAT-COT 制御の高速過渡応答技術により、負荷変動時の出力電圧を最小に抑えることができ、FPGA のような瞬間的な負荷変動が大きい用途および出力電圧の安定性が必要な機器にも最適です。

パッケージは用途に合わせて、SOT-25, USP-6C から選択できます。

(\*) HiSAT-COT は DC/DC コンバータに採用される独自の高速過渡応答技術です。高精度高安定度な電源電圧を要求する LSI に最適です。

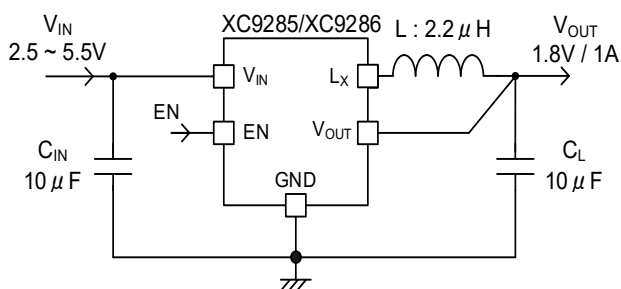
## ■用途

- 通信機器/通信モジュール  
(Bluetooth/Wi-Fi/GPS等)
- MCU/FPGA/ASIC向け電源 (POL電源)
- スマートフォン/携帯電話
- DSC/Camcorder
- 携帯ゲーム機
- ウェアラブル機器
- アクティブケーブル/アクティブ光ケーブル

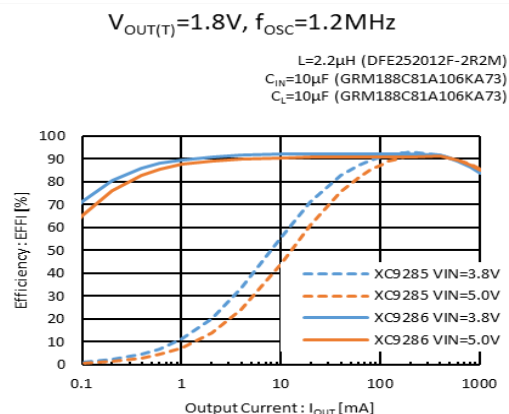
## ■特長

入力電圧	: 2.5V ~ 5.5V
出力電圧範囲	: 0.8V ~ 3.6V (±2.0%)
出力電流	: 1.0A
発振周波数	: 1.2MHz
効率	: 92% ( $V_{IN}=3.8V, V_{OUT}=1.8V, I_{OUT}=200mA$ )
消費電流	: 15 $\mu$ A
制御方式	: HiSAT-COT 制御 PWM 制御 (XC9285) PWM/PFM 自動切替制御 (XC9286)
保護機能	: サーマルシャットダウン 電流制限 短絡保護 (B タイプ)
機能	: ソフトスタート UVLO $C_L$ ディスチャージ (B タイプ)
入力、出力コンデンサ	: セラミックコンデンサ対応
動作周囲温度	: -40°C ~ 105°C
パッケージ	: USP-6C (1.8x2.0xh0.6mm) SOT-25 (2.8x2.9xh1.3mm)
環境への配慮	: EU RoHS 指令対応, 鉛フリー

## ■代表標準回路



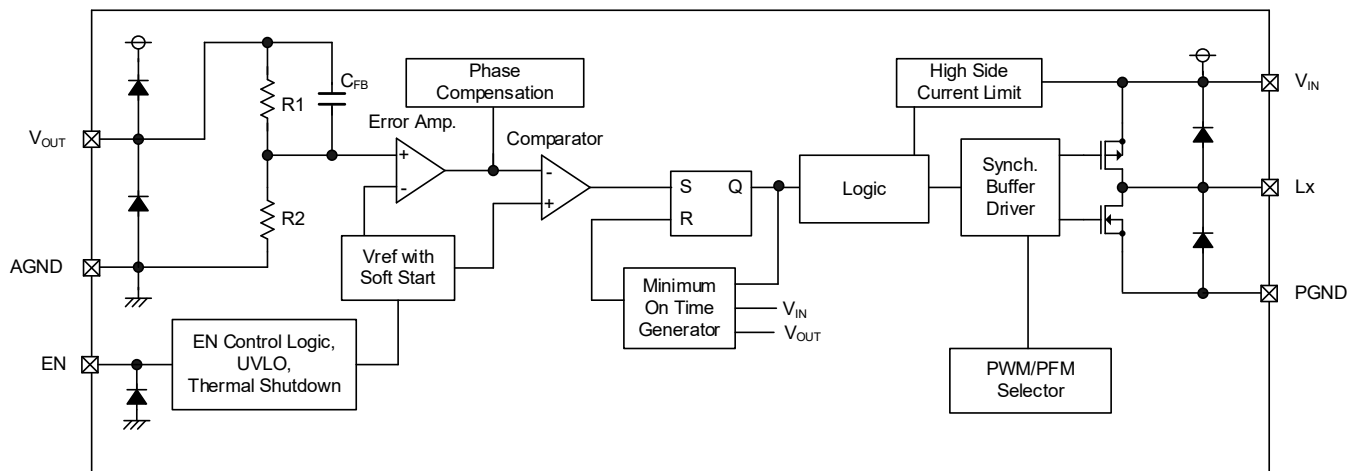
## ■代表特性例



# XC9285/XC9286 シリーズ

## ■ブロック図

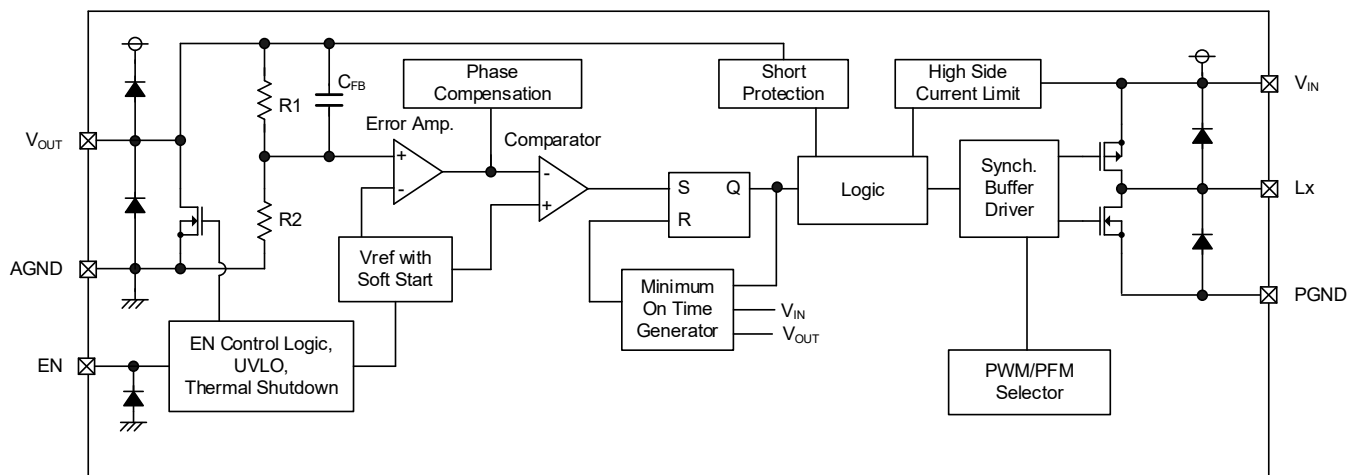
### 1) Aタイプ



- \* XC9285 シリーズ : "PWM/PFM Selector"が PWM 制御に固定されています。
  - XC9286 シリーズ : "PWM/PFM Selector"が PWM/PFM 自動切替制御に固定されています。
- 上記図のダイオードは静電保護素子、寄生ダイオードになります。

SOT-25 では PGND と AGND は IC 内部でショートしており端子名は GND となります。

### 2) Bタイプ



- \* XC9285 シリーズ : "PWM/PFM Selector"が PWM 制御に固定されています。
  - XC9286 シリーズ : "PWM/PFM Selector"が PWM/PFM 自動切替制御に固定されています。
- 上記図のダイオードは静電保護素子、寄生ダイオードになります。

SOT-25 では PGND と AGND は IC 内部でショートしており端子名は GND となります。

## ■製品分類

### ●品番ルール

XC9285①②③④⑤⑥-⑦ : PWM 制御

XC9286①②③④⑤⑥-⑦ : PWM/PFM 自動切替制御

DESIGNATOR	ITEM	SYMBOL	DESCRIPTION
①	Type	A	Refer to Selection Guide
		B	
②③	Output Voltage	08 ~ 36	Output voltage e.g. 1.2V → ②=1, ③=2 1.25V → ②=1, ③=C 0.05V increments : 0.05=A, 0.15=B, 0.25=C, 0.35=D, 0.45=E, 0.55=F, 0.65=H, 0.75=K, 0.85=L, 0.95=M
④	Oscillation Frequency	C	1.2MHz
⑤⑥-⑦ (*1)	Packages (Order Unit)	MR-G	SOT-25 (3,000pcs/Reel)
		ER-G	USP-6C (3,000pcs/Reel)

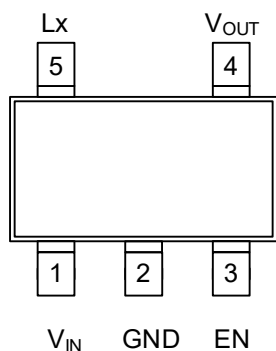
(\*1) "-G"は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

### ●セレクションガイド

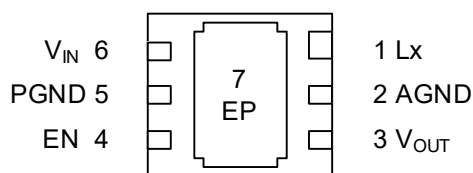
FUNCTION	A TYPE	B TYPE
Enable	Yes	
UVLO	Yes	
Soft-Start Time	Fixed	
C <sub>L</sub> Discharge	No	Yes
Current Limit (Automatic Recovery)	Yes	
Short Protection (Latch Protection)	No	Yes
Thermal Shutdown	Yes	

# XC9285/XC9286 シリーズ

## ■端子配列



SOT-25  
(TOP VIEW)



USP-6C  
(BOTTOM VIEW)

\* USP-6C: AGND 端子(2 番端子)および PGND 端子(5 番端子)は使用時に必ず短絡して下さい。

## ■端子説明

PIN NUMBER		PIN NAME	FUNCTIONS
SOT-25	USP-6C		
1	6	$V_{IN}$	Power Input
2	-	GND	Ground
-	5	PGND	Power Ground
-	2	AGND	Analog Ground
3	4	EN	Enable
4	3	$V_{OUT}$	Output Voltage Monitor
5	1	Lx	Switching
-	7	EP	Exposed thermal pad. The Exposed pad must be connected to PGND, AGND (Pin2,5)

## ■機能表

PIN NAME	SIGNAL	STATUS
EN	L	Stand-by
	H	Active
	OPEN	Undefined State <sup>(*)</sup>

<sup>(\*)</sup> EN 端子をオープンで使用しないで下さい。

## ■絶対最大定格

PARAMETER		SYMBOL	RATINGS	UNITS
V <sub>IN</sub> Pin Voltage		V <sub>IN</sub>	-0.3 ~ 6.2	V
Lx Pin Voltage		V <sub>Lx</sub>	-0.3 ~ V <sub>IN</sub> + 0.3 or 6.2 <sup>(*)1</sup>	V
V <sub>OUT</sub> Pin Voltage		V <sub>OUT</sub>	-0.3 ~ V <sub>IN</sub> + 0.3 or 4.0 <sup>(*)2</sup>	V
EN Pin Voltage		V <sub>EN</sub>	-0.3 ~ 6.2	V
Power Dissipation (Ta=25°C)	SOT-25	Pd	760 (JESD51-7 基板) <sup>(*)3</sup>	mW
	USP-6C		1250 (JESD51-7 基板) <sup>(*)3</sup>	
Junction Temperature		T <sub>j</sub>	-40 ~ 125	°C
Storage Temperature		T <sub>stg</sub>	-55 ~ 125	°C

各電圧定格は AGND,PGND(GND)を基準とする。

(\*)1 最大値は V<sub>IN</sub> + 0.3V と 6.2V のいずれか低い電圧になります。

(\*)2 最大値は V<sub>IN</sub> + 0.3V と 4.0V のいずれか低い電圧になります。

(\*)3 基板実装時の許容損失の参考データとなります。実装条件はパッケージインフォメーションをご参照下さい。

## ■推奨動作条件

PARAMETER	SYMBOL	MIN.	TYP.	MAX.	UNITS
Input Voltage	V <sub>IN</sub>	2.5	-	5.5	V
EN Pin Voltage	V <sub>EN</sub>	0.0	-	5.5	V
Output Current	I <sub>OUT</sub>	-	-	1.0	A
Operating Ambient Temperature	Topr	-40	-	105	°C
Input Capacitor (Effective Value) <sup>(*)1</sup>	C <sub>IN</sub>	3.8	10	1000 <sup>(*)2</sup>	μF
Output Capacitor (Effective Value) <sup>(*)1</sup>	C <sub>L</sub>	5.8	10	470 <sup>(*)3</sup>	μF
Inductor	L	2.2 x 0.7	2.2	2.2 x 1.3	μH

各電圧動作条件は AGND,PGND(GND)端子を基準とする。

(\*)1 セラミックコンデンサは印加される DC バイアスおよび周囲温度等により、実効容量が公称値より大幅に低下する製品があります。本 IC の入出力容量は、推奨部品と同等以上の実効容量値になるよう、DC バイアス使用条件(周囲温度、入出力電圧)に応じた適切なセラミックコンデンサを使用してください。

(\*)2 電解コンデンサやタンタルコンデンサ等の大容量コンデンサを入力容量として使用する場合でも、低 ESR のセラミックコンデンサを並列に配置して下さい。セラミックコンデンサを配置しない場合、高周波の電圧変動が大きくなり IC が誤動作する可能性があります。

(\*)3 B タイプ(短絡保護機能有り)で出力容量に大きいコンデンサを使用した場合、ソフトスタート期間中に出力電圧が立ち上がりソフトスタート期間後に短絡保護機能が動作し IC がラッチ停止する場合があります。

## ■電気的特性

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Output Voltage	V <sub>OUT</sub>	V <sub>IN</sub> =V <sub>OUT(T)</sub> +2.0V(V <sub>OUT(T)</sub> ≤3.5V) or 5.5V(V <sub>OUT(T)</sub> >3.5V), V <sub>OUT</sub> =<E-3>→<E-1> V <sub>OUT</sub> Voltage When Lx pin is V <sub>IN</sub> or oscillations	<E-1>	<E-2>	<E-3>	V	③
Operating Voltage Range	V <sub>IN</sub>		2.5	-	5.5	V	①
Maximum Output Current	I <sub>OUTMAX</sub>	When connected to external components, V <sub>IN</sub> =<C-1>	1000	-	-	mA	①
UVLO Detect Voltage	V <sub>UVLOD</sub>	V <sub>IN</sub> =2.5V to 1.2V, V <sub>OUT</sub> =0.6V, V <sub>IN</sub> Voltage when Lx pin changes "H" to "L" level	1.35	1.95	-	V	③
UVLO Release Voltage	V <sub>UVLOR</sub>	V <sub>IN</sub> =1.2V to 2.5V, V <sub>OUT</sub> =0.6V, V <sub>IN</sub> Voltage when Lx pin changes "L" to "H" level	-	2.00	2.48	V	③
Quiescent Current (XC9286)	I <sub>q</sub>	V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×1.1	-	15	25	μA	②
Quiescent Current (XC9285)	I <sub>q</sub>	V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×1.1	-	250	455	μA	②
Stand-by Current	I <sub>STB</sub>	V <sub>EN</sub> =0V	-	0.0	1.0	μA	②
ON time	t <sub>ON</sub>	When connected to external components, V <sub>IN</sub> =V <sub>EN</sub> =<C-1>, I <sub>OUT</sub> =1mA	<E-5>	<E-6>	<E-7>	ns	①
Thermal shutdown	T <sub>TSD</sub>		-	150	-	°C	①
Thermal shutdown hysteresis	T <sub>HYS</sub>		-	30	-	°C	①
Lx SW"H"ON Resistance	R <sub>LXH</sub>	V <sub>OUT</sub> =0.6V, I <sub>LX</sub> =100mA	-	0.24	0.44	Ω	④
Lx SW"L"ON Resistance <sup>(*)1</sup>	R <sub>LXL</sub>	V <sub>IN</sub> =3.6V, V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×1.1, I <sub>LX</sub> =100mA	-	0.16	0.34	Ω	④
Lx SW"H" Leakage Current	I <sub>LeakH</sub>	V <sub>IN</sub> =5.5V, V <sub>EN</sub> =0V, V <sub>OUT</sub> =0V, V <sub>LX</sub> =0V	-	0.0	1.0	μA	⑤
Lx SW"L" Leakage Current	I <sub>LeakL</sub>	V <sub>IN</sub> =5.5V, V <sub>EN</sub> =0V, V <sub>OUT</sub> =0V, V <sub>LX</sub> =5.5V	-	0.0	1.0	μA	⑤
Current Limit <sup>(*)2</sup>	I <sub>LIMH</sub>	V <sub>OUT</sub> =0.6V I <sub>LX</sub> until Lx pin oscillates	1.3 <sup>(*)1</sup>	1.5	2.5 <sup>(*)1</sup>	A	⑥
Output Voltage Temperature Characteristics	ΔV <sub>OUT</sub> / (V <sub>OUT</sub> · ΔT <sub>opr</sub> )	I <sub>OUT</sub> =30mA, -40°C≤T <sub>opr</sub> ≤105°C	-	±100	-	ppm/°C	①
EN "H" Voltage	V <sub>ENH</sub>	V <sub>OUT</sub> =0.6V, Applied voltage to V <sub>EN</sub> , Voltage changes Lx to "H" level	1.4	-	5.5	V	③
		Ta=25°C Ta=-40~105°C <sup>(*)1</sup>					
EN "L" Voltage	V <sub>ENL</sub>	V <sub>OUT</sub> =0.6V, Applied voltage to V <sub>EN</sub> , Voltage changes Lx to "L" level	GND <sup>(*)3</sup>	-	0.3	V	③
		Ta=25°C Ta=-40~105°C <sup>(*)1</sup>					
EN "H" Current	I <sub>ENH</sub>	V <sub>IN</sub> =5.5V, V <sub>EN</sub> =5.5V, V <sub>OUT</sub> =0V	-	0.0	0.1	μA	⑤
EN "L" Current	I <sub>ENL</sub>	V <sub>IN</sub> =5.5V, V <sub>EN</sub> =0V, V <sub>OUT</sub> =0V	-	0.0	0.1	μA	⑤
Soft-Start Time	t <sub>SS</sub>	V <sub>EN</sub> =0V→5.0V, V <sub>OUT</sub> =V <sub>OUT(T)</sub> ×0.9 After "H" is fed to EN, the time by when clocks are generated at Lx pin.	0.10	0.30	0.60	ms	③
Short Protection Voltage (B Type)	V <sub>SHORT</sub>	Sweeping V <sub>OUT</sub> , V <sub>OUT</sub> voltage which Lx becomes "L" level	0.17	0.27	0.38	V	③
C <sub>L</sub> Discharge Resistance (B Type)	R <sub>DCHG</sub>	V <sub>EN</sub> =0V, V <sub>OUT</sub> =4.0V	100	180	300	Ω	⑦

V<sub>OUT(T)</sub> : 設定出力電圧

測定条件 : 特に指定無き場合、V<sub>IN</sub>=5.0V, V<sub>EN</sub>=5.0V

"H" level = V<sub>IN</sub> - 1.2V ~ V<sub>IN</sub>, "L" level = -0.1V ~ 0.1V

(\*)1 設計値。

(\*)2 電流制限はコイルに流れる電流のピークの検出レベルを示します。

(\*)3 USP-6C の場合は AGND となります。

## ■電気的特性

SPEC Table

NOMINAL OUTPUT VOLTAGE	V <sub>OUT</sub>			t <sub>ON</sub>			
	<E-1>	<E-2>	<E-3>	<C-1>	<E-5>	<E-6>	<E-7>
V <sub>OUT(T)</sub>	MIN.	TYP.	MAX.	V <sub>IN</sub>	MIN.	TYP.	MAX.
0.80	0.780	0.800	0.820	2.50	183	267	350
0.85	0.830	0.850	0.870	2.50	197	283	370
0.90	0.880	0.900	0.920	2.50	210	300	390
0.95	0.930	0.950	0.970	2.50	223	317	410
1.00	0.980	1.000	1.020	2.50	237	333	430
1.05	1.029	1.050	1.071	2.50	268	350	433
1.10	1.078	1.100	1.122	2.50	282	367	452
1.15	1.127	1.150	1.173	2.50	296	383	471
1.20	1.176	1.200	1.224	2.50	310	400	490
1.25	1.225	1.250	1.275	2.50	324	417	509
1.30	1.274	1.300	1.326	2.50	338	433	528
1.35	1.323	1.350	1.377	2.50	353	450	548
1.40	1.372	1.400	1.428	2.50	367	467	567
1.45	1.421	1.450	1.479	2.50	381	483	586
1.50	1.470	1.500	1.530	2.50	395	500	605
1.55	1.519	1.550	1.581	2.58	395	500	605
1.60	1.568	1.600	1.632	2.67	395	500	605
1.65	1.617	1.650	1.683	2.75	395	500	605
1.70	1.666	1.700	1.734	2.83	395	500	605
1.75	1.715	1.750	1.785	2.92	395	500	605
1.80	1.764	1.800	1.836	3.00	395	500	605
1.85	1.813	1.850	1.887	3.08	395	500	605
1.90	1.862	1.900	1.938	3.17	395	500	605
1.95	1.911	1.950	1.989	3.25	395	500	605
2.00	1.960	2.000	2.040	3.33	395	500	605
2.05	2.009	2.050	2.091	3.42	395	500	605
2.10	2.058	2.100	2.142	3.50	395	500	605
2.15	2.107	2.150	2.193	3.58	395	500	605
2.20	2.156	2.200	2.244	3.67	395	500	605
2.25	2.205	2.250	2.295	3.75	395	500	605
2.30	2.254	2.300	2.346	3.83	395	500	605
2.35	2.303	2.350	2.397	3.92	395	500	605
2.40	2.352	2.400	2.448	4.00	395	500	605
2.45	2.401	2.450	2.499	4.08	395	500	605
2.50	2.450	2.500	2.550	4.17	395	500	605
2.55	2.499	2.550	2.601	4.25	395	500	605
2.60	2.548	2.600	2.652	4.33	395	500	605
2.65	2.597	2.650	2.703	4.42	395	500	605
2.70	2.646	2.700	2.754	4.50	395	500	605

## ■電気的特性

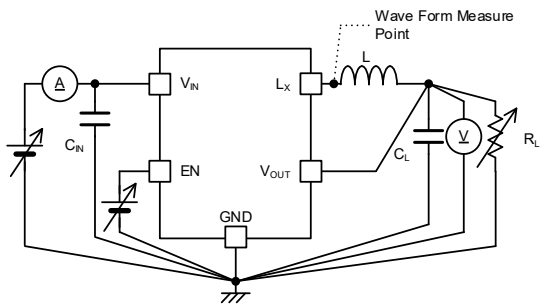
SPEC Table

NOMINAL OUTPUT VOLTAGE	V <sub>OUT</sub>			t <sub>ON</sub>			
	<E-1>	<E-2>	<E-3>	<C-1>	<E-5>	<E-6>	<E-7>
V <sub>OUT(T)</sub>	MIN.	TYP.	MAX.	V <sub>IN</sub>	MIN.	TYP.	MAX.
2.75	2.695	2.750	2.805	4.58	395	500	605
2.80	2.744	2.800	2.856	4.67	395	500	605
2.85	2.793	2.850	2.907	4.75	395	500	605
2.90	2.842	2.900	2.958	4.83	395	500	605
2.95	2.891	2.950	3.009	4.92	395	500	605
3.00	2.940	3.000	3.060	5.00	395	500	605
3.05	2.989	3.050	3.111	5.08	395	500	605
3.10	3.038	3.100	3.162	5.17	395	500	605
3.15	3.087	3.150	3.213	5.25	395	500	605
3.20	3.136	3.200	3.264	5.33	395	500	605
3.25	3.185	3.250	3.315	5.42	395	500	605
3.30	3.234	3.300	3.366	5.50	395	500	605
3.35	3.283	3.350	3.417	5.50	401	508	614
3.40	3.332	3.400	3.468	5.50	408	515	622
3.45	3.381	3.450	3.519	5.50	414	523	631
3.50	3.430	3.500	3.570	5.50	421	530	640
3.55	3.479	3.550	3.621	5.50	427	538	649
3.60	3.528	3.600	3.672	5.50	434	545	657



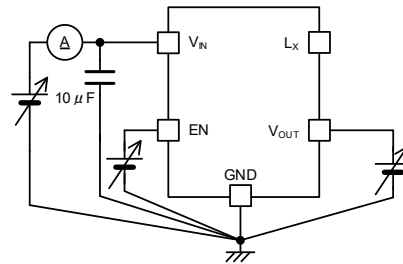
■測定回路図

< Circuit No.1 >

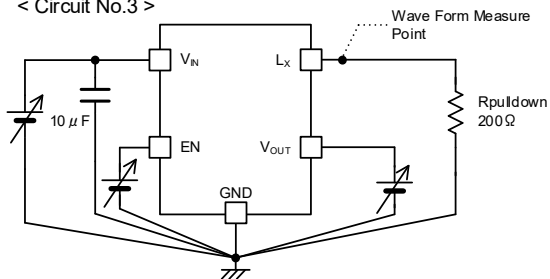


External Components  
 $f_{osc} = 1.2\text{MHz}$   
 $L : 2.2\mu\text{H}$   
 $C_N : 10\mu\text{F(ceramic)}$   
 $C_L : 10\mu\text{F(ceramic)}$

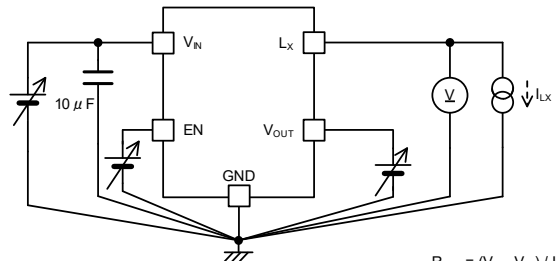
< Circuit No.2 >



< Circuit No.3 >



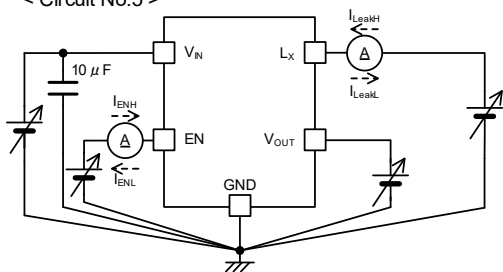
< Circuit No.4 >



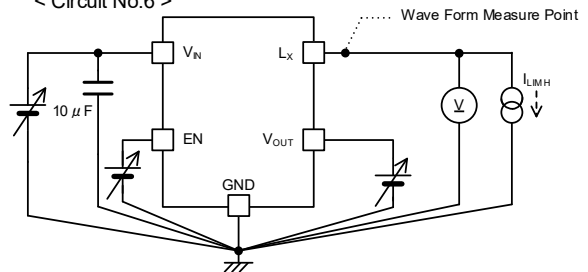
$$R_{LXH} = (V_{IN} - V_{LX}) / I_{LX}$$

$$R_{LXL} = V_{LX} / I_{LX}$$

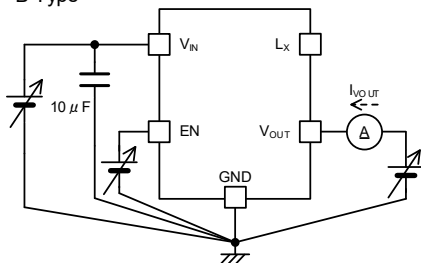
< Circuit No.5 >



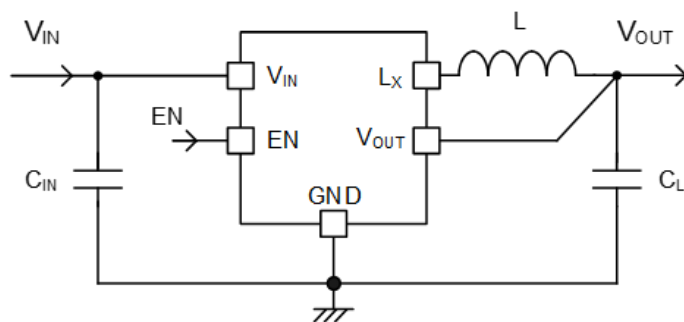
< Circuit No.6 >



< Circuit No.7 >  
B Type



## ■ 標準回路例



### 【Typical Examples】

	MANUFACTURER	PRODUCT NUMBER	VALUE	SIZE(L×W×T)
L	Murata	DFE252012F-2R2M=P2	2.2μH	2.5 x 2.0 x 1.2mm
	Coilcraft	XGL3530-222MEC	2.2μH	3.5 x 3.2 x 3.0mm
C <sub>IN</sub> <sup>(*1,2)</sup>	Murata	GRM188C81A106KA73D	10μF/10V	1.6 x 0.8 x 1.0mm
C <sub>L</sub> <sup>(*1,3)</sup>	Murata	GRM188C81A106KA73D	10μF/10V	1.6 x 0.8 x 1.0mm

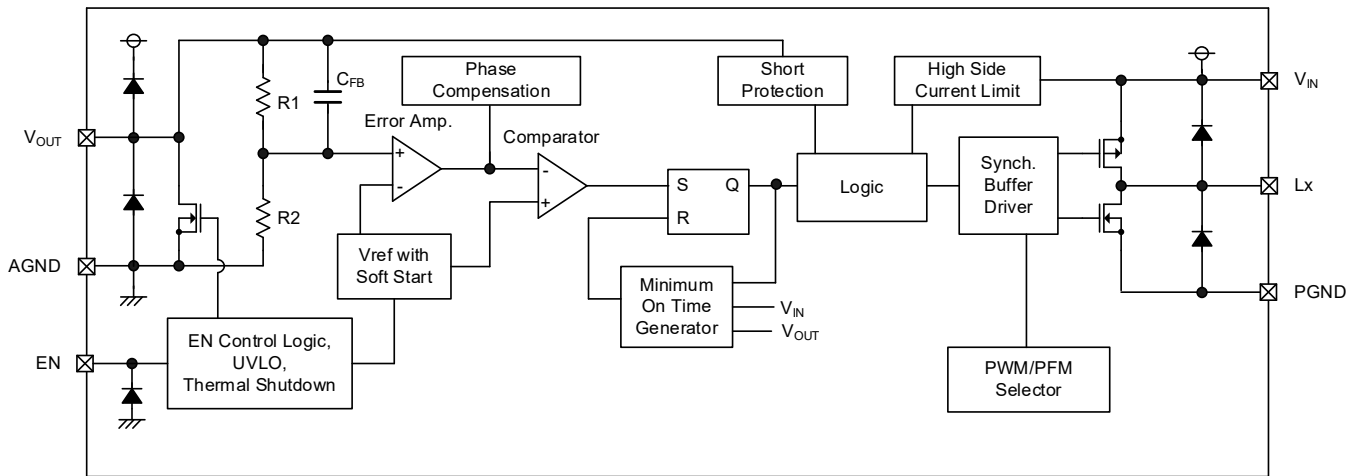
(<sup>\*1</sup>) セラミックコンデンサは印加される DC バイアスおよび周囲温度等により、実効容量が公称値より大幅に低下する製品があります。本 IC の入出力容量は、推奨部品と同等以上の実効容量値になるよう、DC バイアス使用条件(周囲温度、入出力電圧)に応じた適切なセラミックコンデンサを使用してください。

(<sup>\*2</sup>) 電解コンデンサやタンタルコンデンサ等の大容量コンデンサを入力容量として使用する場合でも、低 ESR のセラミックコンデンサを並列に配置して下さい。セラミックコンデンサを配置しない場合、高周波の電圧変動が大きくなり IC が誤動作する可能性があります。

(<sup>\*3</sup>) B タイプ(短絡保護機能有り)で出力容量に大きいコンデンサを使用した場合、ソフトスタート期間中に出力電圧が立ち上がらずソフトスタート期間後に短絡保護機能が動作し IC がラッチ停止する場合があります。

## ■動作説明

本 IC は基準電圧源、エラーアンプ、コンパレータ、位相補償回路、オンタイム発生回路、電流制限回路、UVLO 回路等で構成されています。



BLOCK DIAGRAM (B タイプ)

制御方式は、オンタイム制御方式と低リップル電圧対応の高速過渡応答を特長とする HiSAT-COT(High Speed circuit Architecture for Transient with Constant On Time)制御です。

## ■動作説明

### <通常動作>

HiSAT-COT 制御では、入力電圧と出力電圧、出力電流に依存したオン時間( $t_{ON}$ )を発生し、Pch ドライバ FET をオンします。軽負荷でのオン時間は次式のように設定されます。

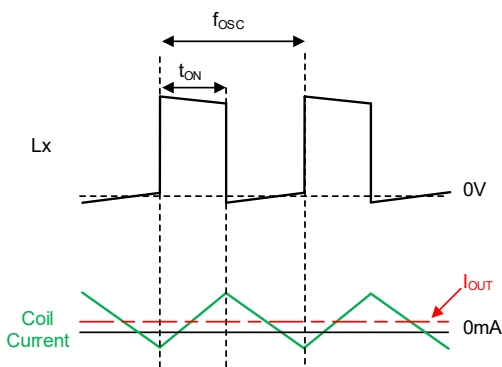
$$t_{ON} = (V_{OUT} / V_{IN}) \times 833ns$$

オフ時間( $t_{OFF}$ )は出力電圧をエラーアンプとコンパレータで、基準電圧と比較して制御しています。具体的には、基準電圧と出力電圧を R1、R2 で分圧した電圧をエラーアンプで比較し、エラーアンプの出力に位相補償をかけコンパレータに送ります。コンパレータでは、エラーアンプの出力と基準電圧を比較し、基準電圧を下回ると SR ラッチをセットし、再度オン期間となります。

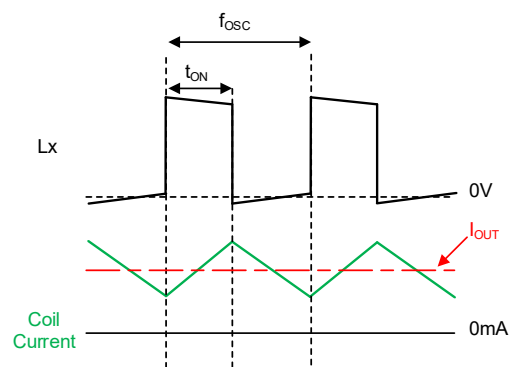
### PWM 制御

XC9285 シリーズの PWM 制御は、連続モードでの動作となり、負荷によらず安定した発振周波数で動作します。発振周波数は次式で求めることができます。

$$f_{OSC} = (V_{OUT} / V_{IN}) \times (1 / t_{ON})$$



XC9285 シリーズ : 軽負荷動作例

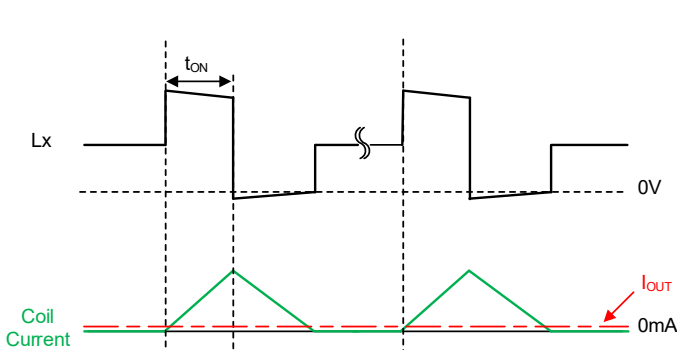


XC9285 シリーズ : 重負荷動作例

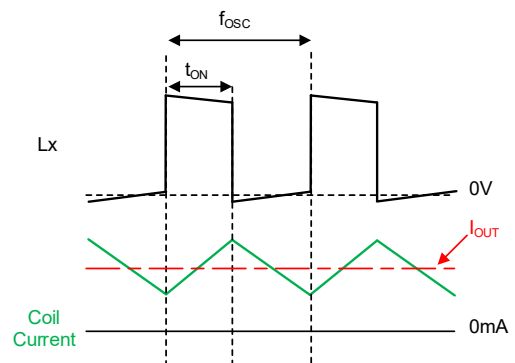
### PWM/PFM 自動切替制御

XC9286 シリーズの PWM/PFM 自動切替制御は、軽負荷時に不連続モードで動作することで、軽負荷時の発振周波数を低下させます。

出力電流が大きくなると、出力電流に比例しスイッチング周波数を増加させます。この動作により軽負荷でのスイッチング損失を低減し、軽負荷から重負荷まで高効率を達成することが可能です。



XC9286 シリーズ : 軽負荷動作例



XC9286 シリーズ : 重負荷動作例

## ■動作説明

### <100% Duty サイクルモード>

入出力電位差が小さい条件や過渡応答時は Pch ドライバ FET のオン時間が  $t_{ON}$  以上になる 100% Duty サイクルモードとなる場合があります。

100% Duty サイクルモードになることで、高速応答性と入出力電位差が小さい条件での出力電圧安定性を改善します。

### <EN 機能>

EN 端子に"H"電圧( $V_{ENH}$ )を入力すると、ソフトスタート機能により出力電圧を立ち上げた後、通常動作となります。EN 端子に"L"電圧( $V_{ENL}$ )を入力するとスタンバイ状態となり、消費電流をスタンバイ電流  $I_{STB}$  (TYP. 0.0 $\mu$ A) に抑えます。

また、スタンバイ状態では Pch ドライバ FET と Nch ドライバ FET はオフとなります。

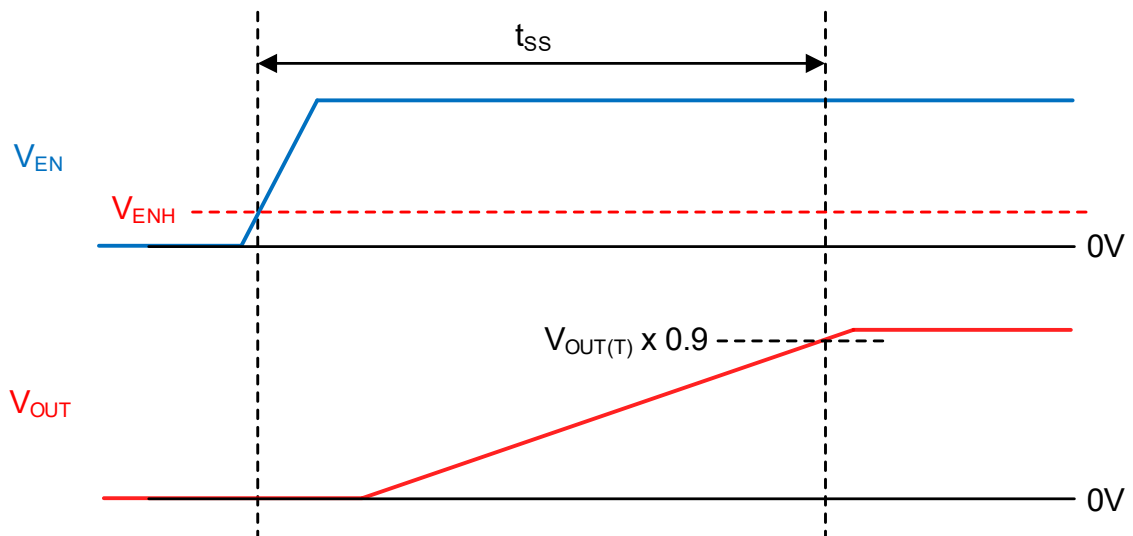
### <起動モード / ソフトスタート機能>

出力電圧を緩やかに立上げ、突入電流を抑制するための機能です。

EN 端子に"H"電圧( $V_{ENH}$ )を入力後、エラーアンプに接続された基準電圧がソフトスタート期間中に線形的に増加するように構成されています。これにより、出力電圧は基準電圧の増加に比例して上昇します。この動作により、入力電流の突入防止と出力電圧の滑らかな上昇が可能となります。

ソフトスタート期間中は、B タイプの短絡保護機能は動作しません。

また PWM 制御であっても、コイル電流の逆流は禁止されています。



## ■動作説明

### <電流制限 / 短絡保護>

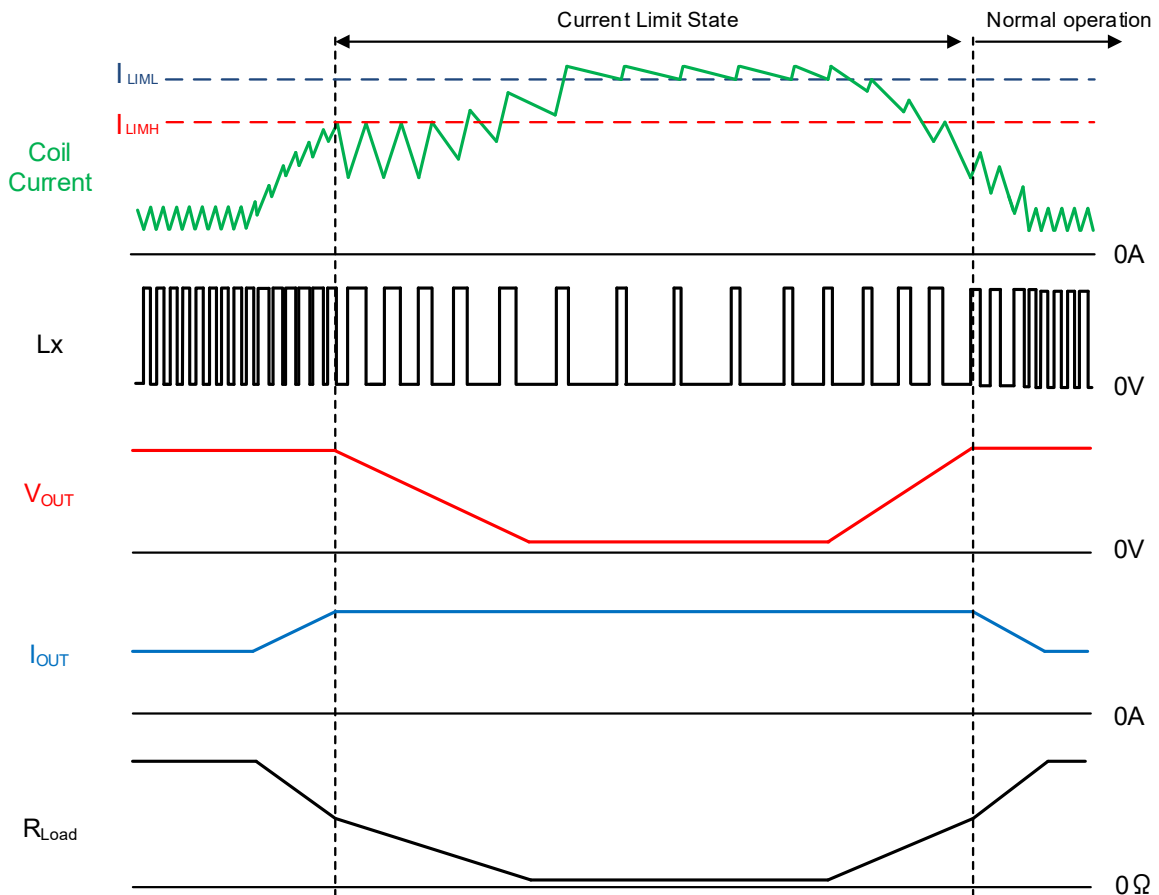
本 IC の電流制限機能は、スイッチングサイクル毎に Pch ドライバ FET に流れる電流 (= コイル電流) を監視しており、Pch ドライバ FET に流れる電流が電流制限値  $I_{LIMH}$  (TYP. 1.5A) に達すると過電流検出状態となります。

過電流検出状態になると、Pch ドライバ FET をオフします。次のスイッチングサイクルで Pch ドライバ FET に流れる電流が電流制限値  $I_{LIMH}$  未満であれば、過電流検出状態は解除されます。

過電流検出状態が継続された場合および出力電圧の著しい低下があると、B タイプは短絡保護機能が動作します。各タイプの詳細動作は下記の通りです。

### 短絡保護無し : A タイプ

- 1) Pch ドライバ FET に流れる電流が増加し、電流制限値  $I_{LIMH}=1.5A$ (TYP.) に達すると電流制限状態となり、強制的に Pch ドライバ FET をオフします。
- 2) Pch ドライバ FET をオフした後、一定期間 Nch MOS ドライバ FET がオンすることで、コイル電流が下がります。その後、過負荷状態の場合、再度 Pch ドライバ FET はコイル電流が電流制限値に達するまでオンします。
- 3) 更に負荷抵抗を小さくすると、出力電圧が下がります。出力電圧が低下すると Nch ドライバ FET オン期間中にコイル電流が下がらず、再度 Pch ドライバ FET がオンした際、電流制限値  $I_{LIMH}$  よりもコイル電流が増加していきます。Nch ドライバ FET に流れる電流値が大きくなると、Nch ドライバ FET に流れる電流値が  $I_{LIML}=2.0A$ (TYP.) に低下するまで Pch ドライバ FET のオンを禁止します。
- 4) 過電流状態が継続する期間、1~2 および 1 と 3 の動作を繰り返します。
- 5) 電流制限状態が解除されると、通常動作に自動復帰します。



## ■動作説明

<電流制限 / 短絡保護 (続き)>

短絡保護有り : Bタイプ

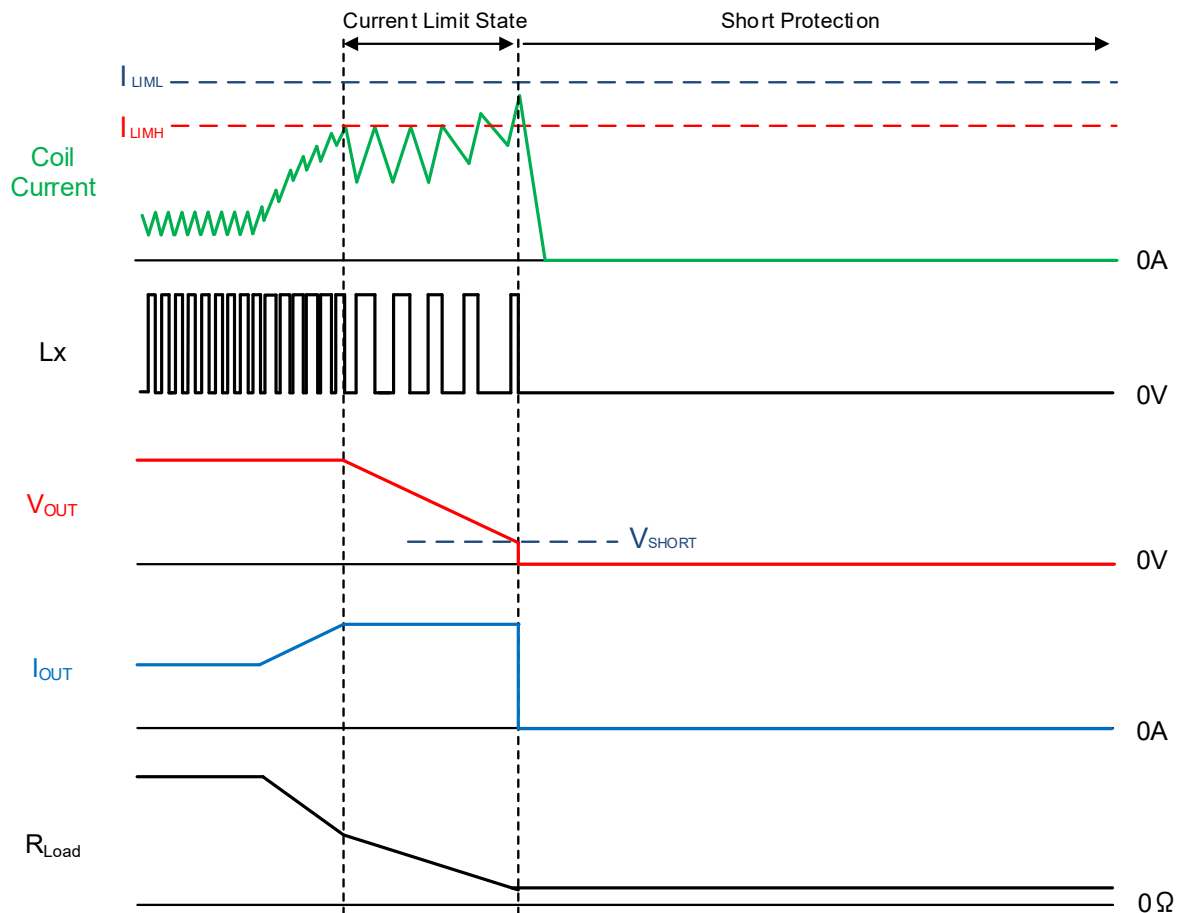
- 1) Pch ドライバ FET に流れる電流が増加し、電流制限値  $I_{LIMH}=1.5A(TYP.)$  に達すると電流制限状態となり、強制的に Pch ドライバ FET をオフします。
- 2) Pch ドライバ FET をオフした後、一定期間 Nch MOS ドライバ FET がオンすることで、コイル電流が下がります。その後、過負荷状態の場合、再度 Pch ドライバ FET はコイル電流が電流制限値に達するまでオンします。
- 3) 更に負荷抵抗を小さくすると、出力電圧が下がります。出力電圧が低下すると Nch ドライバ FET オン期間中にコイル電流が下がらず、再度 Pch ドライバ FET がオンした際、電流制限値  $I_{LIMH}$  よりもコイル電流が増加していきます。Nch ドライバ FET に流れる電流値が大きくなると、Nch ドライバ FET に流れる電流値を  $I_{LIML}=2.0A(TYP.)$  に低下するまで Pch ドライバ FET のオンを禁止します。
- 4) 過負荷状態で出力電圧が低下していき、出力電圧が短絡保護電圧  $V_{SHORT}=0.27V(TYP.)$  を下回ると、短絡保護機能が動作し Pch ドライバ FET 及び Nch ドライバ FET をオフ状態でラッチ停止させます。

### ■ラッチ停止からの復帰条件

短絡保護によるラッチ停止からの復帰条件は 2 通りあります。

- ・ EN 端子に“L”電圧を入力し、スタンバイ状態にした後 アクティブ状態にする。
- ・ 入力電圧を低下させ UVLO 検出状態にした後、 $V_{UVLOR}$  以上の電圧を印加し通常状態にする。

ラッチ停止からの復帰は、ソフトスタート機能により出力電圧を立ち上げ、その後 通常動作となります。過負荷状態が継続されていると、再度電流制限状態となり電流制限機能や短絡保護機能が動作します。



## ■動作説明

### <サーマルシャットダウン機能>

熱破壊から IC を保護するためジャンクション温度の監視を行っています。

ジャンクション温度が  $T_{TSD}$  (TYP. 150°C)に達するとサーマルシャットダウンが働き、Pch ドライバ FET と Nch ドライバ FET をオフ状態とし出力電圧が下がります。電流供給を止めることによりジャンクション温度がサーマルシャットダウン解除温度  $T_{TSD-THYS}$ (TYP. 120°C)まで下がると、ソフトスタート機能により出力電圧を立ち上げ、その後通常動作となります。

### <UVLO 機能>

$V_{IN}$  端子電圧が  $V_{UVLOD}$  (TYP. 1.95V)以下になると内部回路の動作不安定による誤動作防止のため、UVLO 機能が動作し、Pch ドライバ FET を強制的にオフします。

$V_{IN}$  端子電圧が  $V_{UVLOR}$  (TYP. 2.0V)以上になると UVLO 機能が解除されます。UVLO 機能解除後は、ソフトスタート機能により出力電圧が立ち上り、その後 通常動作となります。

また UVLO 機能動作中は、スタンバイ状態ではなくスイッチング動作を停止している状態となり、内部回路は動作しています。

### <CL ディスチャージ機能>

B タイプはスタンバイ時に出力コンデンサ(EN="L")に電荷が残っていることによるアプリケーションの誤動作を防ぐため、 $V_{OUT}$  端子に接続された Nch FET および抵抗により出力コンデンサの電荷を高速ディスチャージします。

また、UVLO 検出状態になっても動作します。

放電中の出力電圧は下記の式で表すことができます。

$$V = V_{OUT} \times e^{-t/\tau}$$

t について展開すると  $t = \tau \ln(V_{OUT} / V)$

V	: 放電中の出力電圧
$V_{OUT}$	: 出力電圧設定値
t	: 放電時間
$C_L$	: 出力コンデンサの実効容量値
$R_{DCHG}$	: $C_L$ 放電抵抗の抵抗値
$\tau$	: $C_L \times R_{DCHG}$



## ■使用上の注意

- 1) 一時的、過渡的な電圧降下および電圧上昇等の現象について、絶対最大定格を超える場合には、劣化または破壊する可能性があります。また推奨動作範囲外の条件で使用した場合は、IC が正常動作を行わない場合や、劣化を引き起こす可能性があります。
- 2) DC/DC コンバータのようなスイッチングレギュレータはスパイクノイズやリップル電圧が生じます。これらは周辺部品(コイルのインダクタンス値、コンデンサ、周辺部品の基板レイアウト)によって大きく影響されます。設計される際は十分に実機にてご確認下さい。
- 3) DC/DC コンバータの特性は本 IC の特性のみならず外付け部品に大きく依存しますので、各部品の仕様書及び標準回路例を参考の上、部品選定を行って下さい。特にコンデンサについては、実使用条件にて推奨部品と同等および同等以上の実効容量となるよう、DC バイアス特性や温度特性等に注意して選定して下さい。
- 4) オンタイム発生回路で発生するオン時間( $t_{ON}$ )は、IC 内部の伝搬遅延により入力電圧と出力電圧の比通りのオン時間とならない場合があります。
- 5) 電流制限回路の伝搬遅延により、電流制限値  $I_{LIMH}$  以上のコイル電流が流れる場合があります。
- 6) PWM/PFM 自動切替制御は軽負荷時に不連続モードになりますが、入出力電圧差が小さい場合、軽負荷時にコイル電流が逆流して、パルススキップできず、軽負荷時の効率が悪化する場合があります。
- 7) 入出力電圧差が小さい場合、負荷安定度が悪くなる場合があります。
- 8) 当社では製品の改善、信頼性の向上に努めております。しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。

## ■使用上の注意

### ●基板レイアウト上の注意

基板レイアウトで特に注意すべき項目としては、下記の通りです。

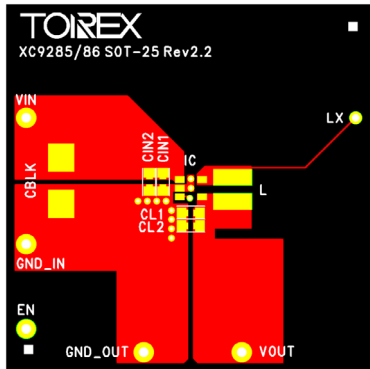
具体的な基板レイアウトは参考パターンレイアウトを参考にしてください。

- (a) 大電流ラインの配線を太く短く配線して下さい。  
これにより配線インピーダンスを小さくすることができ、ノイズ低減および放熱性の改善が見込めます  
大電流ラインの配線インピーダンスが大きい場合は、ノイズ発生や IC が正常に動作しない原因となります。
- (b) 大電流が流れる主要部品である、入力容量  $C_{IN}$ 、出力容量  $C_L$ 、インダクタ  $L$  および IC は同一面上に配置を行って下さい。  
両面に配置した場合、大電流がインピーダンスの高い Via を流れるため、ノイズ発生や IC が正常に動作しない原因となります。
- (c) 周辺部品は IC 近傍に配置して下さい。  
特に入力容量  $C_{IN}$  は IC 直近に配置を行い、極力低インピーダンスで接続を行って下さい。  
入力容量  $C_{IN}$  と IC の距離が遠い場合、ノイズ発生や IC が正常に動作しない原因となります。

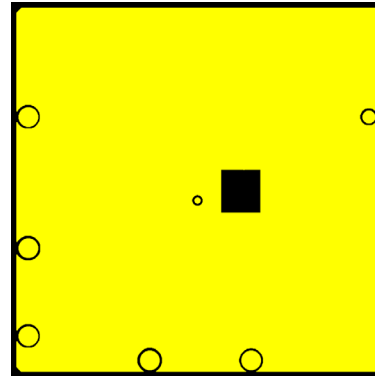
<参考パターンレイアウト>

**SOT-25**

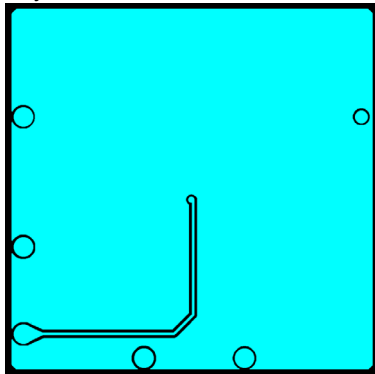
Layer 1



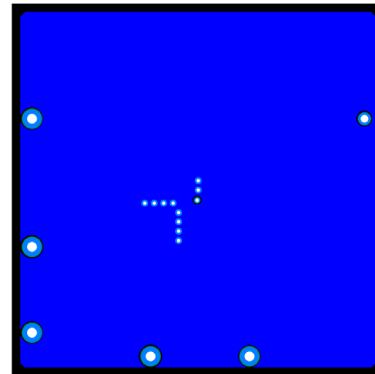
Layer 2



Layer 3

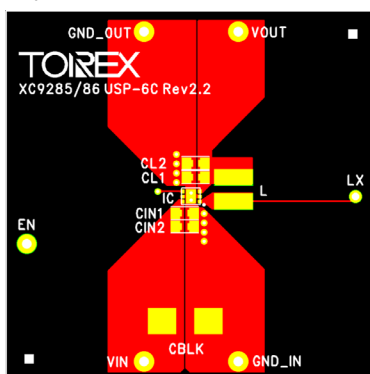


Layer 4

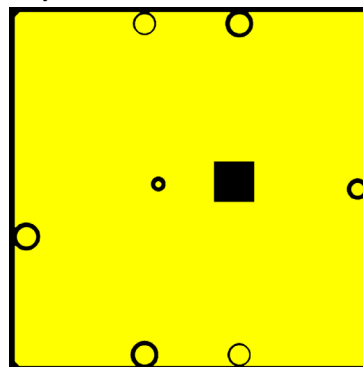


**USP-6C**

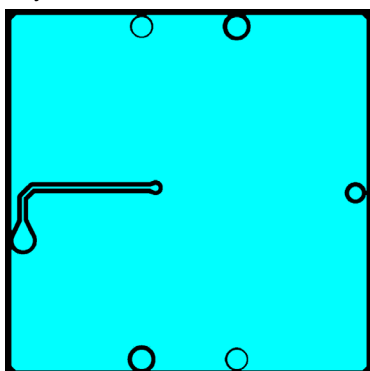
Layer 1



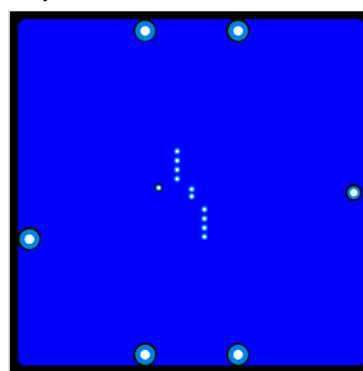
Layer 2



Layer 3



Layer 4

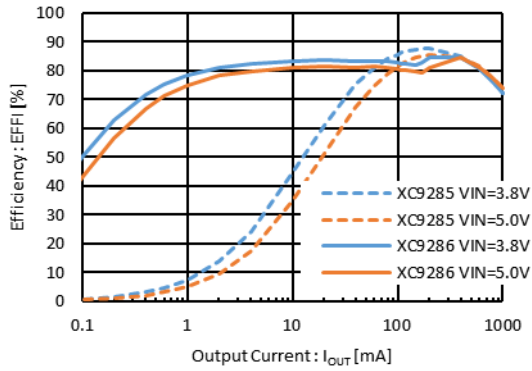


## ■ 特性例

### (1) Efficiency vs. Output Current

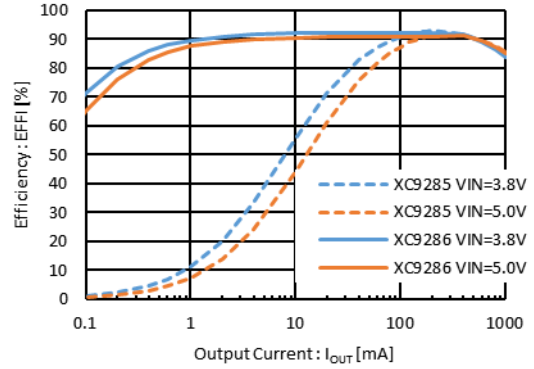
$V_{OUT(T)}=0.8V$

L=2.2 $\mu$ H (DFE252012F-2R2M)  
 $C_{IN}$ =10 $\mu$ F (GRM188C81A106KA73)  
 $C_L$ =10 $\mu$ F (GRM188C81A106KA73)



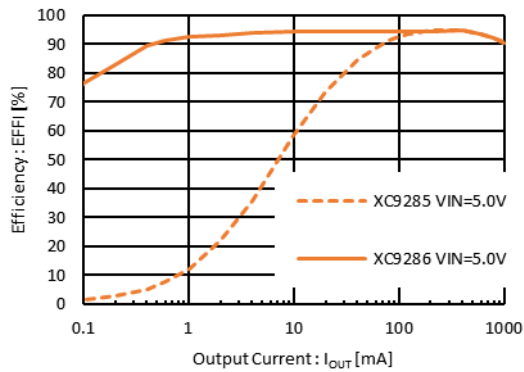
$V_{OUT(T)}=1.8V$

L=2.2 $\mu$ H (DFE252012F-2R2M)  
 $C_{IN}$ =10 $\mu$ F (GRM188C81A106KA73)  
 $C_L$ =10 $\mu$ F (GRM188C81A106KA73)



$V_{OUT(T)}=3.3V$

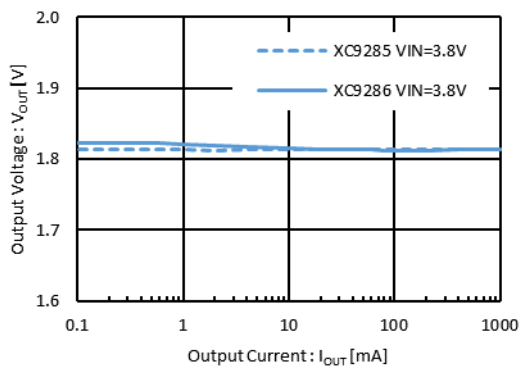
L=2.2 $\mu$ H (DFE252012F-2R2M)  
 $C_{IN}$ =10 $\mu$ F (GRM188C81A106KA73)  
 $C_L$ =10 $\mu$ F (GRM188C81A106KA73)



### (2) Output Voltage vs. Output Current

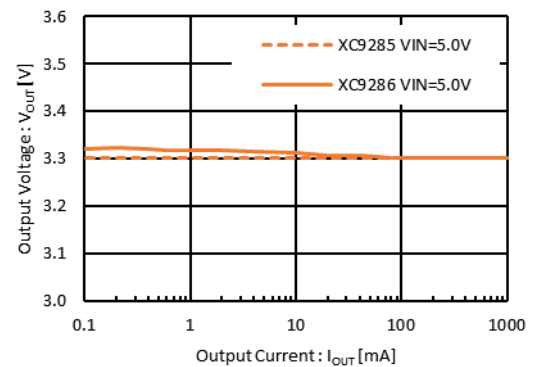
$V_{OUT(T)}=1.8V$

L=2.2 $\mu$ H (DFE252012F-2R2M)  
 $C_{IN}$ =10 $\mu$ F (GRM188C81A106KA73)  
 $C_L$ =10 $\mu$ F (GRM188C81A106KA73)



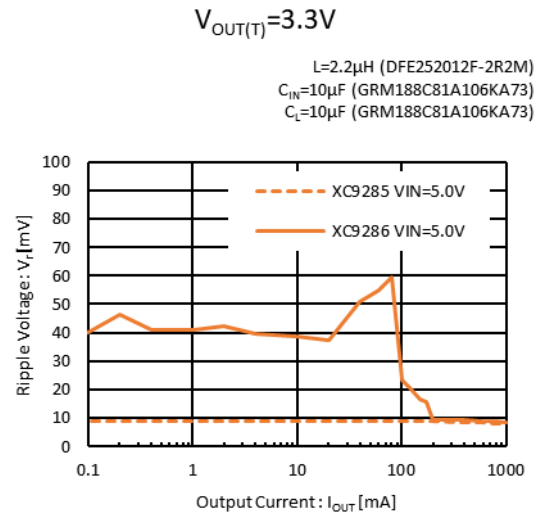
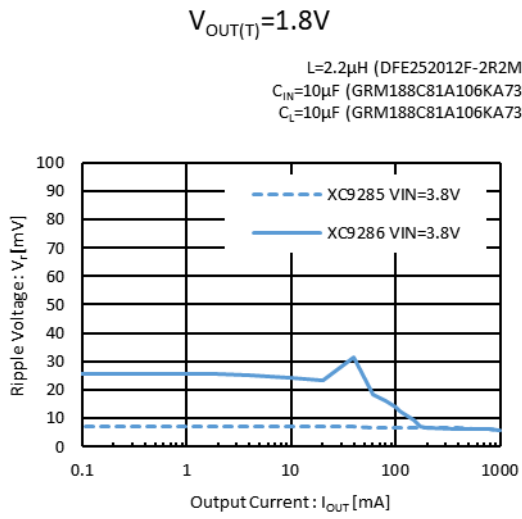
$V_{OUT(T)}=3.3V$

L=2.2 $\mu$ H (DFE252012F-2R2M)  
 $C_{IN}$ =10 $\mu$ F (GRM188C81A106KA73)  
 $C_L$ =10 $\mu$ F (GRM188C81A106KA73)

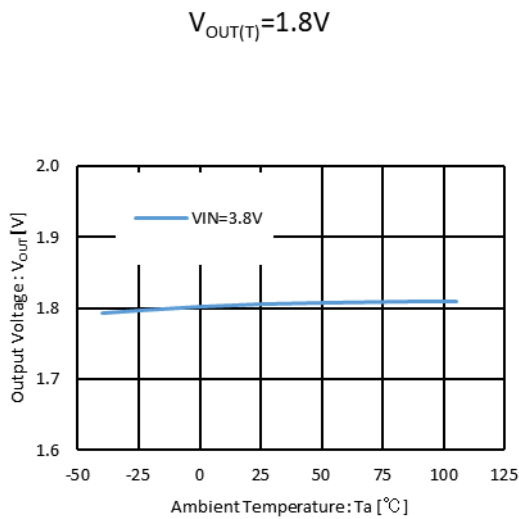


■ 特性例

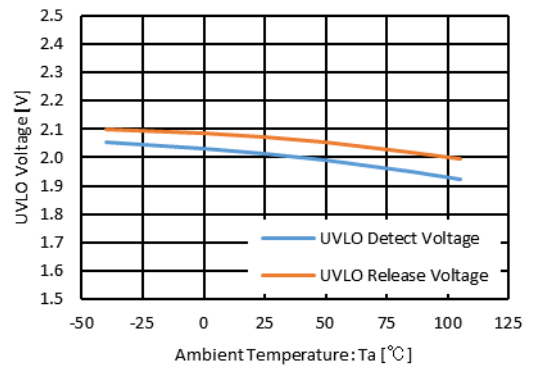
(3) Output Voltage vs. Ripple Voltage



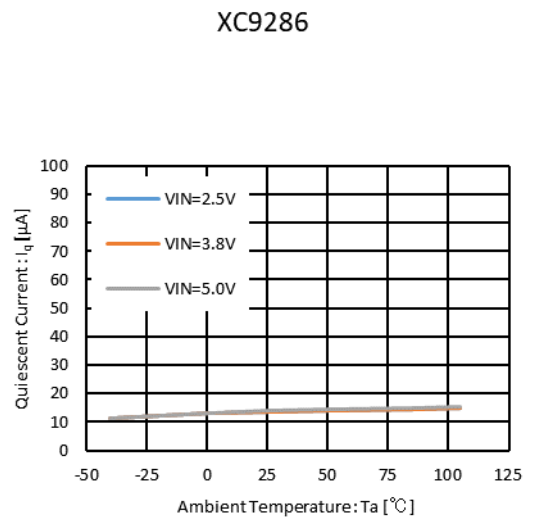
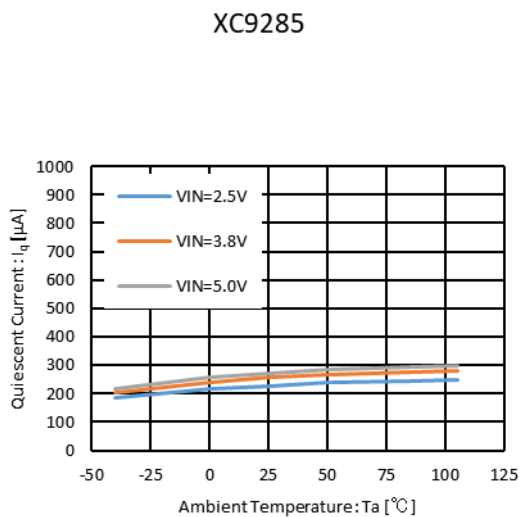
(4) Output Voltage vs. Ambient Temperature



(5) UVLO Voltage vs. Ambient Temperature

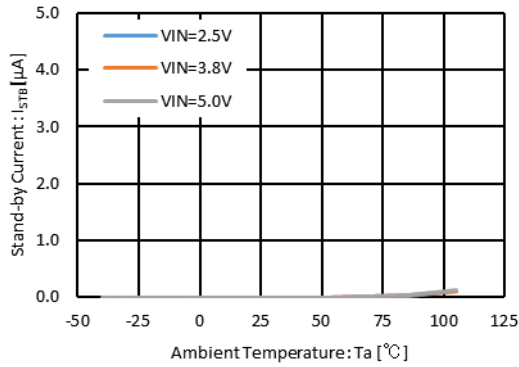


(6) Quiescent Current vs. Ambient Temperature

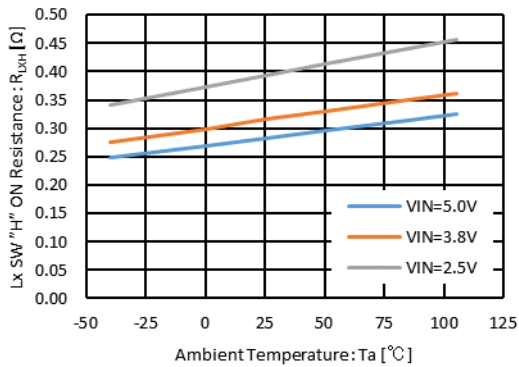


## ■ 特性例

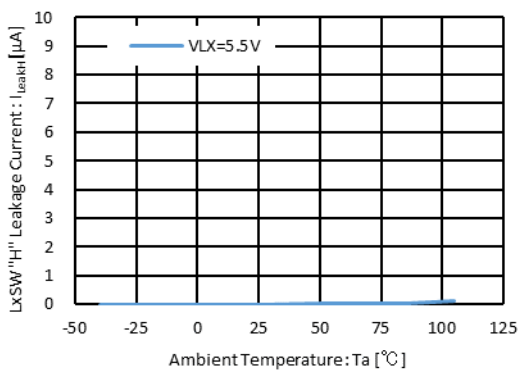
(7) Stand-by Current vs. Ambient Temperature



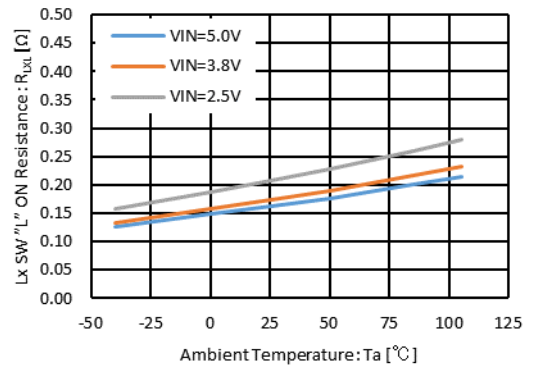
(8) Lx SW "H" ON Resistance vs. Ambient Temperature



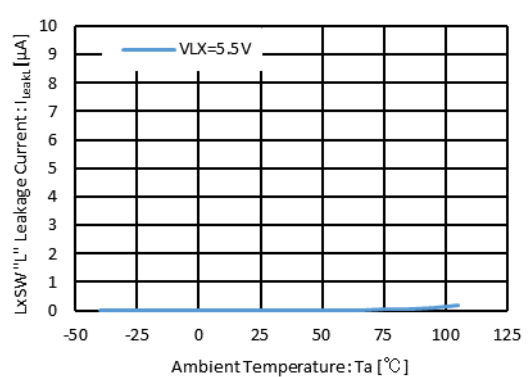
(11) Lx SW "H" Leakage Current vs. Ambient Temperature



(9) Lx SW "L" ON Resistance vs. Ambient Temperature



(12) Lx SW "L" Leakage Current vs. Ambient Temperature

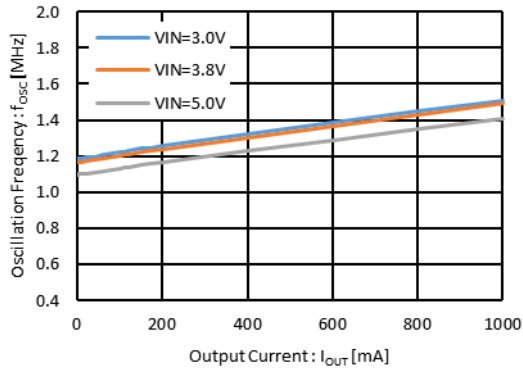


■ 特性例

(13) Oscillation Frequency vs. Output Current (Continued)

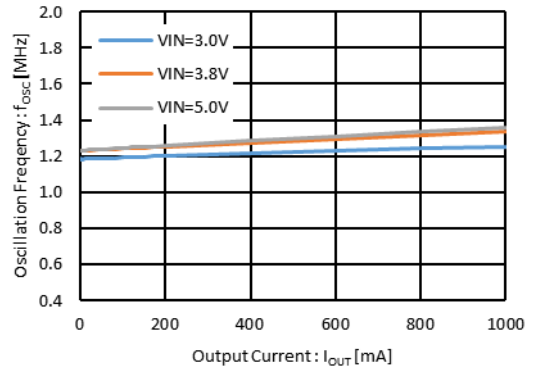
XC9285,  $V_{OUT(T)}=0.8V$

$L=2.2\mu H$  (DFE252012F-2R2M)  
 $C_{IN}=10\mu F$  (GRM188C81A106KA73)  
 $C_L=10\mu F$  (GRM188C81A106KA73)



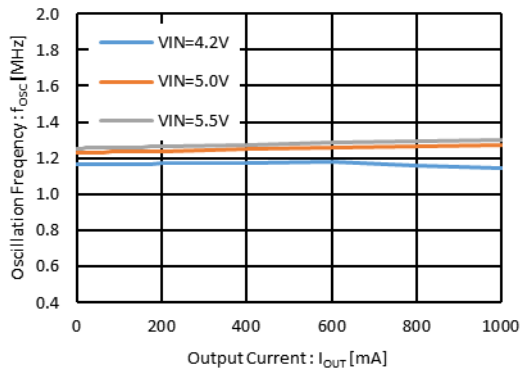
XC9285,  $V_{OUT(T)}=1.8V$

$L=2.2\mu H$  (DFE252012F-2R2M)  
 $C_{IN}=10\mu F$  (GRM188C81A106KA73)  
 $C_L=10\mu F$  (GRM188C81A106KA73)



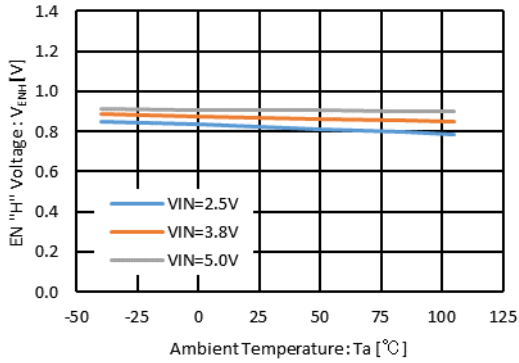
XC9285,  $V_{OUT(T)}=3.3V$

$L=2.2\mu H$  (DFE252012F-2R2M)  
 $C_{IN}=10\mu F$  (GRM188C81A106KA73)  
 $C_L=10\mu F$  (GRM188C81A106KA73)

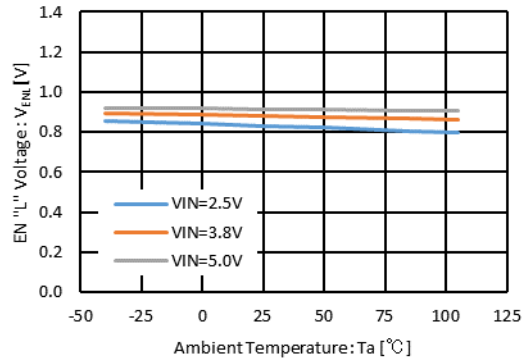


## ■ 特性例

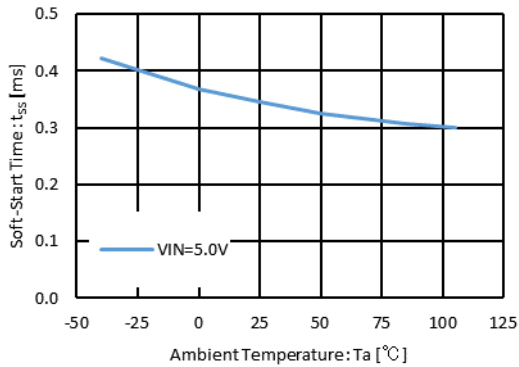
(14) EN "H" Voltage vs. Ambient Temperature



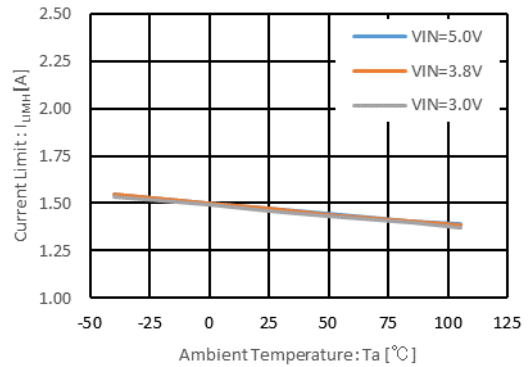
(15) EN "L" Voltage vs. Ambient Temperature



(16) Soft-Start Time vs. Ambient Temperature



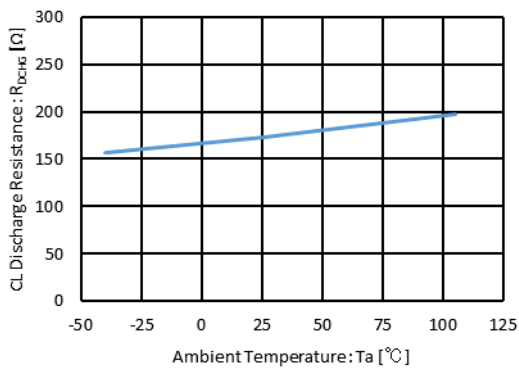
(17) Current Limit vs. Ambient Temperature



(19) C<sub>L</sub> Discharge Resistance vs. Ambient Temperature

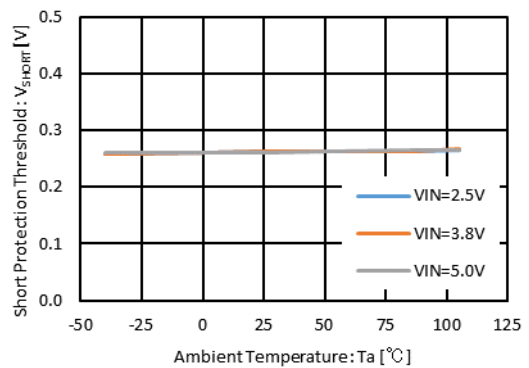
XC9285B/XC9286B

V<sub>IN</sub>=5.0V, V<sub>OUT</sub>=4.0V



(20) Short Protection Threshold vs. Ambient Temperature

XC9285B/XC9286B









## ■ パッケージインフォメーション

最新のパッケージ情報については [www.torex.co.jp/technical-support/packages/](http://www.torex.co.jp/technical-support/packages/) をご覧ください。

PACKAGE	OUTLINE / LAND PATTERN	THERMAL CHARACTERISTICS
SOT-25	<a href="#">SOT-25 PKG</a>	<a href="#">SOT-25 Power Dissipation</a>
USP-6C	<a href="#">USP-6C PKG</a>	<a href="#">USP-6C Power Dissipation</a>

# XC9285/XC9286 シリーズ

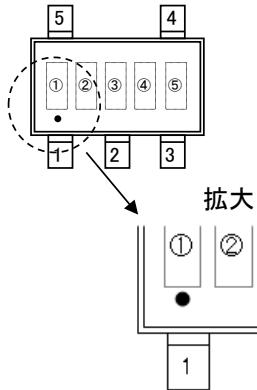
## ■マーキング

### マーク①

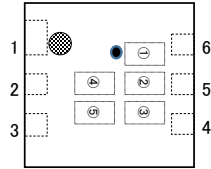
製品シリーズを表す。

シンボル	品名表記例
P	XC9285*****-G
R	XC9286*****-G

SOT-25(Under dot仕様)



USP-6C(Under dot仕様)



### マーク②

タイプ、出力電圧の整数部、発振周波数の組合せを表す。

シンボル	Type	出力電圧(V)	周波数(Hz)	品名表記例
A	A	0.x	1.2M	XC9285/86A0*C**-G
B		1.x		XC9285/86A1*C**-G
C		2.x		XC9285/86A2*C**-G
D		3.x		XC9285/86A3*C**-G
E	B	0.x		XC9285/86B0*C**-G
F		1.x		XC9285/86B1*C**-G
H		2.x		XC9285/86B2*C**-G
K		3.x		XC9285/86B3*C**-G

### マーク③

出力電圧の小数部を表す。

出力電圧(V)	シンボル	品名表記例	出力電圧(V)	シンボル	品名表記例
X.0	0	XC9285/86**0***-G	X.05	A	XC9285/86**A***-G
X.1	1	XC9285/86**1***-G	X.15	B	XC9285/86**B***-G
X.2	2	XC9285/86**2***-G	X.25	C	XC9285/86**C***-G
X.3	3	XC9285/86**3***-G	X.35	D	XC9285/86**D***-G
X.4	4	XC9285/86**4***-G	X.45	E	XC9285/86**E***-G
X.5	5	XC9285/86**5***-G	X.55	F	XC9285/86**F***-G
X.6	6	XC9285/86**6***-G	X.65	H	XC9285/86**H***-G
X.7	7	XC9285/86**7***-G	X.75	K	XC9285/86**K***-G
X.8	8	XC9285/86**8***-G	X.85	L	XC9285/86**L***-G
X.9	9	XC9285/86**9***-G	X.95	M	XC9285/86**M***-G

### マーク④⑤

製造ロットを表す。01~09、0A~0Z、11~9Z、A1~A9、AA~AZ、B1~ZZ を繰り返す。  
(但し、G、I、J、O、Q、Wは除く。反転文字は使用しない。)

1. 本データシートに記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本データシートに記載された内容は、製品の代表的動作及び特性を説明するものでありそれらの使用に関連して発生した第三者の知的財産権の侵害などに関し当社は一切その責任を負いません。又その使用に際して当社及び第三者の知的財産権の実施許諾を行うものではありません。
3. 本データシートに記載された製品或いは内容の情報を海外へ持ち出される際には、「外国為替及び外国貿易法」その他適用がある輸出関連法令を遵守し、必要な手続きを行って下さい。
4. 本製品は、1)原子力制御機器、2)航空宇宙機器、3)医療機器、4)車両・その他輸送機器、5)各種安全装置及び燃焼制御装置等々のように、その機器が生命、身体、財産等へ重大な損害を及ぼす可能性があるような非常に高い信頼性を要求される用途に使用されることを意図しておりません。これらの用途への使用は当社の事前の書面による承諾なしに使用しないで下さい。
5. 当社は製品の品質及び信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障のために生じる人身事故、財産への損害を防ぐためにも設計上のフェールセーフ、冗長設計及び延焼対策にご留意をお願いします。
6. 本データシートに記載された製品には耐放射線設計はなされていません。
7. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
8. 本データシートに記載された内容を当社の事前の書面による承諾なしに転載、複製することは、固くお断りします。

トレックス・セミコンダクター株式会社