

XCL201/XCL202 シリーズ

JTR28037-001

コイル一体型降圧 DC/DC コンバータ (micro DC/DC)

☆Green Operation 対応

■概要

XCL201/XCL202 シリーズは、コイルと制御 IC を一体化した超小型(2.5mm×2.0mm, h=1.04mm)降圧 DC/DC コンバータです。外付けにセラミックコンデンサを 2 個追加するだけで、最大負荷電流 400mA の電源を構成できます。

動作電圧は 2.0V ~ 6.0V。出力電圧は 0.8V ~ 4.0V まで 0.05V ステップで設定可能です。制御 IC はスイッチング周波数 1.2MHz で動作し、0.42Ω Pch ドライバ Tr.および 0.52Ω Nch スイッチ Tr.を内蔵した同期整流方式です。動作モードは PWM 制御(XCL201)と PWM/PFM 自動切替え制御(XCL202)から選択ができます。XCL202 シリーズは軽負荷から重負荷までの全負荷領域で自在に高速応答、低リップル、高効率を実現します。CE 機能によりスタンバイ時には全回路を停止することにより消費電流を 1.0 μA 以下に抑えます。

また、UVLO(Under Voltage Lock Out)機能を内蔵しており、入力電圧が 1.4V 以下では内部ドライバ Tr.を強制的にオフさせます。

B タイプは高速ソフトスタート機能を内蔵しており 0.25ms で出力電圧を立ち上げます。また、C_L ディスチャージ機能も内蔵しておりスタンバイ時に L_X-V_{SS} 間の内部スイッチをオンさせることにより内部抵抗を介して負荷容量 C_L の電荷をディスチャージします。このディスチャージ機能により、出力電圧を高速に V_{SS} レベルまで戻すことが可能です。

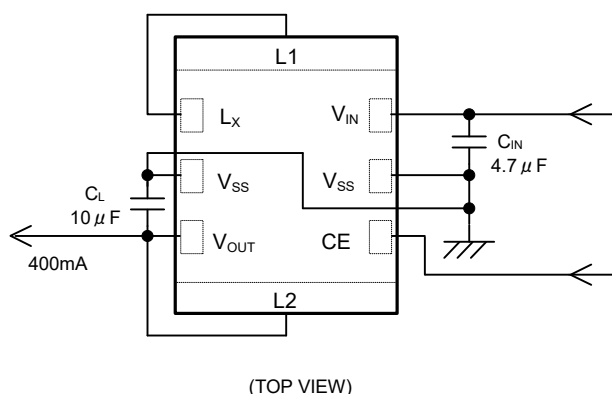
■用途

- 携帯電話
- Bluetooth 機器
- 携帯情報端末
- 携帯ゲーム機
- デジタルカメラ
- ビデオカメラ
- SSD (Solid State Drive)
- PND (Portable Navigation Device)

■特長

超小型(コイル含む)	: 2.5mm × 2.0mm, h=1.04mm
入力電圧範囲	: 2.0V ~ 6.0V
出力電圧範囲	: 0.8V ~ 4.0V (±2.0%)
高効率	: 92% (V _{IN} =4.2V, V _{OUT} =3.3V)
出力電流	: 400mA
発振周波数	: 1.2MHz (±15%)
最大デューティ比	: 100%
出力コンデンサ	: セラミックコンデンサ対応
機能	: 電流制限回路内蔵(定電流+ラッチ) 高速ソフトスタート C _L ディスチャージ
制御方法	: PWM 固定制御 (XCL201) PWM/PFM 自動切替え制御 (XCL202)
動作周囲温度	: -40°C ~ 85°C
環境への配慮	: EU RoHS 指令対応、鉛フリー

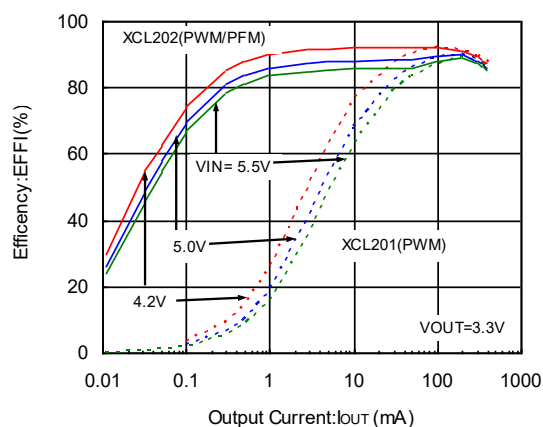
■代表標準回路



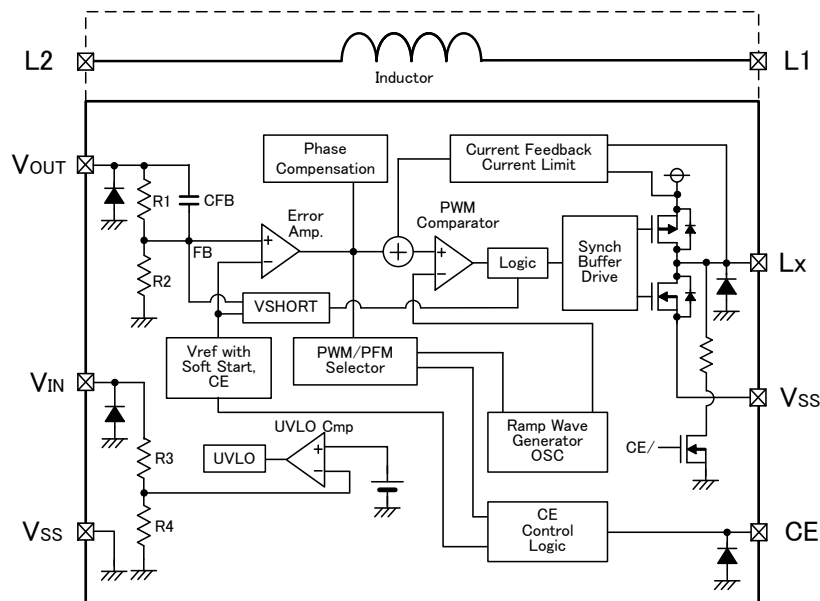
(注意)『L1 と L_x』及び『L2 と V_{OUT}』は基板配線で接続します。

■代表特性例

XCL201B331BR/XCL202B331BR



■ ブロック図



* XCL201 シリーズは"CE Control Logic"から"PWM/PFM Selector"への信号が内部にて"L"レベルに固定されており、PWM 制御のみ選択。
XCL202 シリーズは"CE Control Logic"から"PWM/PFM Selector"への信号が内部にて"H"レベルに固定されており、PWM/PFM 自動切替え制御のみ選択。
上記図のダイオードは静電保護素子、寄生ダイオードになります。

■ 製品分類

● 品番ルール

XCL201①②③④⑤⑥-⑦^(*)

PWM 固定制御

XCL202①②③④⑤⑥-⑦^(*)

PWM/PFM 自動切替え制御

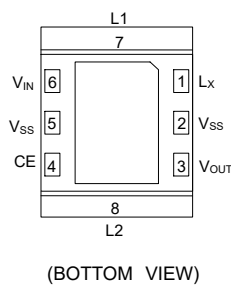
DESIGNATOR	ITEM	SYMBOL	DESCRIPTION
①	機能選択	B	高速ソフトスタート、CL ディスチャージ付き
②③	出力電圧	08 ~ 40	Output voltage options e.g. 1.2V → ②=1, ③=2 1.25V → ②=1, ③=C 0.05V increments : 0.05=A, 0.15=B, 0.25=C, 0.35=D, 0.45=E, 0.55=F, 0.65=H, 0.75=K, 0.85=L, 0.95=M
④	発振周波数	1	1.2MHz
⑤⑥-⑦	パッケージ (発注単位)	BR-G ⁽²⁾	CL-2025 (3,000pcs/Reel)
		ER-G ⁽³⁾	CL-2025-02 (3,000pcs/Reel)

^(*) "-G"は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品になります。

⁽²⁾ BR-G は保存温度範囲が"-40°C~105°C"の製品になります。

⁽³⁾ ER-G は保存温度範囲が"-40°C~125°C"の製品になります。

■端子配列



- * V_{SS} (2 番端子及び 5 番端子)は必ず GND に接続しておくこと。
- * 放熱板は放熱や実装強度の問題で回路に接続する場合は GND 接続。
- * 接続方法については使用方法内の基板レイアウト参照のこと。

■端子説明

端子番号	端子名	機 能
1	L_x	スイッチング出力端子
2, 5	V_{SS}	グランド端子
3	V_{OUT}	出力電圧センス端子
4	CE	チップイネーブル端子
6	V_{IN}	電源端子
7	L1	コイル電極
8	L2	

■絶対最大定格

項 目	記 号	定 格	単 位
V_{IN} 端子電圧	V_{IN}	-0.3 ~ 6.5	V
L_x 端子電圧	V_{Lx}	$-0.3 \sim V_{IN} + 0.3 \leq 6.5$	V
V_{OUT} 端子電圧	V_{OUT}	-0.3 ~ 6.5	V
CE 端子電圧	V_{CE}	-0.3 ~ 6.5	V
L_x 端子電流	I_{Lx}	± 1500	mA
許容損失 ($T_a = 25^{\circ}\text{C}$)	P_d	1000 (40mm x 40mm 標準基板) ^{(*)1}	mW
動作周囲温度	T_{opr}	-40 ~ 85	$^{\circ}\text{C}$
保存温度 ^{(*)2}	CL-2025	Tstg	-40 ~ 105
	CL-2025-02		-40 ~ 125

(*)1 基板実装時の許容損失の参考データとなります。実装条件はパッケージインフォメーションをご参照下さい。

(*)2 保存温度は、パッケージの製品仕様によって分けられています。

■電気的特性

XCL201B121BR/XCL202B121BR/XCL201B121ER/XCL202B121ER, $V_{OUT}=1.2V$, $f_{OSC}=1.2MHz$, $T_a=25^{\circ}C$

項 目	記 号	測 定 条 件	規格値			単 位	回路図
			MIN.	TYP.	MAX.		
出力電圧	V_{OUT}	外付け部品接続, $V_{IN}=V_{CE}=5.0V$, $I_{OUT}=30mA$	1.176	1.200	1.224	V	①
動作電圧範囲	V_{IN}		2.0	-	6.0	V	①
最大出力電流	I_{OUTMAX}	$V_{IN}=V_{OUT(T)}+2.0V$, $V_{CE}=1.0V$, 外付け部品接続 (*8)	400	-	-	mA	①
UVLO 電圧	V_{UVLO}	$V_{CE}=V_{IN}$, $V_{OUT}=0V$, L_X 端子が"L"レベル保持となる電圧 (*1),(*10)	1.00	1.40	1.78	V	②
消費電流 (XCL201)	I_{DD}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)} \times 1.1$	-	22	50	μA	②
消費電流 (XCL202)			-	15	33		
スタンバイ電流	I_{STB}	$V_{IN}=5.0V$, $V_{CE}=0V$, $V_{OUT}=V_{OUT(T)} \times 1.1$	-	0	1.0	μA	③
発振周波数	f_{OSC}	外付け部品接続, $V_{IN}=V_{OUT(T)}+2.0V$, $V_{CE}=1.0V$, $I_{OUT}=100mA$	1020	1200	1380	kHz	①
PFM スイッチ電流 (*11)	I_{PFM}	外付け部品接続, $V_{IN}=V_{OUT(T)}+2.0V$, $V_{CE}=V_{IN}$, $I_{OUT}=1mA$	140	180	240	mA	⑩
PFM デューティ制限 (*11)	DTY_{LIMIT_PFM}	$V_{CE}=V_{IN}=2.0V$, $I_{OUT}=1mA$	-	200	300	%	①
最大デューティ比	$MAXDTY$	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)} \times 0.9$	100	-	-	%	③
最小デューティ比	$MINDTY$	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)} \times 1.1$	-	-	0	%	③
効率 (*2)	$EFFI$	外付け部品接続, $V_{CE}=V_{IN}=V_{OUT(T)}+1.2V$, $I_{OUT}=100mA$	-	86	-	%	①
L_X SW "H" ON 抵抗 1	$R_{L_X H1}$	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=0V$, $I_{LX}=100mA$ (*3)	-	0.35	0.55	Ω	④
L_X SW "H" ON 抵抗 2	$R_{L_X H2}$	$V_{IN}=V_{CE}=3.6V$, $V_{OUT}=0V$, $I_{LX}=100mA$ (*3)	-	0.42	0.67	Ω	④
L_X SW "L" ON 抵抗 1	$R_{L_X L1}$	$V_{IN}=V_{CE}=5.0V$ (*4)	-	0.45	0.65	Ω	-
L_X SW "L" ON 抵抗 2	$R_{L_X L2}$	$V_{IN}=V_{CE}=3.6V$ (*4)	-	0.52	0.77	Ω	-
L_X SW "H" リーク電流 (*5)	I_{LeakH}	$V_{IN}=V_{OUT}=5.0V$, $V_{CE}=0V$, $L_X=0V$	-	0.01	1.0	μA	⑨
電流制限 (*9)	I_{LIM}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)} \times 0.9$ (*7)	600	800	1000	mA	⑥
出力電圧温度特性	$\Delta V_{OUT}/(V_{OUT} \cdot \Delta T_{opr})$	$I_{OUT}=30mA$ $-40^{\circ}C \leq T_{opr} \leq 85^{\circ}C$	-	± 100	-	ppm/ $^{\circ}C$	①
CE "H" 電圧	V_{CEH}	$V_{OUT}=0V$, V_{CE} に電圧印加, L_X が"H"となる電圧 (*10)	0.65	-	6.0	V	③
CE "L" 電圧	V_{CEL}	$V_{OUT}=0V$, V_{CE} に電圧印加, L_X が"L"となる電圧 (*10)	V_{SS}	-	0.25	V	③
CE "H" 電流	I_{CEH}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=0V$	-0.1	-	0.1	μA	⑤
CE "L" 電流	I_{CEL}	$V_{IN}=5.0V$, $V_{CE}=0V$, $V_{OUT}=0V$	-0.1	-	0.1	μA	⑤
ソフトスタート時間	t_{SS}	外付け部品接続, $V_{CE}=0V \rightarrow V_{IN}$, $I_{OUT}=1mA$	-	0.25	0.40	ms	①
ラッチ時間	t_{LAT}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=0.8 \times V_{OUT(T)}$, 抵抗 1Ω にて L_X 短絡 (*6)	1.0	-	20	ms	⑦
短絡保護閾値電圧	V_{SHORT}	V_{OUT} を SWEEP し, $V_{IN}=V_{CE}=5.0V$, 抵抗 1Ω にて L_X 短絡、 1ms 以内に $L_X=L$ となるときの V_{OUT} 電圧	0.450	0.600	0.750	V	⑦
C_L 放電抵抗	R_{DCHG}	$V_{IN}=5.0V$, $L_X=5.0V$, $V_{CE}=0V$, $V_{OUT}=open$	200	300	450	Ω	⑧
インダクタンス値	L	Test frequency=1MHz	-	4.7	-	μH	-
コイル許容電流	I_{DC}	$\Delta T=40^{\circ}C$	-	600	-	mA	-

測定条件: 特に指定無き場合, $V_{IN}=5.0V$, $V_{OUT(T)}$ = 設定電圧。

(*1) ヒステリシス動作電圧幅を含む。

(*2) $EFFI = \{ [(出力電圧) \times (出力電流)] + [(入力電圧) \times (入力電流)] \} \times 100$ (*3) ON 抵抗 = $(V_{IN} - L_X \text{ 端子測定電圧}) / 100mA$

(*4) 設計値。

(*5) 高温時には最大 $10\mu A$ 程度リークする場合があります。(*6) 動作状態から V_{OUT} に抵抗 1Ω を介して GND に短絡させ、電流制限パルス発生から $L_X=0V$ となるまでの時間。(*7) ON 抵抗による電圧降下の為、 $V_{IN} < 2.4V$ では電流制限に達しない場合があります。

(*8) 入出力電圧差(降圧差)が小さい場合、最大電流に到達する前に、100%duty となることがあります。

100%duty 状態からさらに電流を引くと Pch ドライバ Tr のオン抵抗により出力電圧の降下を起こします。

(*9) 電流制限はコイルに流れる電流のピークの検出レベルを示す。

(*10) "H" = $V_{IN} \sim V_{IN}-1.2V$, "L" = $0.1V \sim -0.1V$ (*11) I_{PFM} および DTY_{LIMIT_PFM} は XCL202 シリーズの PFM 制御時の機能になります(XCL201 シリーズ対象外)。

■電気的特性

XCL201B181BR/XCL202B181BR/XCL201B181ER/XCL202B181ER, $V_{OUT}=1.8V$, $f_{OSC}=1.2MHz$, $T_a=25^{\circ}C$

項 目	記 号	測 定 条 件	規格値			単 位	回路図
			MIN.	TYP.	MAX.		
出力電圧	V_{OUT}		1.764	1.800	1.836	V	①
動作電圧範囲	V_{IN}		2.0	-	6.0	V	①
最大出力電流	I_{OUTMAX}	$V_{IN}=V_{OUT(T)}+2.0V$, $V_{CE}=1.0V$, 外付け部品接続 (*8)	400	-	-	mA	①
UVLO 電圧	V_{UVLO}	$V_{CE}=V_{IN}$, $V_{OUT}=0V$, L_X 端子が"L"レベル保持となる電圧 (*1),(*10)	1.00	1.40	1.78	V	②
消費電流 (XCL201)	I_{DD}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)}\times 1.1$	-	22	50	μA	②
消費電流 (XCL202)			-	15	33		
スタンバイ電流	I_{STB}	$V_{IN}=5.0V$, $V_{CE}=0V$, $V_{OUT}=V_{OUT(T)}\times 1.1$	-	0	1.0	μA	③
発振周波数	f_{OSC}	外付け部品接続, $V_{IN}=V_{OUT(T)}+2.0V$, $V_{CE}=1.0V$, $I_{OUT}=100mA$	1020	1200	1380	kHz	①
PFM スイッチ電流 (*11)	I_{PFM}	外付け部品接続, $V_{IN}=V_{OUT(T)}+2.0V$, $V_{CE}=V_{IN}$, $I_{OUT}=1mA$	120	160	200	mA	⑩
PFM デューティ制限 (*11)	DTY_{LIMIT_PFM}	$V_{CE}=V_{IN}=V_{OUT(T)}+0.5V$, $I_{OUT}=1mA$	-	200	300	%	①
最大デューティ比	$MAXDTY$	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)}\times 0.9$	100	-	-	%	③
最小デューティ比	$MINDTY$	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)}\times 1.1$	-	-	0	%	③
効率 (*2)	$EFFI$	外付け部品接続, $V_{CE}=V_{IN}=V_{OUT(T)}+1.2V$, $I_{OUT}=100mA$	-	89	-	%	①
L_X SW "H" ON 抵抗 1	$R_{L_X H1}$	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=0V$, $I_{LX}=100mA$ (*3)	-	0.35	0.55	Ω	④
L_X SW "H" ON 抵抗 2	$R_{L_X H2}$	$V_{IN}=V_{CE}=3.6V$, $V_{OUT}=0V$, $I_{LX}=100mA$ (*3)	-	0.42	0.67	Ω	④
L_X SW "L" ON 抵抗 1	$R_{L_X L1}$	$V_{IN}=V_{CE}=5.0V$ (*4)	-	0.45	0.65	Ω	-
L_X SW "L" ON 抵抗 2	$R_{L_X L2}$	$V_{IN}=V_{CE}=3.6V$ (*4)	-	0.52	0.77	Ω	-
L_X SW "H" リーク電流 (*5)	I_{LeakH}	$V_{IN}=V_{OUT}=5.0V$, $V_{CE}=0V$, $L_X=0V$	-	0.01	1.0	μA	⑨
電流制限 (*9)	I_{LIM}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=V_{OUT(T)}\times 0.9$ (*7)	600	800	1000	mA	⑥
出力電圧温度特性	$\Delta V_{OUT}/$ ($V_{OUT} \cdot \Delta T_{opr}$)	$I_{OUT}=30mA$ $-40^{\circ}C \leq T_{opr} \leq 85^{\circ}C$	-	± 100	-	ppm/ $^{\circ}C$	①
CE "H" 電圧	V_{CEH}	$V_{OUT}=0V$, V_{CE} に電圧印加 L_X が"H"となる電圧 (*10)	0.65	-	6.0	V	③
CE "L" 電圧	V_{CEL}	$V_{OUT}=0V$, V_{CE} に電圧印加 L_X が"L"となる電圧 (*10)	V_{SS}	-	0.25	V	③
CE "H" 電流	I_{CEH}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=0V$	-0.1	-	0.1	μA	⑤
CE "L" 電流	I_{CEL}	$V_{IN}=5.0V$, $V_{CE}=0V$, $V_{OUT}=0V$	-0.1	-	0.1	μA	⑤
ソフトスタート時間	t_{SS}	外付け部品接続 $V_{CE}=0V \rightarrow V_{IN}$, $I_{OUT}=1mA$	-	0.32	0.50	ms	①
ラッチ時間	t_{LAT}	$V_{IN}=V_{CE}=5.0V$, $V_{OUT}=0.8\times V_{OUT(T)}$, 抵抗 1Ω にて L_X 短絡 (*6)	1.0	-	20	ms	⑦
短絡保護閾値電圧	V_{SHORT}	V_{OUT} を SWEEP し $V_{IN}=V_{CE}=5.0V$, 抵抗 1Ω にて L_X 短絡、1ms 以内に $L_X=L$ となるときの V_{OUT} 電圧	0.675	0.900	1.125	V	⑦
C_L 放電抵抗	R_{DCHG}	$V_{IN}=5.0V$, $L_X=5.0V$, $V_{CE}=0V$, $V_{OUT}=open$	200	300	450	Ω	⑧
インダクタンス値	L	Test frequency=1MHz	-	4.7	-	μH	-
コイル許容電流	I_{DC}	$\Delta T=40^{\circ}C$	-	600	-	mA	-

測定条件: 特に指定無き場合、 $V_{IN}=5.0V$, $V_{OUT(T)}$ =設定電圧。

(*1) ヒステリシス動作電圧幅を含む。

(*2) $EFFI = \{ [(出力電圧) \times (出力電流)] \div [(入力電圧) \times (入力電流)] \} \times 100$ (*3) ON 抵抗= $(V_{IN} - L_X$ 端子測定電圧) / 100mA

(*4) 設計値。

(*5) 高温時には最大 $10\mu A$ 程度リークする場合があります。(*6) 動作状態から V_{OUT} に抵抗 1Ω を介して GND に短絡させ、電流制限パルス発生から $L_X=0V$ となるまでの時間。(*7) ON 抵抗による電圧降下の為、 $V_{IN}<2.4V$ では電流制限に達しない場合があります。

(*8) 入出力電圧差(降圧差)が小さい場合、最大電流に到達する前に、100%duty となることがあります。

100%duty 状態からさらに電流を引くと Pch ドライバ Tr. のオン抵抗により出力電圧の降下を起こします。

(*9) 電流制限はコイルに流れる電流のピークの検出レベルを示す。

(*10) "H" = $V_{IN} \sim V_{IN}-1.2V$, "L" = $+0.1V \sim -0.1V$ (*11) I_{PFM} および DTY_{LIMIT_PFM} は XCL202 シリーズの PFM 制御時の機能になります(XCL201 シリーズ対象外)。

■電気的特性

出力電圧の設定電圧により次のような規格値、測定条件になります。

●PFM スイッチ電流 I_{PFM} (XCL202)

設定電圧	MIN.	TYP.	MAX.
$0.8V \leq V_{OUT(T)} \leq 1.2V$	140mA	180mA	240mA
$1.2V < V_{OUT(T)} < 1.8V$	130mA	170mA	220mA
$1.8V \leq V_{OUT(T)} \leq 4.0V$	120mA	160mA	200mA

●PFM デューティ制限 DTY_{LIMIT_PFM} 測定条件 (XCL202)

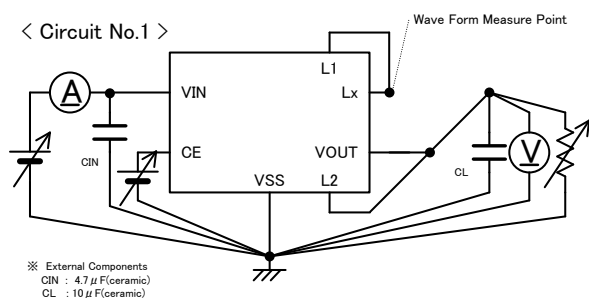
設定電圧	測定条件
$0.8V \leq V_{OUT(T)} < 1.0V$	$V_{CE}=V_{IN}=2.0V, I_{OUT}=1mA$
$1.0V \leq V_{OUT(T)} \leq 4.0V$	$V_{CE}=V_{IN}=V_{OUT(T)}+0.5V, I_{OUT}=1mA$

●ソフトスタート時間 t_{SS}

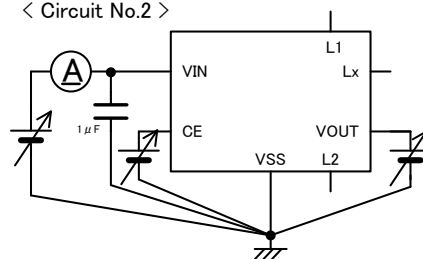
製品名	設定電圧	規格値		
		MIN.	TYP.	MAX.
XCL201B	$0.8V \leq V_{OUT(T)} < 1.5V$	-	0.25ms	0.40ms
	$1.5V \leq V_{OUT(T)} < 1.8V$	-	0.32ms	0.50ms
	$1.8V \leq V_{OUT(T)} < 2.5V$	-	0.28ms	0.40ms
	$2.5V \leq V_{OUT(T)} \leq 4.0V$	-	0.32ms	0.50ms
XCL202B	$0.8V \leq V_{OUT(T)} < 2.5V$	-	0.28ms	0.40ms
	$2.5V \leq V_{OUT(T)} \leq 4.0V$	-	0.32ms	0.50ms

■ 測定回路図

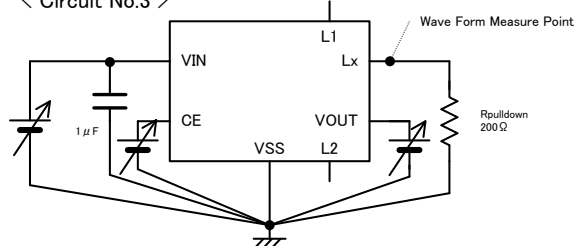
< Circuit No.1 >



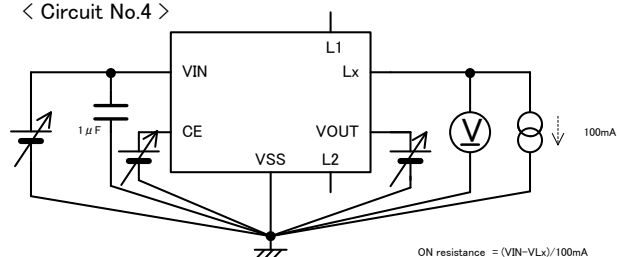
< Circuit No.2 >



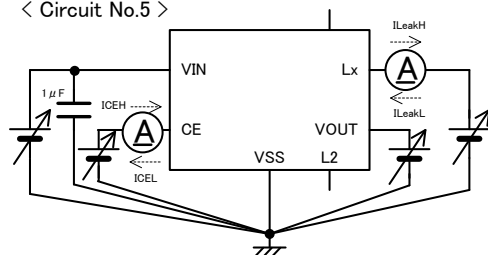
< Circuit No.3 >



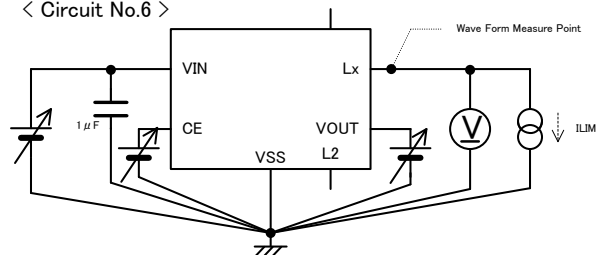
< Circuit No.4 >



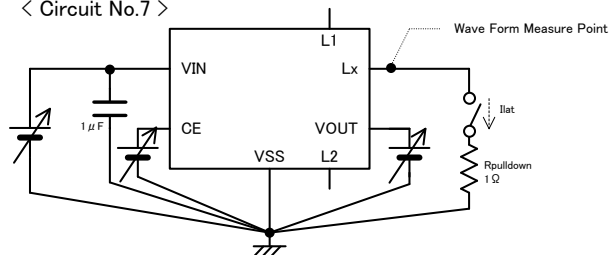
< Circuit No.5 >



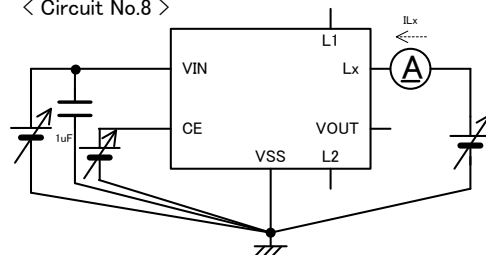
< Circuit No.6 >



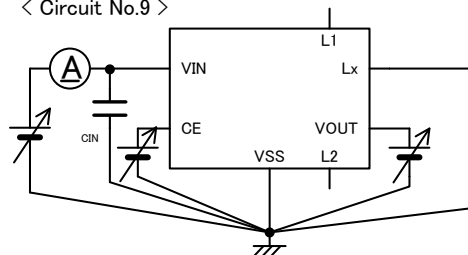
< Circuit No.7 >



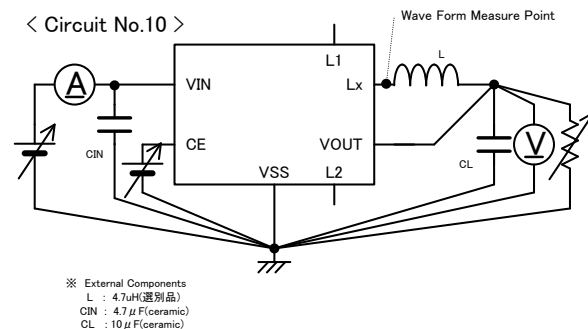
< Circuit No.8 >



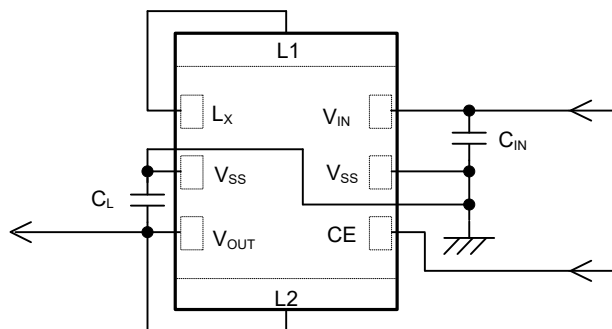
< Circuit No.9 >



< Circuit No.10 >



■標準回路例



●周辺部品

C_{IN} : 10V/4.7 μ F (Ceramic)

C_L : 6.3V/10 μ F (Ceramic)

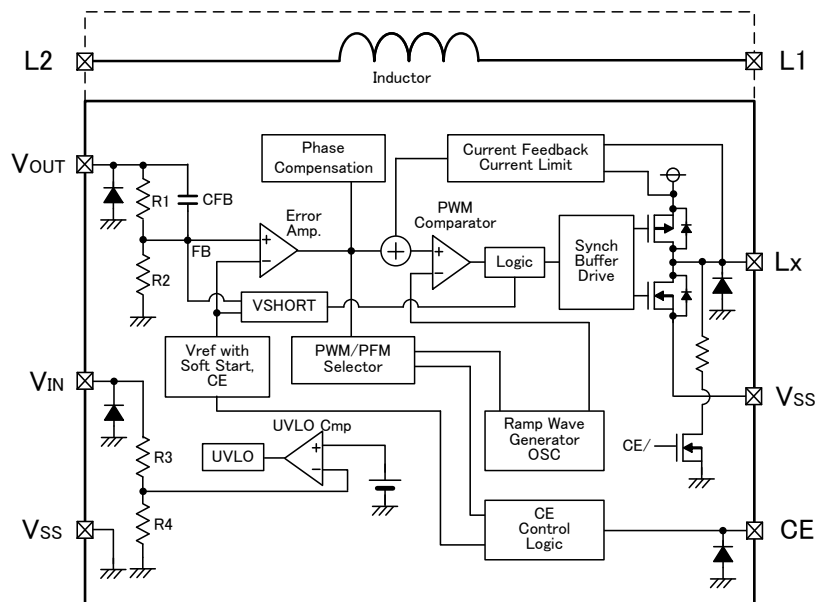
(注意)

コイルは本製品専用になります。本製品以外の用途で使しないで下さい。

C_{IN}、C_L には、温度特性が B、X5R、X7R 特性を使用し DC バイアスにて静電容量が減少しにくいセラミックコンデンサをご使用下さい。
また、必要に応じて容量追加して下さい。

■動作説明

XCL201/XCL202 シリーズは、基準電圧源、ランプ波回路、エラーアンプ、PWM コンパレータ、位相補償回路、出力電圧調整抵抗、Pch MOSドライバ Tr.、同期整流用 Nch MOS スイッチ Tr.、電流制限回路、UVLO 回路等を内蔵した制御 IC とコイルで構成されています。(下記ブロック図参照)



内部基準電圧と V_{OUT} 端子より $R1, R2$ を通ってフィードバックされた電圧をエラーアンプで比較し、エラーアンプの出力に位相補償をかけ、PWM 動作時のスイッチングの ON タイムを決定するために PWM コンパレータに信号を入力します。PWM コンパレータでは、エラーアンプから来た信号とランプ回路から来たランプ波を電圧レベルとして比較し、出力をバッファードライブ回路に送り、 Lx 端子よりスイッチングのデューティ幅として出力します。この動作を連続的にを行い、出力電圧を安定させています。

また、カレントフィードバック回路により、スイッチング毎の Pch MOS ドライバ Tr. の電流がモニタリングされており、エラーアンプの出力信号に多重帰還信号として変調をかけています。これにより、セラミックコンデンサ等の低 ESR コンデンサを使用しても安定した帰還系が得られ、出力電圧の安定化が図られています。

<基準電圧源>

本 IC の出力電圧を安定にするための基準になるリファレンス電圧です。

<ランプ回路>

スイッチング周波数はこの回路により 1.2MHz に固定されています。ここで生成されたクロックで PWM 動作に必要なランプ波が作られており、また、各内部回路が同期しています。

<エラーアンプ>

エラーアンプは出力電圧監視用のアンプです。内部抵抗 $R1, R2$ で分割された電圧が、フィードバックされ基準電圧と比較されます。基準電圧より低い電圧がフィードバックされるとエラーアンプの出力電圧は高くなるように動作します。エラーアンプの周波数特性は、最適化された信号がミキサーへ送られます。

■動作説明

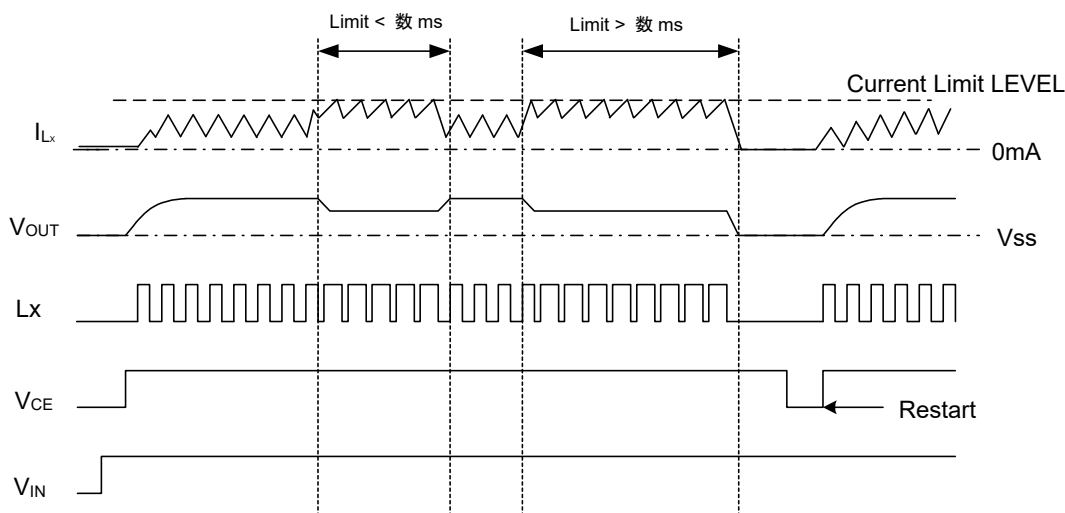
<電流制限>

XCL201/XCL202 シリーズの電流制限回路は、L_x 端子に接続された Pch MOS ドライバ Tr.を流れる電流を監視しており、電流制限と機能停止の複合となっています。

- ①一定電流以上ドライバ電流が流れると電流制限機能が動作し L_x 端子から出力するパルスを任意のタイミングでオフさせます。
- ②Pch MOS ドライバ Tr.がオフされることで電流制限回路はリミット検知状態から解除されます。
- ③次のパルスのタイミングで Pch MOS ドライバ Tr.はオンしますが、この時過電流状態であれば直ちに Pch MOS ドライバ Tr.はオフします。
- ④過電流状態でなくなれば通常の動作になります。

①～③を繰り返しながら過電流状態がなくなるのを待ちます。数 ms の間 過電流状態が続く①～③の動作を繰り返すと Pch MOS ドライバ Tr.のオフ状態をラッチする機能が働き機能停止となります。一旦機能停止状態になると、CE 端子から一度 IC をオフにして立ち上げるか、V_{IN} 端子の電源再投入を行うことで動作を再開します。機能停止状態は、シャットダウンではなくパルス出力を停止している状態なので内部回路は動作しています。電流制限は、XCL201/XCL202 シリーズでは TYP.800mA となっております。

尚、ラッチ時間は周囲のノイズによる影響にて電流リミット検知状態から解除されることがあり基板の状態によってはラッチ時間が長くなる場合やラッチ動作に至らない場合があります。入力容量はできる限り近くに配置するようにして下さい。



<短絡保護>

短絡保護は V_{OUT} 電圧を R1,R2 により分圧された電圧(前述のブロック図 FB)で監視しており、誤って出力を GND とショートしてしまった場合、FB 電圧が基準電圧(V_{ref})の 1/2 以下となりかつ I_{LIM} 以上の電流がドライバ Tr.に流れた場合、短絡保護が働き瞬時に Pch MOS ドライバ Tr.をオフさせラッチをかけます。一旦ラッチ状態になりますと、CE 端子から IC を一度オフにしてから立ち上げ直すか、V_{IN} 端子の再投入を行うことで動作を再開いたします。

急峻な負荷変動が起こった場合、V_{OUT} 電圧の電圧降下が C_{FB} を通して直接 FB に伝わり、V_{OUT} 電圧の 1/2 より高い電圧で短絡保護が働く場合があります。

<UVLO 回路>

V_{IN} 端子電圧が 1.4V 以下になると内部回路の動作不安定による誤パルス出力防止のため、Pch MOS ドライバ Tr.を強制的にオフした状態にします。V_{IN} 端子電圧が 1.8V 以上になるとスイッチング動作を行います。UVLO 機能が解除されることでソフトスタート機能が働き出力立ち上げ動作が開始されます。瞬時的に V_{IN} 端子が UVLO 動作電圧より低下した場合もソフトスタートは動作します。UVLO での停止は、シャットダウンではなくパルス出力を停止している状態なので内部回路は動作しています。

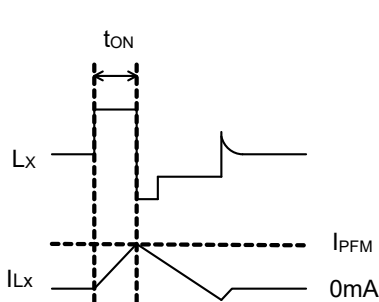
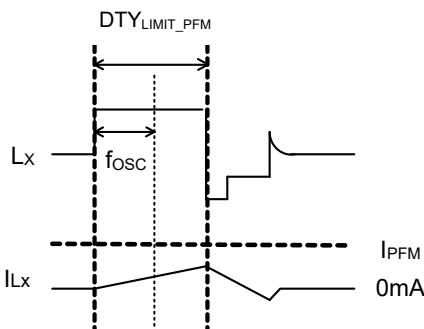
<PFM スイッチ電流>

PFM 動作時は、コイルに流れる電流がある一定電流(I_{PFM})に達するまで Pch MOS ドライバ Tr.をオンします。このときの Pch MOS ドライバ Tr.のオン時間(t_{ON})は次式によって決定されます

$$t_{ON} = L \times I_{PFM} / (V_{IN} - V_{OUT}) \quad \text{図 } I_{PFM}①$$

<PFM デューティ制限>

PFM 時の最大 DUTY 比(DTY_{LIMIT_PFM})を TYP.=200%程度と定めています。よって降圧差が少ない場合などの DUTY が広がる条件では I_{PFM} に達しなくとも Pch MOS ドライバ Tr.をオフすることがあります。図 I_{PFM}②

図 I_{PFM}①図 I_{PFM}②

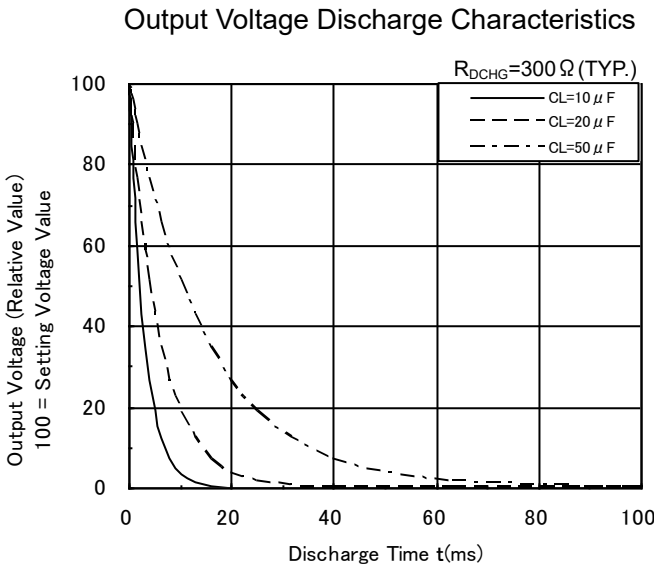
■動作説明

＜CL 高速ディスチャージ機能＞

ブロック図内 Lx 端子-Vss 端子間に接続された Nch MOS Tr.により CE 端子 L レベル信号入力時(IC スタンバイ時)出力容量(CL)の電荷を高速ディスチャージすることが可能です。IC 停止時に CL の電荷が残っていることによるアプリケーションの誤動作を防ぐことが可能です。放電時間は、この CL 放電抵抗と CL によって決定されます。CL 放電抵抗を R とし CL の容量値を C としたとき、その時定数 $\tau = C \times R$ が定まり、次式によって出力電圧の放電時間が求められます。

$$V = V_{OUT(T)} \times e^{-t/\tau}$$
 また t について展開すると $t = \tau \ln (V_{OUT(T)} / V)$

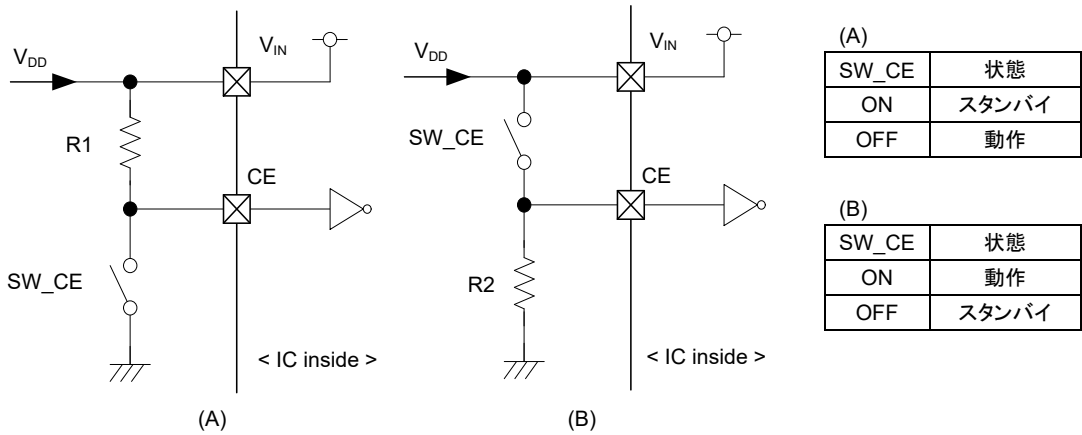
V：放電後の出力電圧
V_{OUT(T)}：設定電圧
t:放電時間
 τ ：C × R
C =出力コンデンサ(CL)の容量値 R =CL 放電抵抗の抵抗値



＜CE 端子の機能＞

CE 端子にLレベルを入力することでシャットダウン状態に出来ます。シャットダウン状態では、IC の消費電流は0 μ A(TYP.)となります。また、Lx 端子と V_{OUT} 端子は高インピーダンスとなります。CE 端子にHレベルを入力することで動作開始します。CE 端子の入力は、CMOS 入力になっておりシンク電流は0 μ A(TYP.)となります。

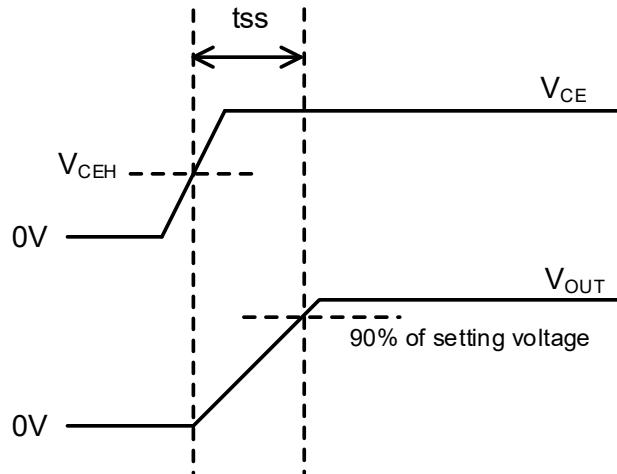
・ XCL201/XCL202 シリーズ CE 端子使用例



■動作説明

＜ソフトスタート機能＞

ソフトスタート時間は内部にて 0.25~0.32ms(TYP.)に最適化されております。このソフトスタート時間は V_{CE} 立ち上り時より出力電圧が設定電圧の 90%に到達するまでの時間としております。



■機能表

CE	動作状態	
電圧レベル	XCL201	XCL202
H レベル ^(*1)	同期整流 PWM 固定	同期整流 PWM/PFM 自動切替え
L レベル ^(*2)	スタンバイ状態	スタンバイ状態

*注意 CE 端子電圧レベル範囲

^(*1) H レベル: $0.65V \leq V_{CE} \leq 6.0V$

^(*2) L レベル: $0V \leq V_{CE} \leq 0.25V$

^(*3) CE 端子は、動作が不安定になるためオープン状態にしないで下さい。

■使用上の注意

1. XCL201/XCL202 シリーズは出力コンデンサとしてセラミックコンデンサを使用できるように設計されておりますが、入出力電位差が大きい場合等、スイッチングのエネルギーが大きくなりすぎる為、セラミックコンデンサのみではキャッチしきれず異常発振することがあります。このような場合は電解コンデンサ等を並列に接続する等で容量を補うようにして下さい。
2. DC/DC コンバータのようなスイッチングレギュレータにおきましてはスパイクノイズやリップル電圧が生じます。これらは部品や部品配置、基板配線等のレイアウトによって大きく影響されます。設計される際は十分に実機にてご確認下さい。
3. 入出力電位差や負荷電流の状態により、発振周波数が $1/2, 1/3, \dots$ となり、リップル電圧が増加する場合があります。
4. 入出力電位差が大きく、軽負荷時においては細いデューティが出力され、その後 0%デューティを数周期の間保持する状態があります。
5. 入出力電位差が小さく、重負荷時においては太いデューティが出力され、その後 100%デューティを数周期の間保持する状態があります。
6. 本 IC では電流制限回路により、コイルのピーク電流を監視しております。入出力電位差が大きい場合や負荷電流が大きい場合にピーク電流が増加する為、電流制限がかかりやすくなり動作が不安定になる可能性がありますので十分に動作を確認して下さい。尚、次式にてコイルのピーク電流は示されます。

$$I_{pk} = (V_{IN} - V_{OUT}) \times \text{OnDuty} / (2 \times L \times f_{osc}) + I_{OUT}$$

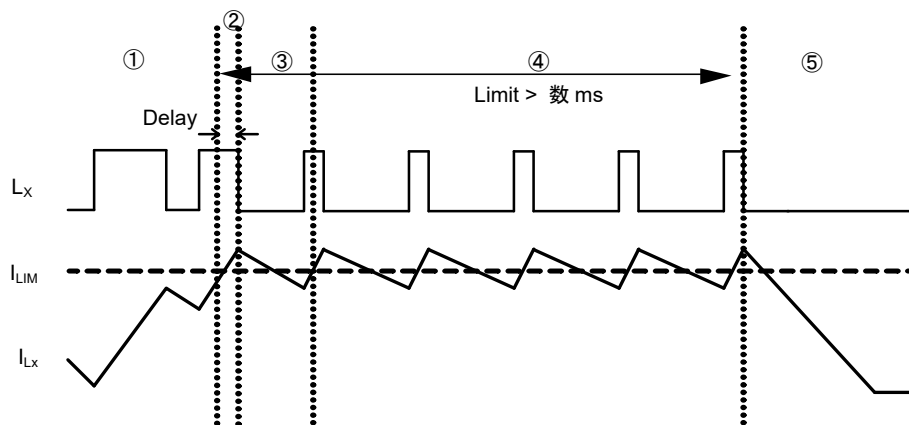
L : コイルの L 値

f_{osc} : 発振周波数

7. 電流制限を超えるような過電流(ピーク電流)が一定時間流れた場合には内蔵 Pch ドライバ Tr.をオフさせます。電流制限を検知し、内蔵 Pch MOS ドライバ Tr.をオフさせるまでの時間は電流制限分の電流が流れます。
8. $V_{IN} < 2.4V$ においては ON 抵抗による電圧降下によって電流制限に至らない場合があります。
9. ラッチ時間は基板の状態によって電流制限検知状態から解除され長くなる場合やラッチ動作に至らない場合があります。入力容量はできる限り IC の近くに配置するようにして下さい。
10. 本 IC では最低動作電圧以下において動作不安定になることがあります。
11. 外付け部品および本 IC の絶対最大定格を超えないようにご注意下さい。
12. 本 IC 高温時使用した場合、Pch MOS ドライバ Tr.のリーク電流により無負荷状態では出力電圧が入力電圧レベルまで上昇することがあります。
13. 電流制限は 1000mA (MAX.)となっておりますが、それ以上の電流が流れることがあります。

V_{OUT} を GND にショートさせ電流制限を働かせた場合、Pch トランジスタがオンの時はコイルの両端に入力電圧分の電位差が発生しているのでコイル電流の時間変化率が大きいのにに対し、Nch トランジスタがオンの時は V_{OUT} が GND にショートしている為コイル両端の電位差がほぼ無いので、コイル電流の時間変化率が非常に小さくなります。この動作が繰り返され回路の遅延時間も手伝ってコイル電流は本来制限される電流量を超えたある電流値に収束します。但しこの場合でも過電流状態が数 ms の間続くと回路がラッチされます。

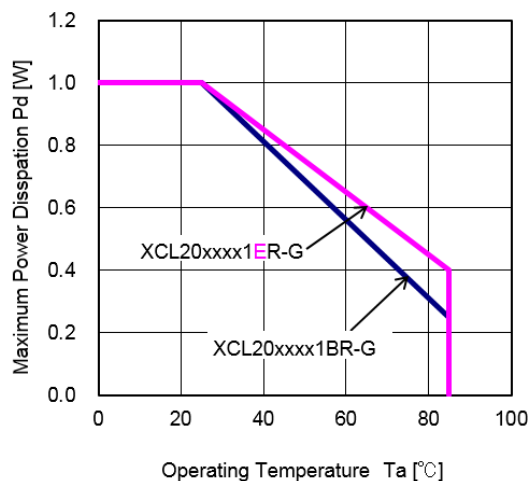
- ① Pch MOS ドライバ Tr.に電流制限(I_{LIM})まで電流が流れます。
- ② 回路の遅延時間により I_{LIM} の判定から Pch MOS ドライバ Tr.のオフまで I_{LIM} 以上の電流が流れます。
- ③ コイル両端の電位差が無い為、コイル電流の時間変化率が非常に小さくなります。
- ④ 電流制限により数 ms の間、 L_X は細いパルスを発振します。
- ⑤ ラッチ機能が働き、機能停止となります。



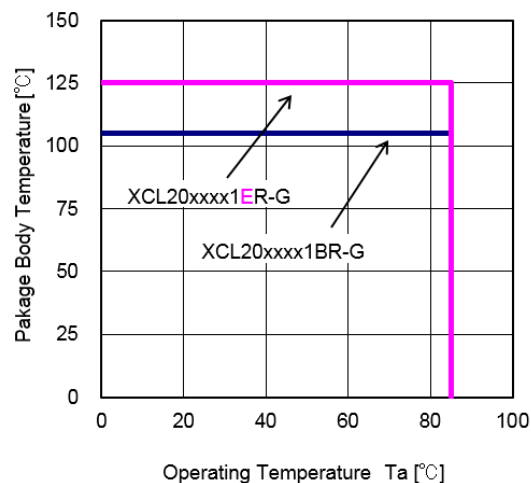
■使用上の注意

14. V_{IN} 電位の変動をできるだけ抑える為に V_{IN} 端子と V_{SS} 端子に最短でバイパスコンデンサ(C_{IN})を接続して下さい。IC と C_{IN} の距離が離れすぎると発振周波数が崩れることがあります。
15. 降圧差が大きく負荷が非常に軽い場合には PWM 制御時にも間欠発振することがあります。
16. PWM/PFM 自動切換え制御の連続モード移行するとき、また入出力電圧差が小さい MAXDUTY 付近では不安定になることがあります。
17. 製品は下記に記す許容損失カーブ内でご使用下さい。
また、許容損失は実装条件等の影響を受け、値が変化するため下記実装条件にての参考データとなります。
18. 実装はコイル端子を基準として実装をお願いします。

許容損失 vs. 周囲温度



パッケージボディ温度 vs. 周囲温度



micro DC/DC の電力損失は、下記の計算式により求めることができます。

$$\text{電力損失} = V_{OUT} \times I_{OUT} \times ((100/\text{EFFI}) - 1) \quad (\text{W})$$

V_{OUT} : 出力電圧 (V)

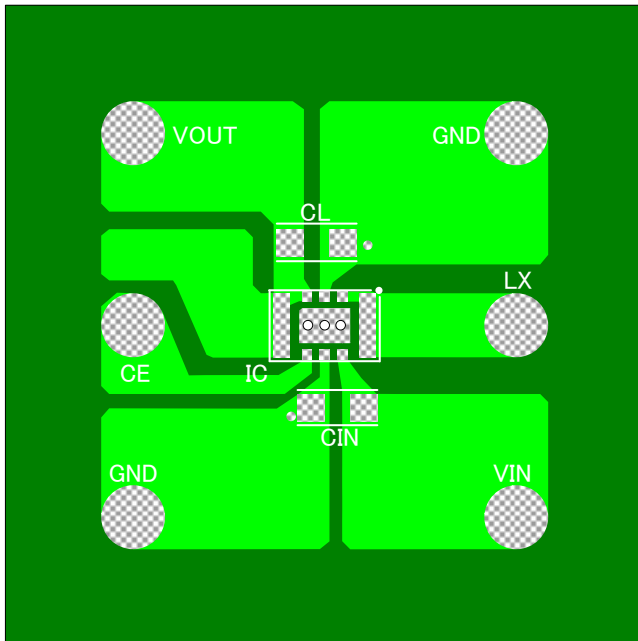
I_{OUT} : 出力電流 (A)

EFFI: 変換効率 (%)

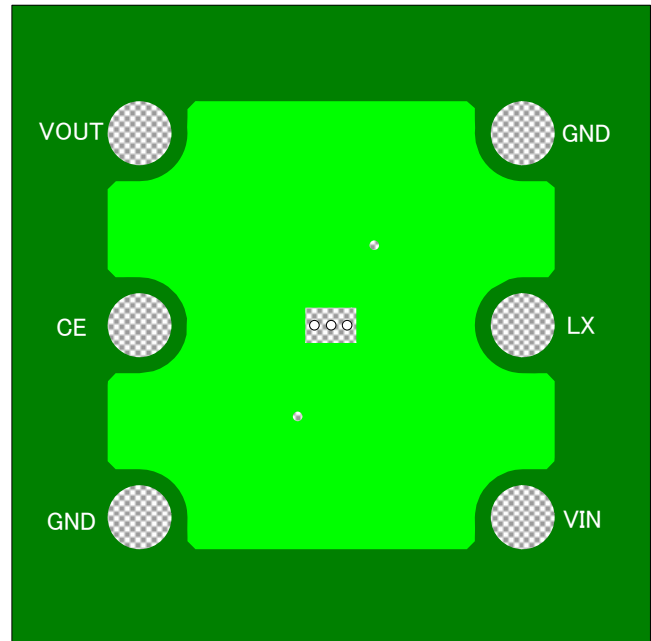
■使用上の注意

●レイアウトのご注意

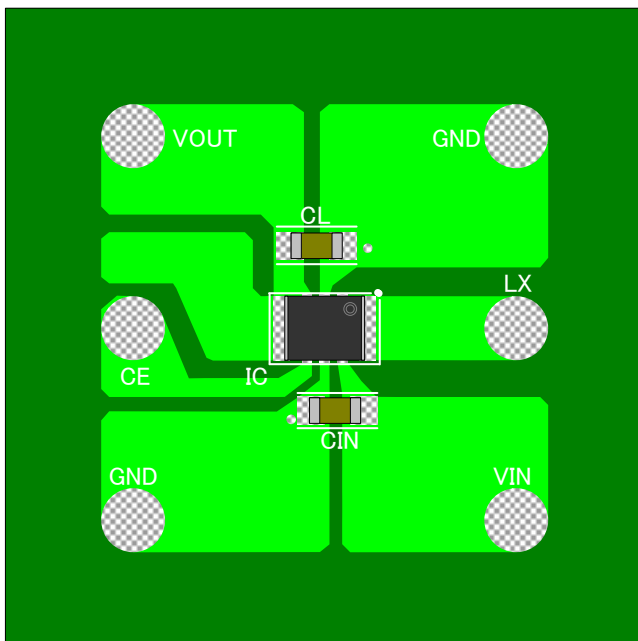
1. V_{IN} 電位の変動をできるだけ抑える為に V_{IN} (6 番)端子と V_{SS} (5 番)端子は最短でバイパスコンデンサ(C_{IN})を接続して下さい。
2. 各周辺部品はできる限り IC の近くに実装するようにして下さい。
3. 周辺部品は配線のインピーダンスを下げる為、太く短く配線して下さい。
4. GND 配線を十分に強化して下さい。スイッチング時の GND 電流による GND 電位の変動は IC の動作を不安定にする場合があります。
5. 本製品は Tr.内蔵のため I_{OUT} の電流とドライバオン抵抗により発熱が生じます。
6. L_X (1 番)端子と $L1$ (7 番)端子は基板配線で接続して下さい。
7. V_{OUT} (3 番)端子と $L2$ (8 番)端子は基板配線で接続して下さい。
8. 実装上の注意点として、搭載位置精度を 0.05mm 以内として下さい。



表面



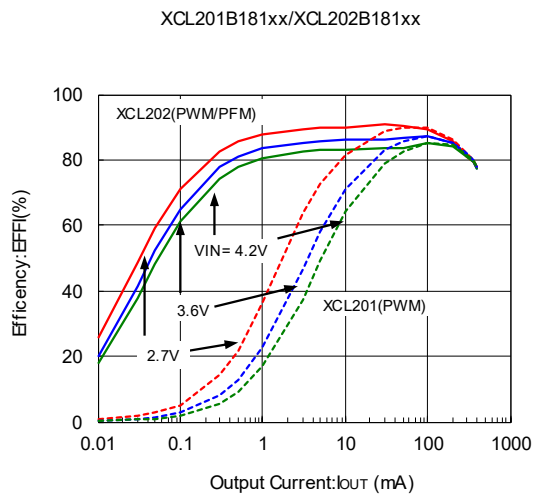
裏面(左右反転)



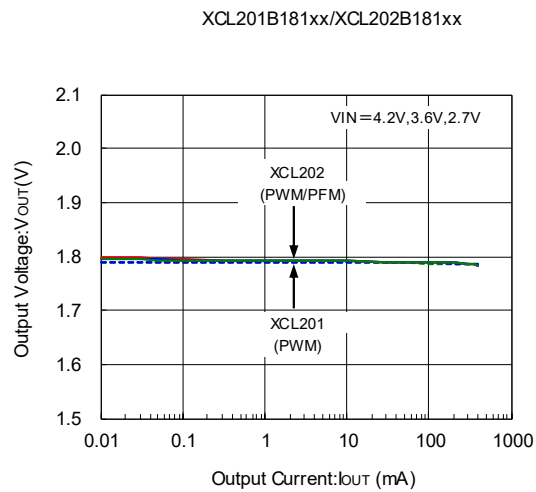
表面(部品実装)

■ 特性例

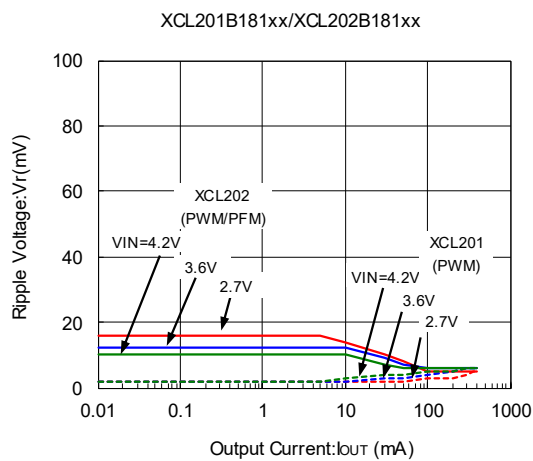
(1) Efficiency vs. Output Current



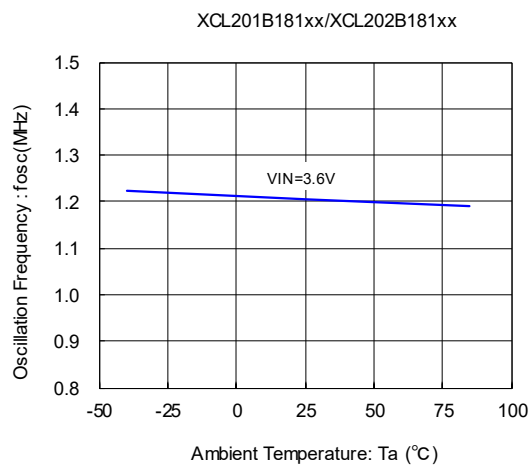
(2) Output Voltage vs. Output Current



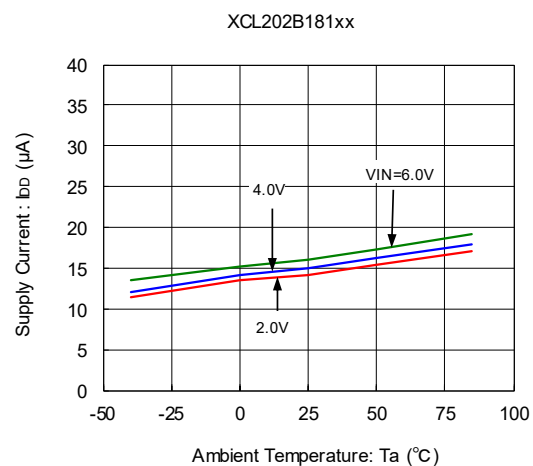
(3) Ripple Voltage vs. Output Current



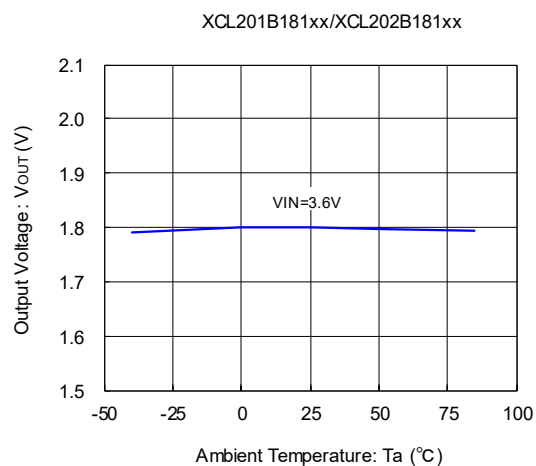
(4) Oscillation Frequency vs. Ambient Temperature



(5) Supply Current vs. Ambient Temperature

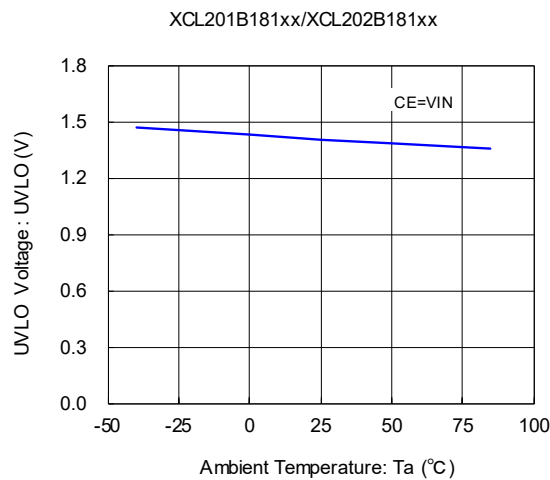


(6) Output Voltage vs. Ambient Temperature

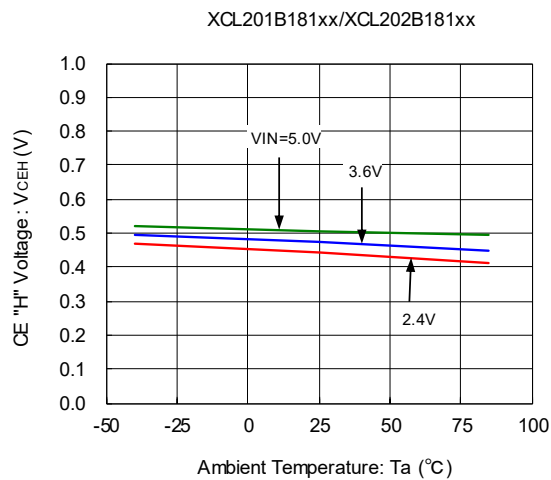


■ 特性例

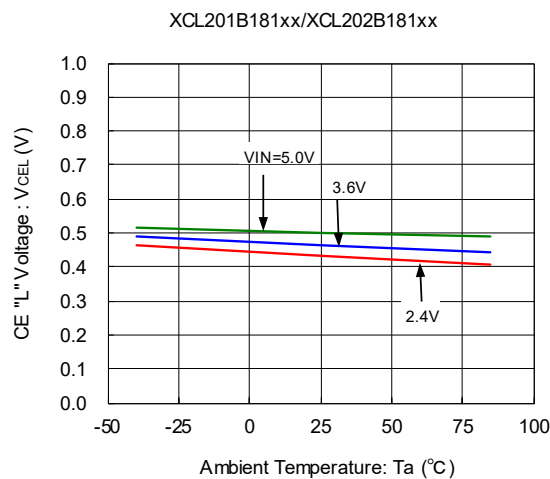
(7) UVLO Voltage vs. Ambient Temperature



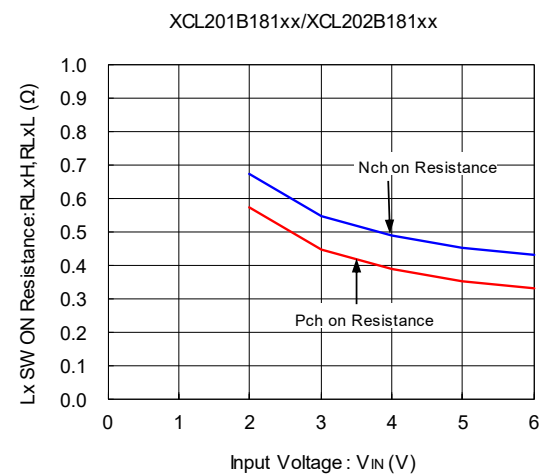
(8) CE "H" Voltage vs. Ambient Temperature



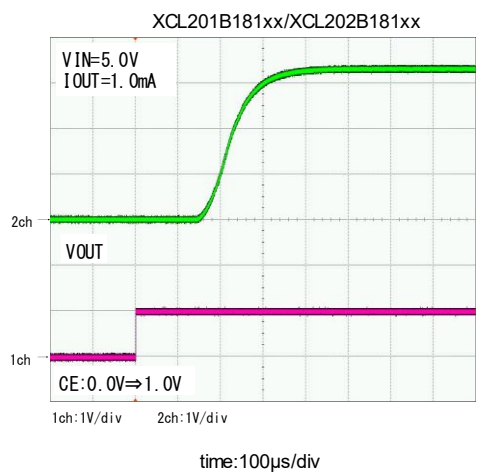
(9) CE "L" Voltage vs. Ambient Temperature



(10) "Pch / Nch" Driver on Resistance vs. Input Voltage

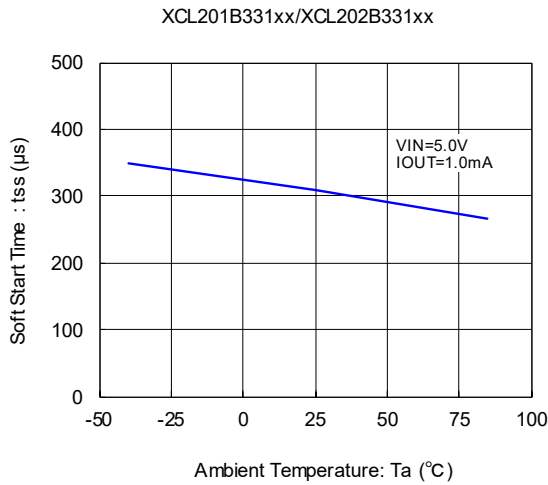


(11) Rise Wave Form

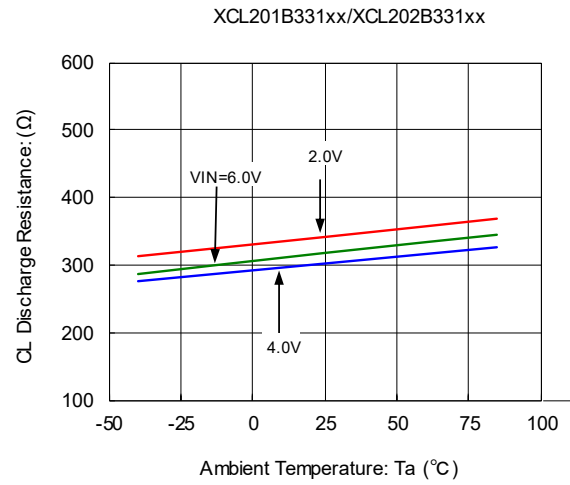


■ 特性例

(12) Soft-Start Time vs. Ambient Temperature



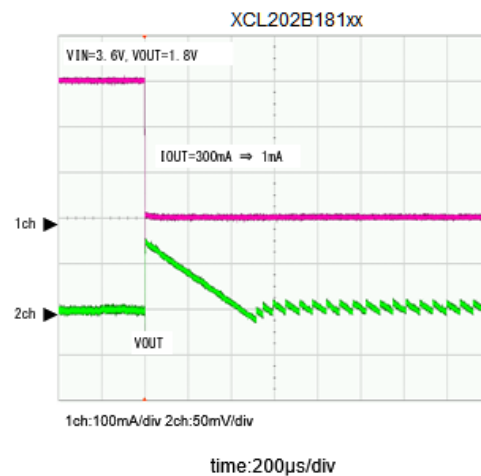
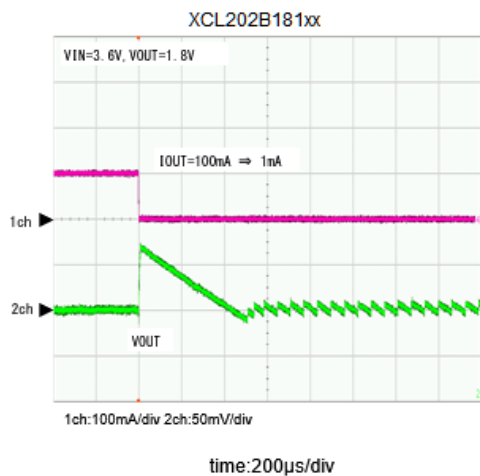
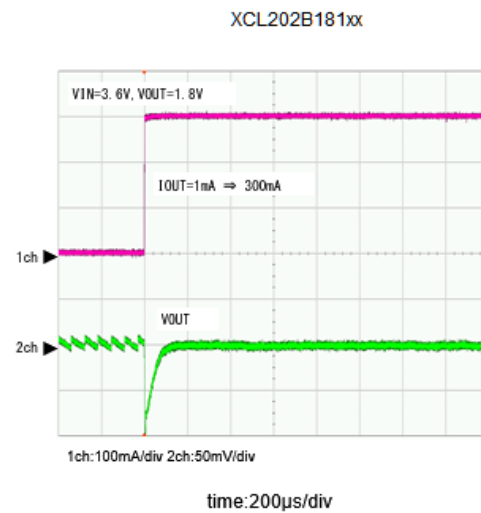
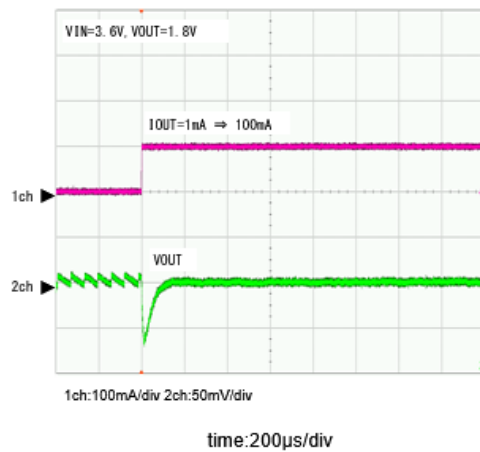
(13) C_L Discharge Resistance vs. Ambient Temperature



(14) Load Transient Response

PWM/PFM Automatic Switching Control

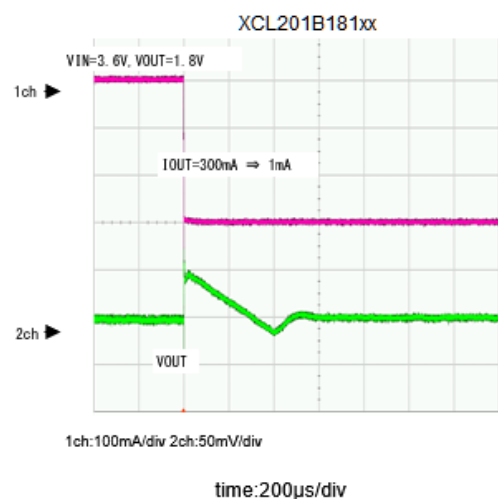
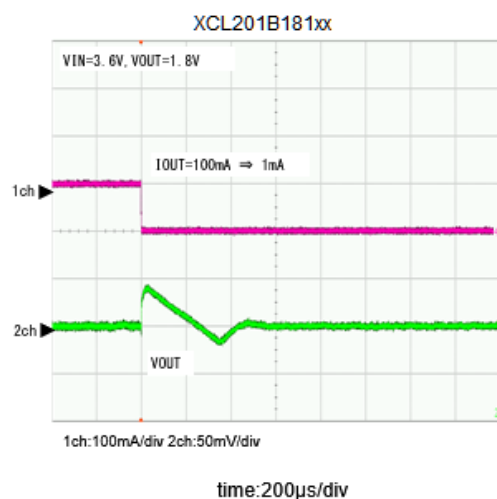
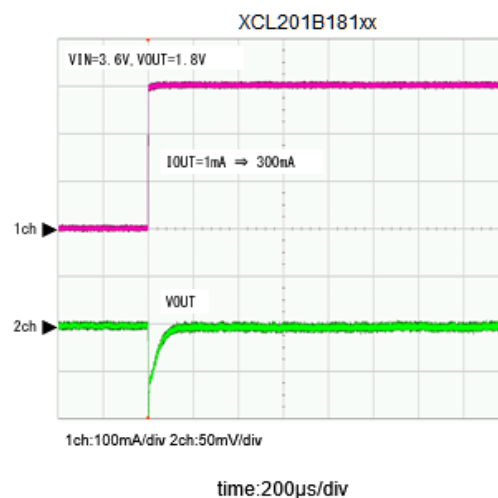
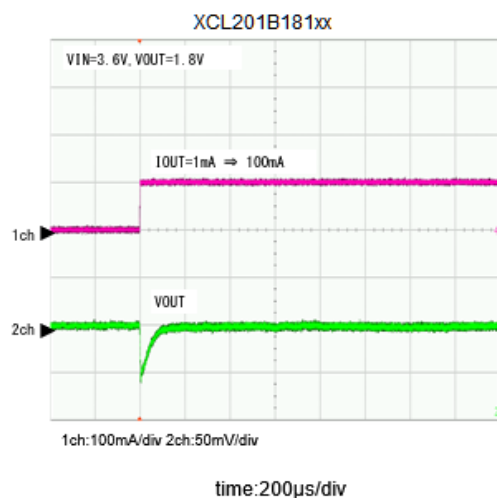
XCL202B181xx



■特性例

(14) Load Transient Response

PWM Control



■ パッケージインフォメーション

最新のパッケージ情報については www.torex.co.jp/technical-support/packages/ をご覧ください。

PACKAGE	OUTLINE / LAND PATTERN	THERMAL CHARACTERISTICS
CL-2025	CL-2025 PKG	CL-2025 Power Dissipation
CL-2025-02	CL-2025-02 PKG	CL-2025-02 Power Dissipation

■マーキング

マーク① 製品番号を表す。

シンボル	品名表記例
F	XCL201B****-G
H	XCL202B****-G

マーク② 出力電圧の整数部と発振周波数を表す。

出力電圧(V)	シンボル
	周波数=1.2MHz (XCL20****1**-G)
0.x	F
1.x	H
2.x	K
3.x	L
4.x	M

マーク③ 出力電圧の小数部を表す。

出力電圧(V)	シンボル	品名表記例
X.0	0	XCL20***0***-G
X.05	A	XCL20***A***-G
X.1	1	XCL20***1***-G
X.15	B	XCL20***B***-G
X.2	2	XCL20***2***-G
X.25	C	XCL20***C***-G
X.3	3	XCL20***3***-G
X.35	D	XCL20***D***-G
X.4	4	XCL20***4***-G
X.45	E	XCL20***E***-G
X.5	5	XCL20***5***-G
X.55	F	XCL20***F***-G
X.6	6	XCL20***6***-G
X.65	H	XCL20***H***-G
X.7	7	XCL20***7***-G
X.75	K	XCL20***K***-G
X.8	8	XCL20***8***-G
X.85	L	XCL20***L***-G
X.9	9	XCL20***9***-G
X.95	M	XCL20***M***-G

例(マーク②、③)

周波数	シンボル					
	XCL20**33***-G		XCL20**2C***-G		XCL20**1L***-G	
	②	③	②	③	②	③
1.2MHz	L	3	K	C	H	L

マーク④,⑤ 製造ロットを表す。

01~09、0A~0Z、11~9Z、A1~A9、AA~AZ、B1~ZZ を順番とする。
(但し、G、I、J、O、Q、W は除く。反転文字は使用しない。)

1. 本データシートに記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本データシートに記載された内容は、製品の代表的動作及び特性を説明するものでありそれらの使用に関連して発生した第三者の知的財産権の侵害などに関し当社は一切その責任を負いません。又その使用に際して当社及び第三者の知的財産権の実施許諾を行うものではありません。
3. 本データシートに記載された製品或いは内容の情報を海外へ持ち出される際には、「外国為替及び外国貿易法」その他適用がある輸出関連法令を遵守し、必要な手続きを行って下さい。
4. 本製品は、1)原子力制御機器、2)航空宇宙機器、3)医療機器、4)車両・その他輸送機器、5)各種安全装置及び燃焼制御装置等々のように、その機器が生命、身体、財産等へ重大な損害を及ぼす可能性があるような非常に高い信頼性を要求される用途に使用されることを意図しておりません。これらの用途への使用は当社の事前の書面による承諾なしに使用しないで下さい。
5. 当社は製品の品質及び信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障のために生じる人身事故、財産への損害を防ぐためにも設計上のフェールセーフ、冗長設計及び延焼対策にご留意をお願いします。
6. 本データシートに記載された製品には耐放射線設計はなされていません。
7. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
8. 本データシートに記載された内容を当社の事前の書面による承諾なしに転載、複製することは、固くお断りします。

トレックス・セミコンダクター株式会社