

XC9272 シリーズ

JTR05057-005

超低消費低出力電圧対応降圧同期整流 PFM DC/DC コンバータ

☆Green Operation 対応

■概要

XC9272シリーズは、セラミックコンデンサ対応で 0.4Ω (TYP.) PchドライバTr、および 0.4Ω (TYP.) Nch同期整流スイッチTrを内蔵した超低消費低出力電圧対応降圧同期整流DC/DCコンバータです。PFM制御によって超低消費電流を実現しており、軽負荷での高効率が重視される機器及び電池寿命が気になる機器に最適です。

外付け部品としてコイルと入力、出力の2つのコンデンサのみで降圧DC/DC回路を実現できます。

動作電圧は $2.0V \sim 6.0V$ 。出力電圧内部設定品で出力電圧を $0.6V \sim 0.95V$ (精度 $\pm 20mV$)まで、 $0.05V$ ステップで設定可能です。

スタンバイモード時には全回路を停止することにより消費電流を $0.1\mu A$ 以下(TYP.)に抑えます。

UVLO(Under Voltage Lock Out)機能を内蔵しており、入力電圧がUVLO電圧以下では内部PchドライバTrを強制的にオフさせます。またUVLO解除電圧は $1.8V$ (TYP.)です。

C_L ディスチャージ機能有りタイプ(XC9272Bタイプ)はスタンバイ時、 V_{OUT} -GND間の内部スイッチをオンさせることにより内部抵抗を介して C_L の電荷をディスチャージします。このディスチャージ機能により、出力電圧を高速にGNDレベルまで戻すことが可能です。

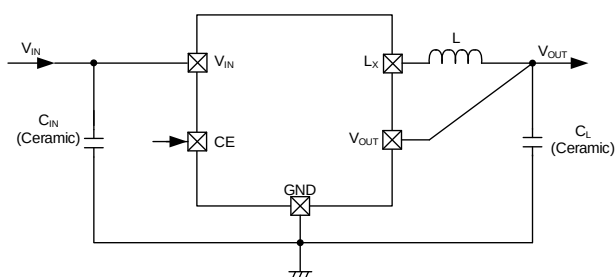
■用途

- GPS 機能付き機器
- ウェアラブルデバイス機器
- エナジーハーベスト機器
- バックアップ電源回路
- 1セルのリチウム電池を使用する各種汎用電源

■特徴

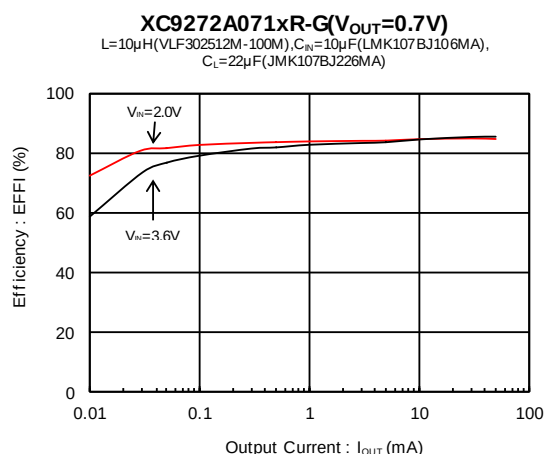
入力電圧範囲	: $2.0V \sim 6.0V$
出力電圧設定範囲	: $0.6V \sim 0.95V$ ($\pm 20mV$, $0.05V$ ステップ)
出力電流	: $50mA$
内蔵ドライバ	: 0.4Ω (Pch ドライバ Tr) 0.4Ω (Nch 同期整流スイッチ Tr)
消費電流	: $0.50\mu A @ V_{OUT(T)} = 0.7V$ (TYP.)
制御方式	: PFM 制御
高速負荷過渡応答	: $50mV$ ($V_{IN} = 3.6V$, $V_{OUT} = 0.7V$, $I_{OUT} = 10\mu A \rightarrow 50mA$)
PFM スイッチ電流	: $180mA$
機能	: 短絡保護機能 C_L ディスチャージ機能 (XC9272B タイプ) UVLO 機能 セラミックコンデンサ対応
動作温度範囲	: $-40 \sim 85^\circ C$
パッケージ	: SOT-25, USP-6EL
環境への配慮	: EU RoHS 指令対応、鉛フリー

■代表標準回路



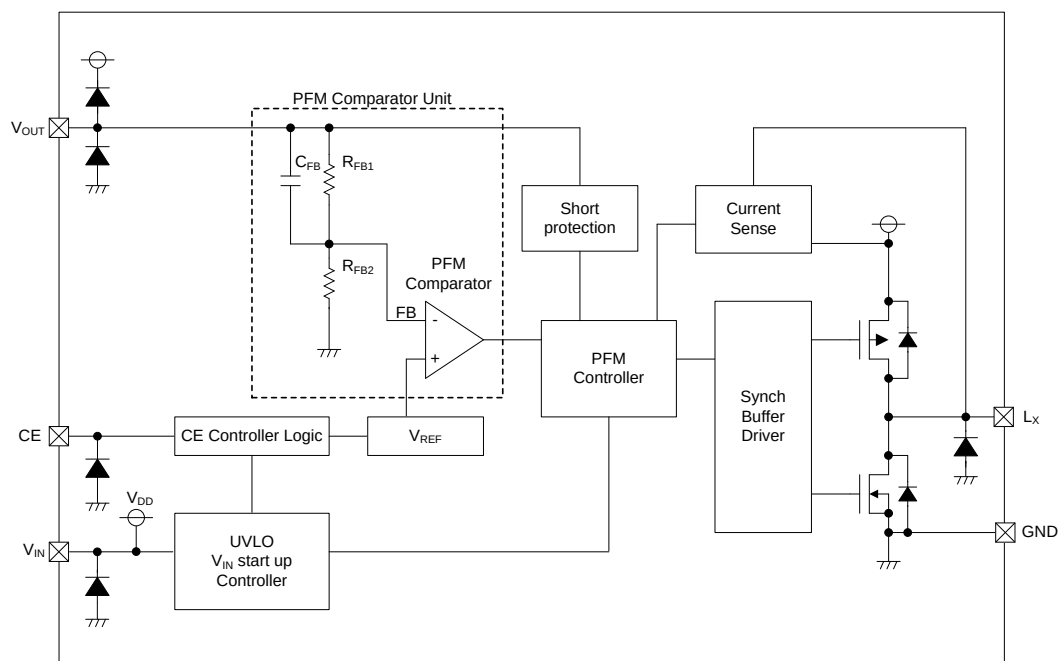
■代表特性例

- 効率-出力電流



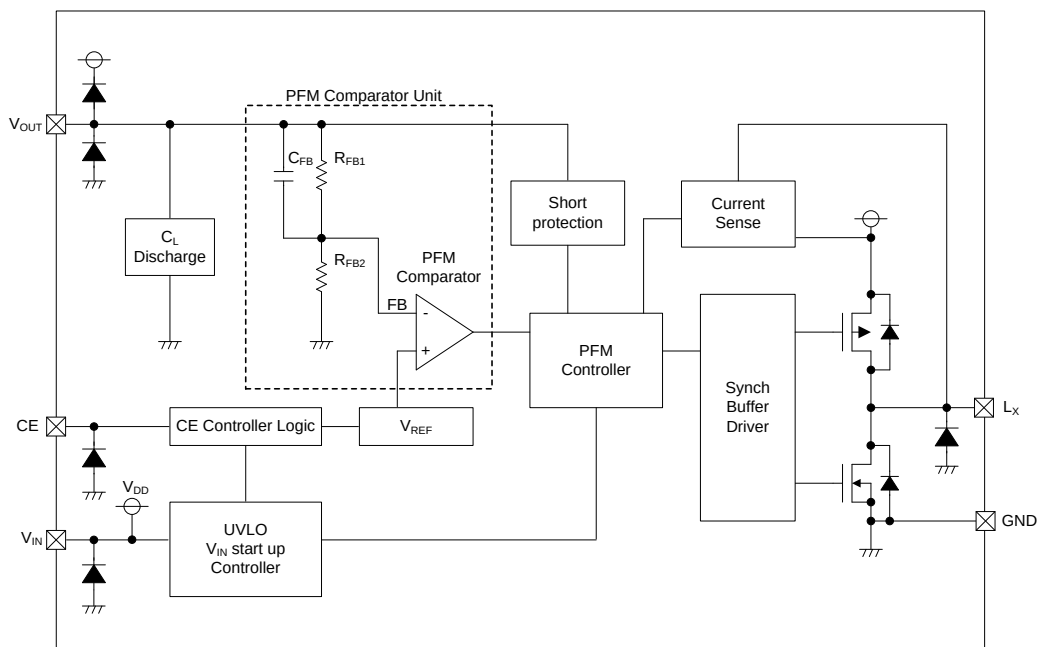
■ ブロック図

XC9272A タイプ



* 上記図のダイオードは静電保護素子、寄生ダイオードになります。

XC9272B タイプ



* 上記図のダイオードは静電保護素子、寄生ダイオードになります。

■製品分類

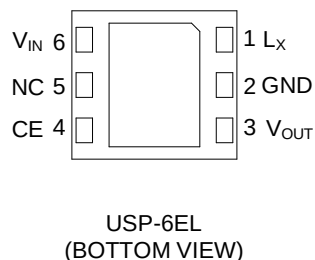
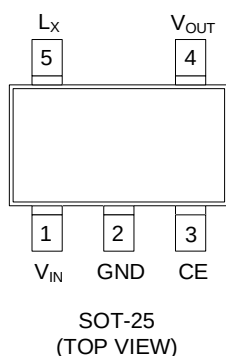
●品番ルール

XC9272①②③④⑤⑥-⑦

DESIGNATOR	ITEM	SYMBOL	DESCRIPTION
①	Product Type	A	Without C _L Discharge
		B	With C _L Discharge
②③	Output Voltage	06 ~ 09	Output Voltage : e.g. V _{OUT} =0.7V⇒②=0, ③=7 Output Voltage Range: 0.6V~0.95V (0.05V step)
④	Output Voltage Type	1	Output Voltage {x.x0V} (the 2nd decimal place is "0")
		B	Output Voltage {x.x5V} (the 2nd decimal place is "5")
⑤⑥-⑦ (*1)	Packages (Order Unit)	4R-G	USP-6EL (3,000pcs/Reel)
		MR-G	SOT-25 (3,000pcs/Reel)

(*1) "-G"は、ハロゲン&アンチモンフリーかつ EU RoHS 対応製品です。

■端子配列



* USP-6ELの放熱板は実装強度強化および放熱の為にんだ付けを推奨しております。
参考パターンレイアウト と 参考メタルマスクデザインでのんだ付けをご参照ください。
尚、マウントパターンはGND端子(2番端子)へ接続して下さい。

■端子説明

PIN NUMBER		PIN NAME	FUNCTIONS
USP-6EL	SOT-25		
1	5	L _X	Switching
2	2	GND	Ground
3	4	V _{OUT}	Output Voltage
4	3	CE	Chip Enable
5	-	NC	No Connection
6	1	V _{IN}	Power Input

■機能表

PIN NAME	SIGNAL	STATUS
CE	H	Operation (All Series)
	L	Standby (All Series)

* CE 端子をオープンで使用しないで下さい。

■絶対最大定格

Ta=25°C

PARAMETER		SYMBOL	RATINGS	UNITS
V _{IN} Pin Voltage		V _N	-0.3 ~ 7.0	V
L _X Pin Voltage		V _{LX}	-0.3 ~ V _{IN} + 0.3 or 7.0 ^{(*)1}	V
V _{OUT} Pin Voltage		V _{OUT}	-0.3 ~ V _{IN} + 0.3 or 7.0 ^{(*)1}	V
CE Pin Voltage		V _{CE}	-0.3 ~ 7.0	V
L _X Pin Current		I _{LX}	1000	mA
Power Dissipation	SOT-25	Pd	250	mW
			600 (40mm x 40mm 標準基板) ^{(*)2}	
			760 (JESD51-7 基板)	
	USP-6EL (DAF)		120	
Operating Ambient Temperature		T _{opr}	-40 ~ 85	°C
Storage Temperature		T _{stg}	-55 ~ 125	°C

* 電圧は全て GND を基準とする。

^{(*)1} 最大値は V_{IN}+0.3V と 7.0V のいずれか低い方になります。

^{(*)2} 基板実装時の許容損失の参考データとなります。実装条件はパッケージインフォメーションをご参照下さい。

■電気的特性

●XC9272A タイプ、C_L ディスチャージ機能無し

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Input Voltage	V _{IN}	-	2.0	-	6.0	V	①
Output Voltage	V _{OUT(E)} ^{(*)2}	Resistor connected with L _X pin. Voltage which L _X pin changes "L" to "H" level while V _{OUT} is decreasing.	E1			V	②
UVLO Release Voltage	V _{UVLO(E)}	V _{CE} =V _{IN} , V _{OUT} =0V. Resistor connected with L _X pin. Voltage which L _X pin changes "L" to "H" level while V _{IN} is increasing.	1.65	1.8	1.95	V	②
UVLO Hysteresis Voltage	V _{HYS(E)}	V _{CE} =V _{IN} , V _{OUT} =0V. Resistor connected with L _X pin. V _{UVLO(E)} - Voltage which L _X pin changes "H" to "L" level while V _{IN} is decreasing.	0.1	0.15	0.23	V	②
Supply Current	I _q	V _{IN} =V _{CE} =2.0V, V _{OUT} =V _{OUT(T)} +0.5V ^{(*)1} , L _X =Open.	-	0.5	0.8	μA	③
Standby Current	I _{STB}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, L _X =Open.	-	0.1	1.0	μA	③
L _X SW "H" Leak Current	I _{LEAKH}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, V _{LX} =0V.	-	0.1	1.0	μA	③
L _X SW "L" Leak Current	I _{LEAKL}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, V _{LX} =5.0V.	-	0.1	1.0	μA	③
PFM Switching Current	I _{PFM}	V _{IN} =V _{CE} =V _{OUT(T)} +2.0V ^{(*)1} , I _{OUT} =10mA.	115	180	250	mA	①
Efficiency ^{(*)3}	EFFI	V _{IN} =V _{CE} =3.6V, V _{OUT(T)} =0.7V ^{(*)1} , I _{OUT} =30mA.	-	85	-	%	①
L _X SW "Pch" ON Resistance ^{(*)4}	R _{LXP}	V _{IN} =V _{CE} =5.0V, V _{OUT} =0V, I _{LX} =50mA.	-	0.4	0.65	Ω	④
L _X SW "Nch" ON Resistance	R _{LXN}	V _{IN} =V _{CE} =5.0V.	-	0.4 ^{(*)5}	-	Ω	-
Output Voltage Temperature Characteristics	$\frac{\Delta V_{OUT}}{(V_{OUT} \cdot \Delta T_{opr})}$	-40°C ≤ T _{opr} ≤ 85°C.	-	±100	-	ppm/°C	②
CE "High" Voltage	V _{CEH}	V _{OUT} =0V. Resistor connected with L _X pin. Voltage which L _X pin changes "L" to "H" level while V _{CE} =0.2→1.5V.	1.2	-	6.0	V	⑤
CE "Low" Voltage	V _{CEL}	V _{OUT} =0V. Resistor connected with L _X pin. Voltage which L _X pin changes "H" to "L" level while V _{CE} =1.5→0.2V.	GND	-	0.3	V	⑤
CE "High" Current	I _{CEH}	V _{IN} =V _{CE} =5.0V, V _{OUT} =0V, L _X =Open.	-0.1	-	0.1	μA	⑤
CE "Low" Current	I _{CEL}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, L _X =Open.	-0.1	-	0.1	μA	⑤
Short Protection Threshold Voltage	V _{SHORT}	Resistor connected with L _X pin. Voltage which L _X pin changes "H" to "L" level while V _{OUT} =V _{OUT(T)} +0.1V→0V ^{(*)1} .	0.14	0.3	0.48	V	②

特に指定無き場合, V_{IN}=V_{CE}=5.0V。(*)1 V_{OUT(T)}=出力設定電圧。(*)2 V_{OUT(E)}=実際の出力電圧。

実際の出力電圧値 V_{OUT(E)} とは IC 内部の PFM コンパレータ部閾値電圧です。よって周辺部品を含む DC/DC 回路の出力電圧はリップル電圧平均分上昇しますので、特性例をご参考下さい。

(*)3 EFFI=[{(出力電圧)×(出力電流)} / {(入力電圧)×(入力電流)}]×100。

(*)4 L_X SW "Pch" ON 抵抗=(V_{IN}-V_{LX} 端子測定電圧) / 50mA。

(*)5 設計値。

■電気的特性

●XC9272B タイプ、C_L ディスチャージ機能有り

Ta=25°C

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Input Voltage	V _{IN}	-	2.0	-	6.0	V	①
Output Voltage	V _{OUT(E)} ^{(*)2}	Resistor connected with L _X pin. Voltage which L _X pin changes "L" to "H" level while V _{OUT} is decreasing.	E1			V	②
UVLO Release Voltage	V _{UVLO(E)}	V _{CE} =V _{IN} , V _{OUT} =0V. Resistor connected with L _X pin. Voltage which L _X pin changes "L" to "H" level while V _{IN} is increasing.	1.65	1.8	1.95	V	②
UVLO Hysteresis Voltage	V _{HYS(E)}	V _{CE} =V _{IN} , V _{OUT} =0V. Resistor connected with L _X pin. V _{UVLO(E)} - Voltage which L _X pin changes "H" to "L" level while V _{IN} is decreasing.	0.1	0.15	0.23	V	②
Supply Current	I _q	V _{IN} =V _{CE} =2.0V, V _{OUT} =V _{OUT(T)} +0.5V ^{(*)1} , L _X =Open.	-	0.5	0.8	μA	③
Standby Current	I _{STB}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, L _X =Open.	-	0.1	1.0	μA	③
L _X SW "H" Leak Current	I _{LEAKH}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, V _{LX} =0V.	-	0.1	1.0	μA	③
L _X SW "L" Leak Current	I _{LEAKL}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, V _{LX} =5.0V.	-	0.1	1.0	μA	③
PFM Switching Current	I _{PFM}	V _{IN} =V _{CE} =V _{OUT(T)} +2.0V ^{(*)1} , I _{OUT} =10mA.	115	180	250	mA	①
Efficiency ^{(*)3}	EFFI	V _{IN} =V _{CE} =3.6V, V _{OUT(T)} =0.7V ^{(*)1} , I _{OUT} =30mA.	-	85	-	%	①
LX SW "Pch" ON Resistance ^{(*)4}	R _{LXP}	V _{IN} =V _{CE} =5.0V, V _{OUT} =0V, I _{LX} =50mA.	-	0.4	0.65	Ω	④
LX SW "Nch" ON Resistance	R _{LXN}	V _{IN} =V _{CE} =5.0V.	-	0.4 ^{(*)5}	-	Ω	-
Output Voltage Temperature Characteristics	$\frac{\Delta V_{OUT}}{(V_{OUT} \cdot \Delta T_{opr})}$	-40°C ≤ T _{opr} ≤ 85°C.	-	±100	-	ppm/°C	②
CE "High" Voltage	V _{CEH}	V _{OUT} =0V. Resistor connected with L _X pin. Voltage which L _X pin changes "L" to "H" level while V _{CE} =0.2→1.5V.	1.2	-	6.0	V	⑤
CE "Low" Voltage	V _{CEL}	V _{OUT} =0V. Resistor connected with L _X pin. Voltage which L _X pin changes "H" to "L" level while V _{CE} =1.5→0.2V.	GND	-	0.3	V	⑤
CE "High" Current	I _{CEH}	V _{IN} =V _{CE} =5.0V, V _{OUT} =0V, L _X =Open.	-0.1	-	0.1	μA	⑤
CE "Low" Current	I _{CEL}	V _{IN} =5.0V, V _{CE} =V _{OUT} =0V, L _X =Open.	-0.1	-	0.1	μA	⑤
Short Protection Threshold Voltage	V _{SHORT}	Resistor connected with L _X pin. Voltage which L _X pin changes "H" to "L" level while V _{OUT} =V _{OUT(T)} +0.1V→0V ^{(*)1} .	0.14	0.3	0.48	V	②
C _L Discharge	R _{DCHG}	V _{IN} =V _{OUT} =5.0V, V _{CE} =0V, L _X =Open.	55	80	105	Ω	③

特に指定無き場合、V_{IN}=V_{CE}=5.0V。^{(*)1} V_{OUT(T)}=出力設定電圧。^{(*)2} V_{OUT(E)}=実際の出力電圧。実際の出力電圧値 V_{OUT(E)}とは IC 内部の PFM コンパレータ部閾値電圧です。よって周辺部品を含む DC/DC 回路の出力電圧はリップル電圧平均分上昇しますので、特性例をご参考下さい。^{(*)3} EFFI=[{(出力電圧)×(出力電流)} / {(入力電圧)×(入力電流)}]×100。^{(*)4} LX SW "Pch" ON 抵抗=(V_{IN}-V_{LX} 端子測定電圧) / 50mA。^{(*)5} 設計値。

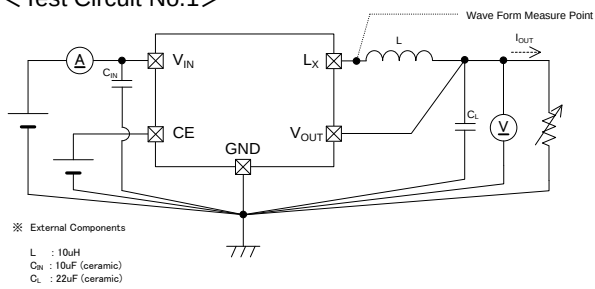
■電気的特性

XC9272 シリーズ電圧別規格表

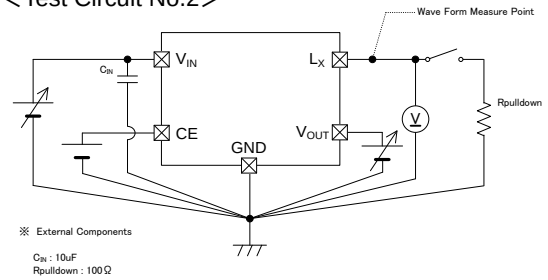
SYMBOL	E1	
PARAMETER	Output Voltage	
UNITS: V	UNITS: V	
OUTPUT VOLTAGE	MIN.	MAX.
0.60	0.58	0.62
0.65	0.63	0.67
0.70	0.68	0.72
0.75	0.73	0.77
0.80	0.78	0.82
0.85	0.83	0.87
0.90	0.88	0.92
0.95	0.93	0.97

■測定回路図

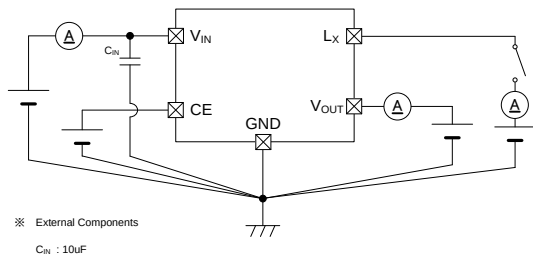
<Test Circuit No.1>



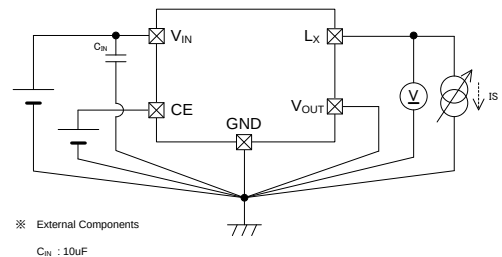
<Test Circuit No.2>



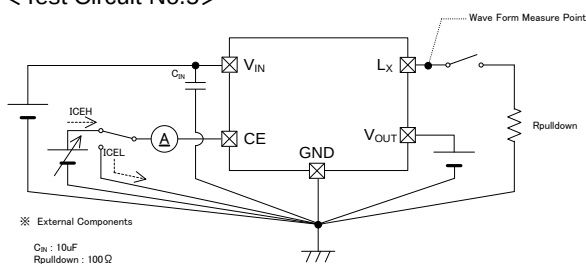
<Test Circuit No.3>



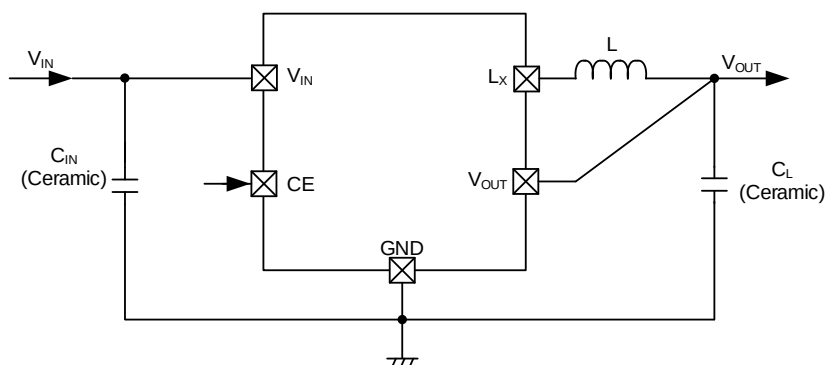
<Test Circuit No.4>



<Test Circuit No.5>



■標準回路例



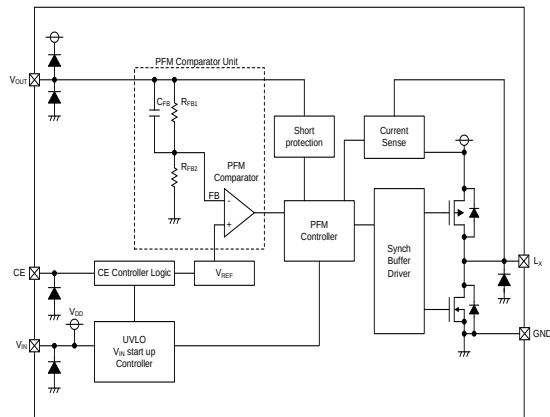
【Typical Examples】

	MANUFACTURE	PRODUCT NUMBER	VALUE
L	TDK	VLF302512M-100M	10μH
	Coilcraft	LPS3015-103MRB	10μH
	Murata	DFE201610E-100M	10μH
C _{IN}	TAIYO YUDEN	LMK107BJ106MA	10μF/10V
C _L	TAIYO YUDEN	JMK107BJ226MA	22μF/6.3V

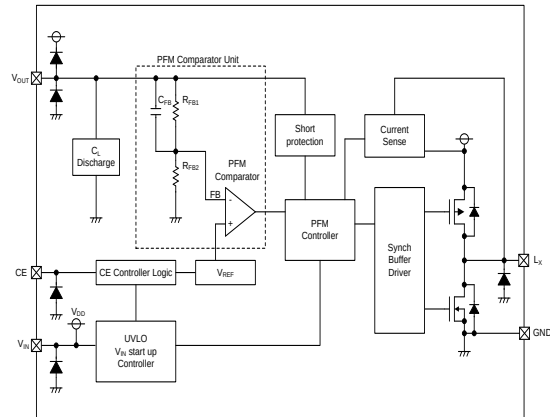
- * 容量抜け、耐圧等に配慮し部品選定をお願いします。
- * コイルインダクタンス値のばらつきにより特性が依存致しますので、実機にて十分ご確認下さい。
- * コイルインダクタンス値については、10 μ Hを推奨致します。
- * 負荷容量 C_L にタンタル、電解コンデンサ等を使用した場合リップル電圧が大きくなります。また動作が不安定になる場合もありますので、実機にて十分ご確認下さい。

■動作説明

XC9272 シリーズの内部は、基準電圧源、PFM コンパレータ、Pch ドライバ Tr、Nch 同期整流スイッチ Tr、電流センス回路、PFM 制御回路、CE コントロール回路等で構成されています。(下図のブロック図参照)



XC9272A タイプ



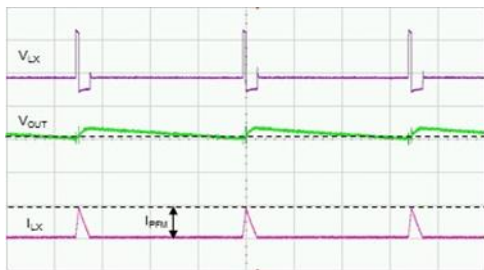
XC9272B タイプ

超低消費電流回路、及び同期整流方式を採用することにより IC での損失を大幅に抑えることができ、軽負荷から重負荷まで高効率に動作します。

制御方式は、カレントリミット PFM 制御を採用しており、スイッチング電流が重畳する条件でも出力電圧リップルが大きくなりなく、幅広い電圧と電流範囲で使用できます。また、低容量のセラミックコンデンサに対応しており、小型で高性能な降圧 DCDC コンバータを構成できます。

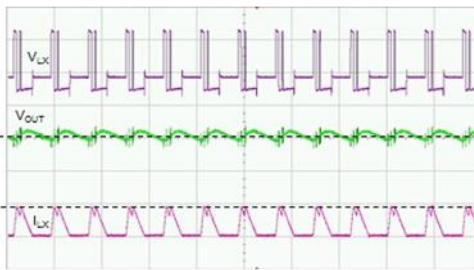
電気的特性の実際の出力電圧値 $V_{OUT(E)}$ とはブロック図内、PFM コンパレータ部の閾値電圧です。よって周辺部品を含む降圧回路の出力電圧平均値はリップル電圧に依存致しますので、実機にて十分評価の上、ご使用ください。

$V_{IN}=V_{CE}=3.6V$, $V_{OUT}=0.7V$, $I_{OUT}=7mA$, $L=10\mu H$, $C_L=22\mu F$, $T_a=25^\circ C$



10[μs/div]

$V_{IN}=V_{CE}=3.6V$, $V_{OUT}=0.7V$, $I_{OUT}=50mA$, $L=10\mu H$, $C_L=22\mu F$, $T_a=25^\circ C$



10[μs/div]

 $V_{LX} : 2[V/div]$ $V_{OUT} : 50[mV/div]$ $I_{LX} : 200[mA/div]$

<基準電圧 V_{REF} >

本 IC の出力電圧を安定にするため基準になるリファレンス電圧です。

<PFM 制御>

①出力電圧を IC 内部の分割抵抗 R_{FB1} と R_{FB2} で分圧した電圧をフィードバック電圧(FB 電圧)とし、PFM コンパレータは、この FB 電圧と V_{REF} を比較しています。FB 電圧が V_{REF} より低い場合、PFM コントロール回路を通じバッファードライバに信号を送り、Pch ドライバ Tr をオンさせます。FB 電圧が V_{REF}

よりも高い場合、PFM コンパレータは Pch ドライバ Tr をオンさせない信号を送ります。

②電流センス回路は、Pch ドライバ Tr のオン時、 L_X 端子に接続された Pch ドライバ Tr を流れる電流を監視しています。所定の PFM スイッチング電流

(I_{PFM})に達すると PFM コントロール回路を通じバッファードライバに信号を送り、Pch ドライバ Tr をオフさせると共に Nch 同期整流スイッチ Tr をオンさせます。

③Nch 同期整流スイッチ Tr のオン時間は、内部で動的に最適化されています。オフタイムの経過後、PFM コンパレータは、 V_{OUT} 電圧が設定電圧以上になっていると認識すると、PFM コンパレータより Pch ドライバ Tr をオンさせない信号を PFM コントロール回路へ送りますが、 V_{OUT} 電圧が設定電圧以下のままの場合、続けて Pch ドライバ Tr のオンを開始します。

負荷電流に応じて、前記①②③の連動する動作の間隔を連続的に調整する事で、軽負荷から重負荷まで高効率に出力電圧を安定させています。

■動作説明

<PFM スイッチング電流>

PFM スイッチング電流は、Pch ドライバ Tr に流れる電流を監視し、Pch ドライバ Tr に流れる電流を制限する値です。Pch ドライバ Tr はコイル電流が PFM スイッチング電流(I_{PFM})に達するまでオンしますが、この時のオン時間 t_{ON} は次式によって目安値を算出する事が可能です。

$$t_{ON} = L \times I_{PFM} / (V_{IN} - V_{OUT})$$

<最大オン時間機能>

Pch ドライバ Tr がオンし FB 電圧が V_{REF} 以上になったにもかかわらず、一定の期間中にコイル電流が PFM スイッチング電流に達しない様な場合は、過度なリップル電圧を避けるため、PFM コントロール回路の最大オン時間機能にて Pch ドライバ Tr を任意のタイミングでオフさせます。また Pch ドライバ Tr が電流センスではなく最大オン時間機能にてオフした場合、Nch 同期整流スイッチ Tr はオンせず、コイル電流は Nch 同期整流スイッチ Tr の寄生ダイオードにて V_{OUT} 端子に流れます。

< V_{IN} 起動モード>

V_{IN} 起動モードは V_{IN} 電圧立ち上げ時、FB 電圧が V_{REF} 付近に達するまでの間、短絡保護機能の動作を停止させます。 V_{IN} 電圧立ち上がり後、降圧動作にて FB 電圧が V_{REF} 付近に達すると V_{IN} 起動モードは解除されます。また V_{IN} 起動モード時、過度の突入電流を避ける目的によりコイル電流は Nch 同期整流スイッチ Tr はオンせず、Nch 同期整流スイッチ Tr の寄生ダイオードにて V_{OUT} 端子に流れます。なお、 V_{IN} 起動モード時においても、コイル電流は PFM スイッチング電流により制限されます。

<短絡保護機能>

短絡保護機能は V_{OUT} 端子電圧を監視しており、短絡状態もしくは過電流状態で V_{OUT} 端子電圧が Short Protection Threshold Voltage(V_{SHORT})以下に低下した場合、短絡保護機能が動作します。

短絡保護機能が動作すると、Pch ドライバ Tr と Nch 同期整流スイッチ Tr をオフさせた状態を保持します。

短絡保護機能動作後に V_{OUT} 端子電圧が Short Protection Threshold Voltage(V_{SHORT})以上になった場合は通常動作に復帰します。

短絡保護機能の解除には、CE 機能にて IC をスタンバイ状態にさせた後に IC を起動するか、入力電圧を $UVLO$ 検出電圧($V_{UVLO(E)} - V_{HYS(E)}$)以下にしてから入力電圧を立ち上げる必要があります。

<UVLO 機能>

V_{IN} 端子電圧が $UVLO$ 検出電圧以下になると、IC は任意のタイミングにてスイッチング動作を停止し Pch ドライバ Tr および Nch 同期整流スイッチ Tr をオフさせます($UVLO$ モード)。また、 V_{IN} 端子の電圧が $UVLO$ 解除電圧以上に回復すると IC は再度動作を開始します。

< C_L ディスチャージ機能>

XC9272 シリーズはオプションにより C_L ディスチャージ機能を選択可能です(XC9272B タイプ)。本機能は V_{OUT} -GND 端子間に接続された Nch Tr により CE 端子に“L”電圧を入力もしくは $UVLO$ モード時、負荷容量 C_L の電荷を高速ディスチャージすることが可能です。IC 停止時に C_L の電荷が残っていることによるアプリケーションの誤動作を防ぐことが可能です。放電時間は、この Nch Tr を含む C_L 放電抵抗 R_{DCHG} と C_L によって決定されます(下図参照)。この時定数 $\tau = C_L \times R_{DCHG}$ が定まり、次式によって出力電圧の放電時間が求められます。

$$V = V_{OUT} \times e^{-t/\tau} \text{ また } t \text{ について展開すると } t = \tau \ln(V_{OUT} / V)$$

V : 放電後の出力電圧

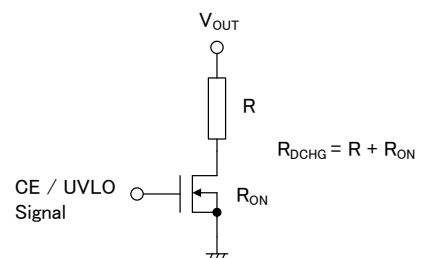
V_{OUT} : 出力設定電圧

t : 放電時間

C_L : 負荷容量(C_L)の容量値

R_{DCHG} : C_L 放電抵抗の抵抗値 但し、電源電圧によって変化する。

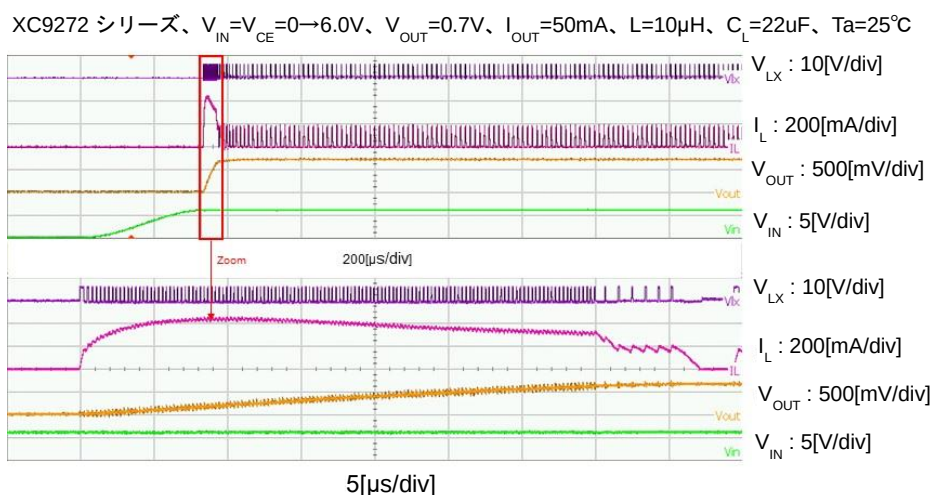
τ : $C_L \times R_{DCHG}$



XC9272A タイプには C_L ディスチャージ機能がありません。

■使用上の注意

1. 外付け部品及び本 IC の絶対最大定格を超えないように注意してください。
2. DC/DC コンバータの特性は本 IC の特性のみならず外付け部品に大きく依存しますので、各部品の仕様を参考の上、十分注意して部品選定を行ってください。特に負荷容量 C_L に使用するコンデンサの特性には注意し B 特性 (JIS 規格) または X7R, X5R (EIA 規格) のセラミックコンデンサを使用してください。
3. グランド配線を十分に強化してください。スイッチング時のグランド電流によるグランド電位の変動は、IC の動作を不安定にする場合がありますので、特に IC のグランド端子付近の強化を行ってください。
4. 外付け部品は IC 近傍に実装するようにしてください。また配線のインピーダンスを下げるため、太く短く配線してください。
5. 入出力電位差が小さい場合、スイッチングのエネルギーが大きくなり、リップル電圧が大きくなりすぎる可能性があるため、実機にて十分評価の上、ご使用ください。
6. CE 端子は、内部でプルアップまたはプルダウン等しておりません。CE 端子には確実に所定の電圧を印加してください。
7. Typical Examples に記載のインダクタンス、コンデンサ値以外を使用する場合、過度のリップル電圧もしくは効率が低下する場合があります。
8. Typical Examples に記載のインダクタンス、コンデンサ値以外を使用する場合、負荷過渡時の出力電圧低下により短絡保護機能が動作する場合がありますため、実機にて十分評価の上、ご使用ください。
9. 高温時、過度のリップル電圧が発生、出力電圧及び効率が低下する場合があります。高温時にご使用になる場合は十分評価の上、ご使用ください。
10. 軽負荷もしくは IC 動作停止時、Pch ドライバ Tr のリーク電流により出力電圧が上昇する場合があります。
11. 負荷電流により出力電圧リップルの影響で、出力電圧平均値が変動しますので、実機にて十分評価の上、ご使用ください。
12. V_{IN} 電圧が高いもしくは C_L 容量または負荷電流が大きい場合、IC 起動時に出力電圧立ち上がり時間が長くなり出力電圧が設定電圧に達するまでの間、コイル電流が重畳する場合があります (下記図参照)。



13. IC 起動時、 V_{OUT} 電圧が設定電圧付近に達するまでの間、短絡保護機能は動作いたしません。
14. IC 起動時、負荷電流が過度に大きい場合は V_{OUT} 電圧が設定電圧まで立ち上がらない可能性がありますので、実機にて十分評価の上、ご使用ください。
15. 実動作での最大オン時間は周辺部品、入力電圧、負荷電流に依存いたしますので、実機にて十分評価の上、ご使用ください。
16. V_{IN} 電圧を連続的にオン、オフさせた場合、オン時に過度の突入電流が発生する可能性がありますので、実機にて十分評価の上、ご使用ください。

■使用上の注意

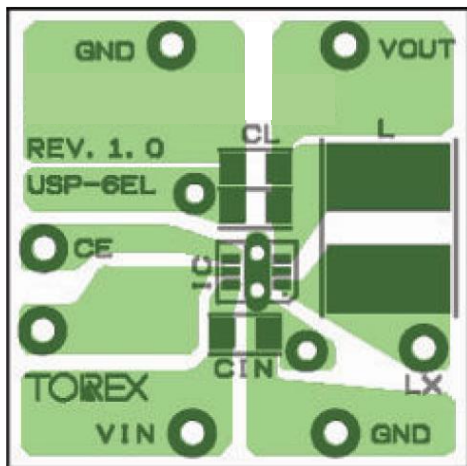
17. V_{IN} 電圧が高い場合、コイル電流が PFM スイッチング電流(I_{PFM})に達する前もしくは最大オン時間以内に Pch ドライバがオンからオフに遷移する場合がありますので、実機にて十分評価の上、ご使用ください。
18. 一時的、過渡的な電圧降下及び電圧上昇等の現象について、絶対最大定格を超える場合には、IC を劣化または破壊する可能性があります。
19. 当社では製品の改善、信頼性の向上に努めております。しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。

■使用方法

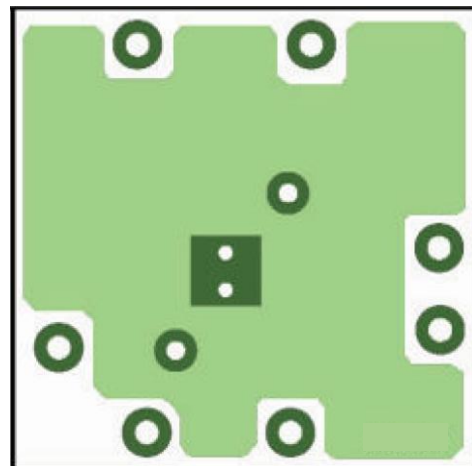
●レイアウトのご注意

1. V_{IN} 電位の変動を出来るだけ抑えるために V_{IN} 端子とグランド端子に最短でバイパスコンデンサ(C_{IN})を接続して下さい。
2. 各周辺部品はできる限り IC の近くに実装するようにして下さい。
3. 周辺部品は配線のインピーダンスを下げるため、太く短く配線してください。
4. グランド配線を十分に強化してください。スイッチング時のグランド電流によるグランド電位の変動は IC の動作を不安定にする場合があります。
5. 本製品はドライバ内蔵のためトランジスタの電流とドライバオン抵抗により発熱が生じます。

●基板レイアウト例, USP-6EL パッケージ

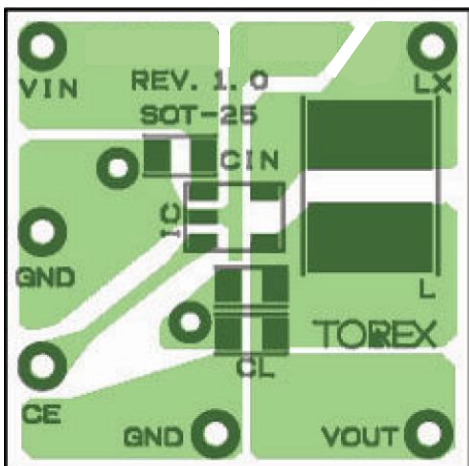


表面

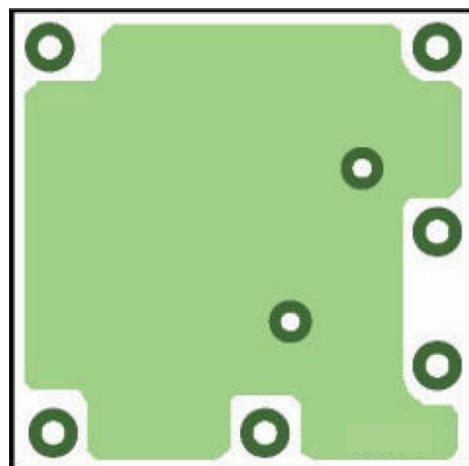


裏面

●基板レイアウト例, SOT-25 パッケージ



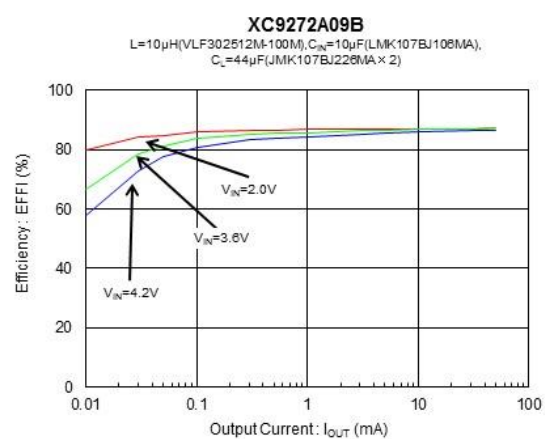
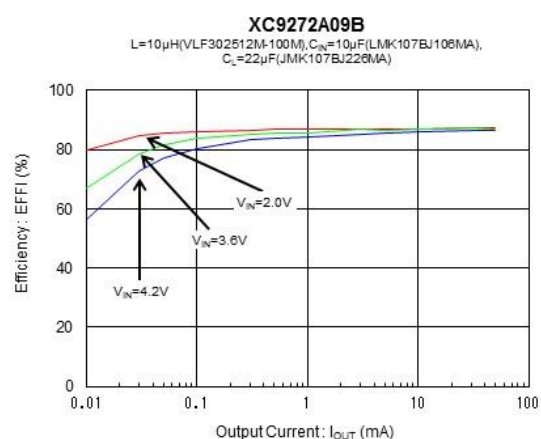
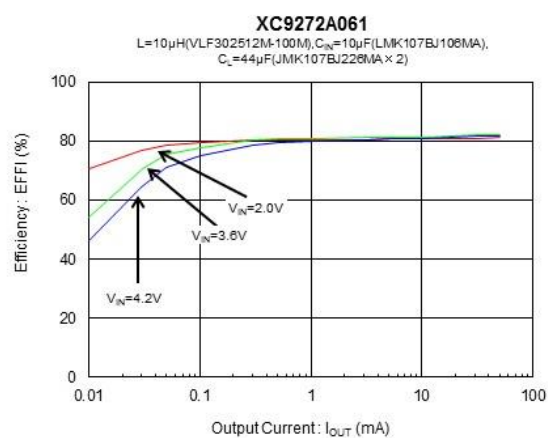
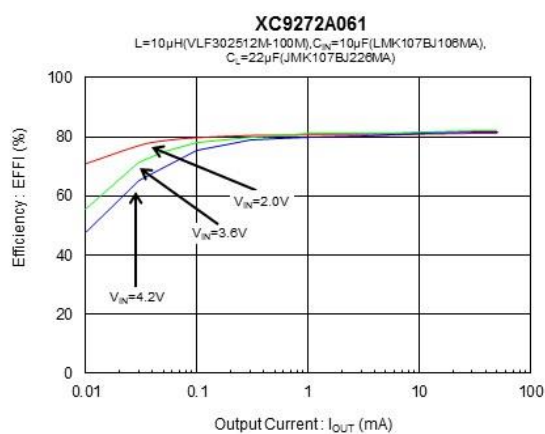
表面



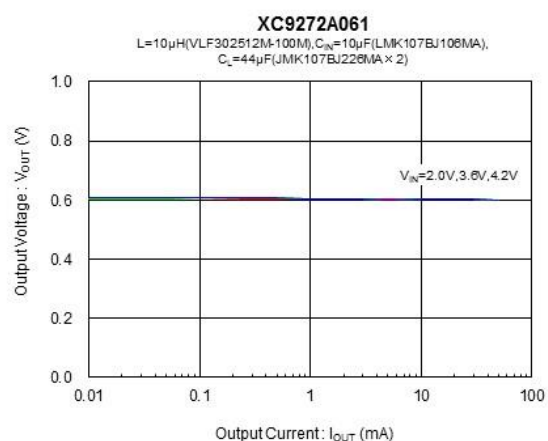
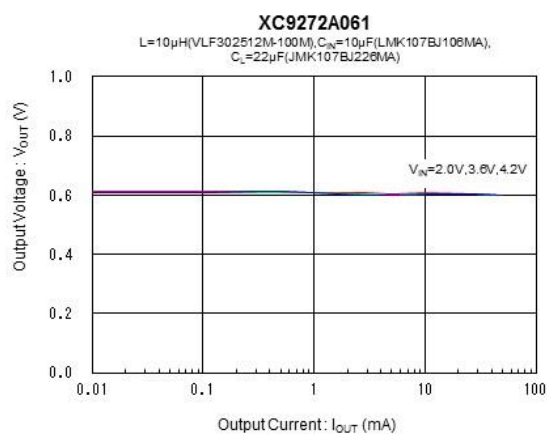
裏面

■ 特性例

(1) Efficiency vs. Output Current

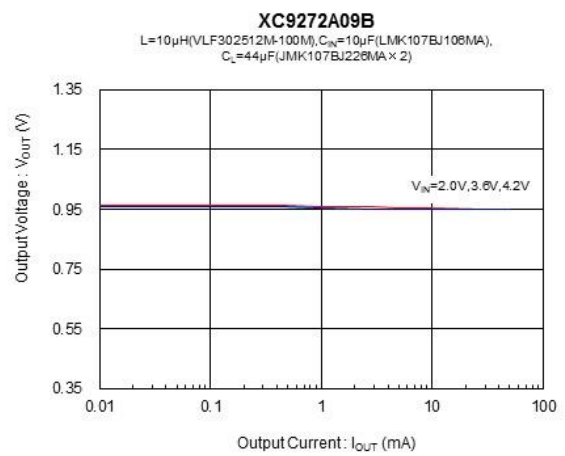
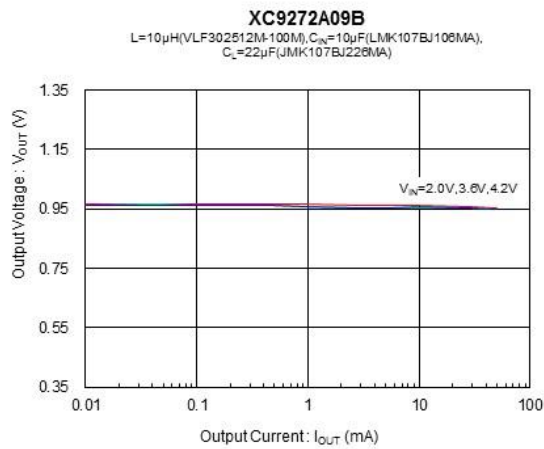


(2) Output Voltage vs. Output Current

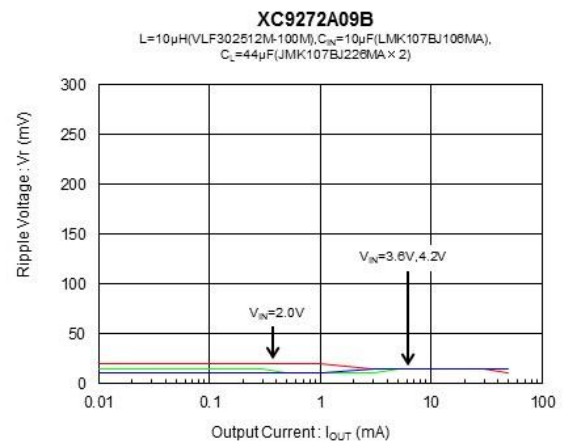
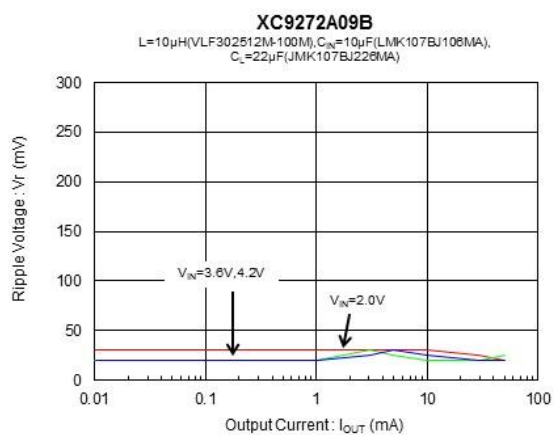
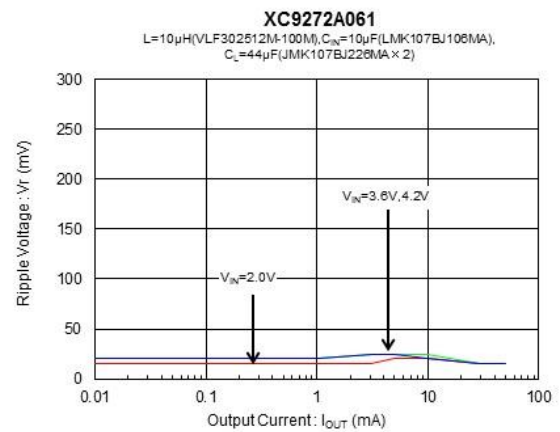
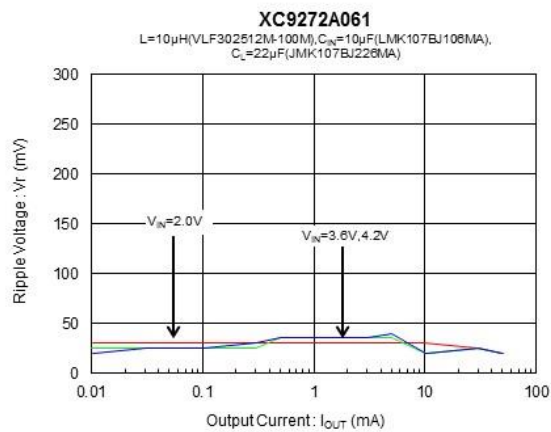


■ 特性例

(2) Output Voltage vs. Output Current

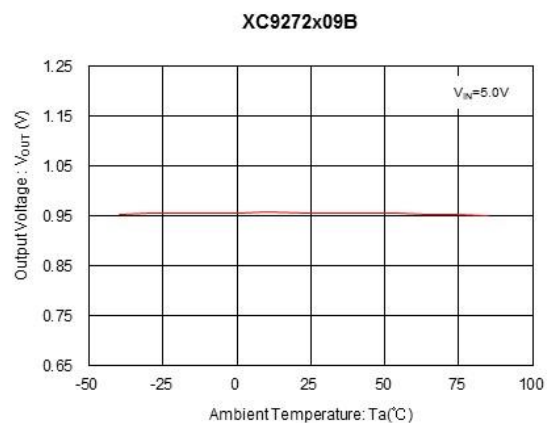
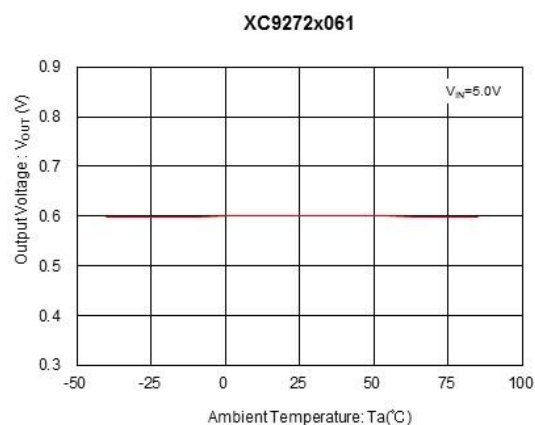


(3) Ripple Voltage vs. Output Current

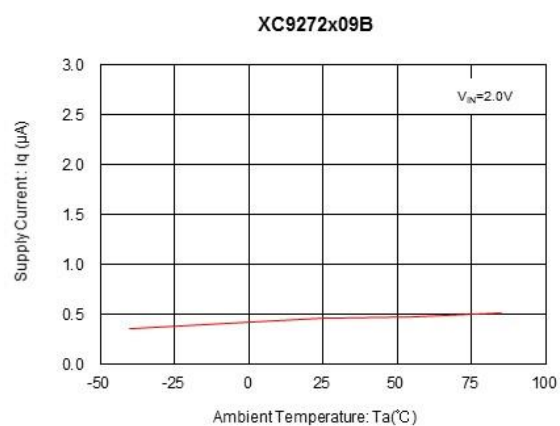
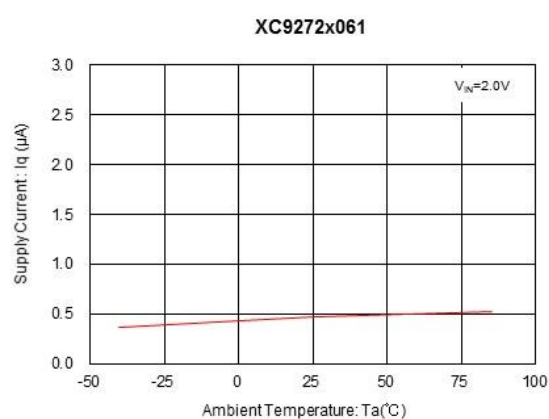


■ 特性例

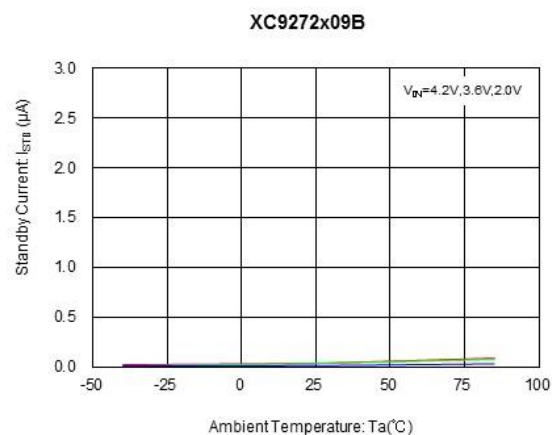
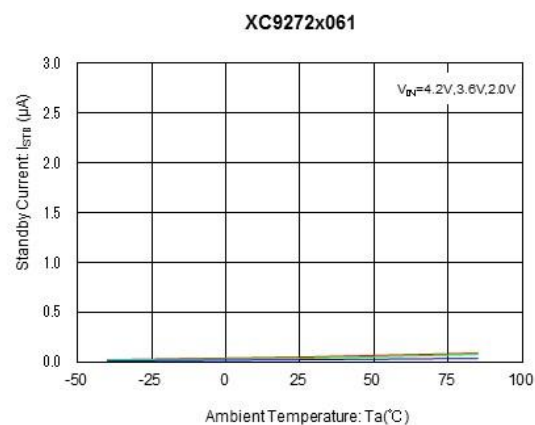
(4) Output Voltage vs. Ambient Temperature



(5) Supply Current vs. Ambient Temperature

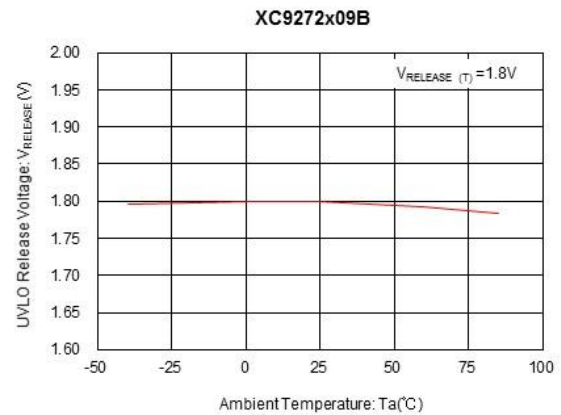
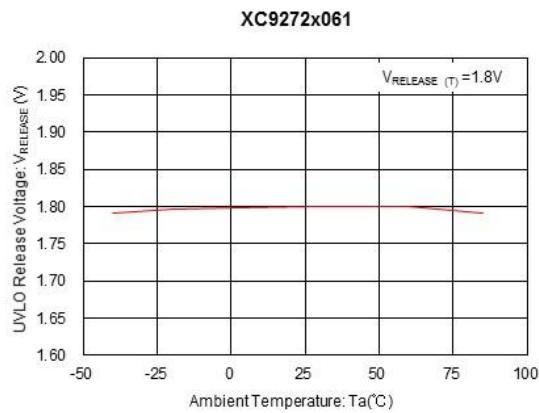


(6) Standby Current vs. Ambient Temperature

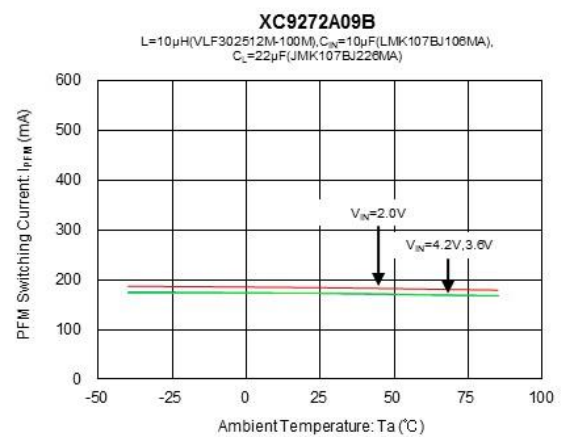
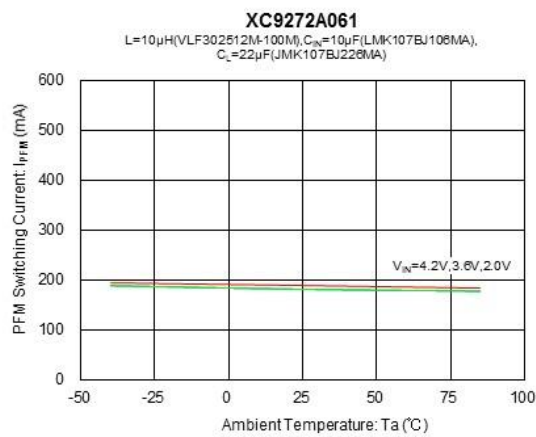


■ 特性例

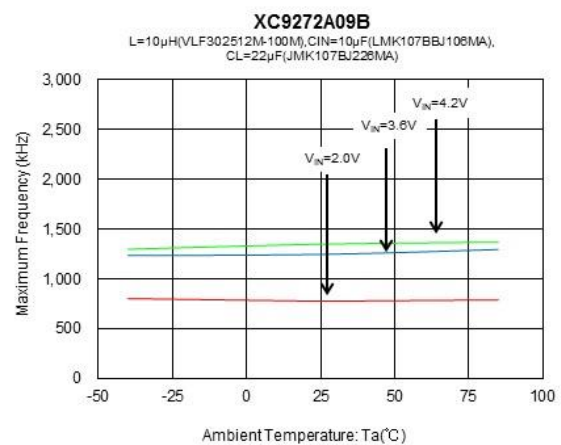
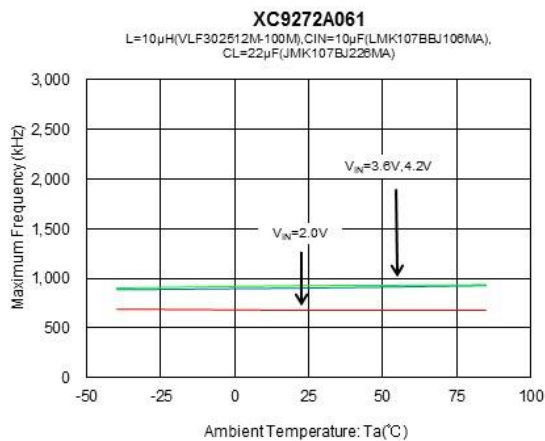
(7) UVLO Release Voltage vs. Ambient Temperature



(8) PFM Switching Current vs. Ambient Temperature

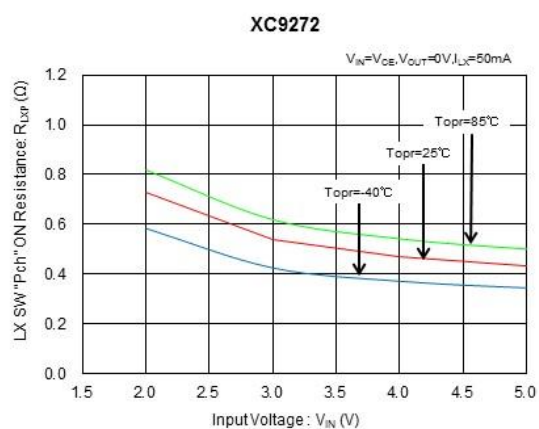


(9) Maximum Frequency vs. Ambient Temperature

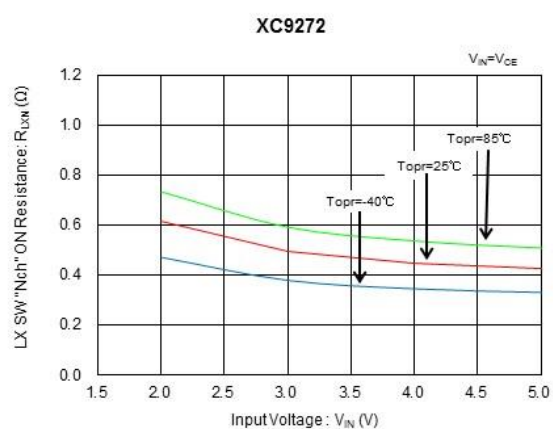


■ 特性例

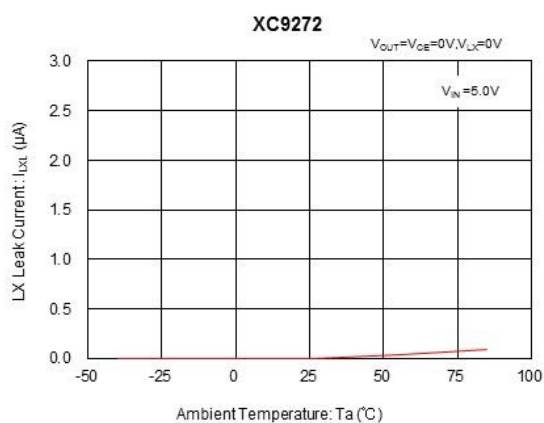
(10) Pch Driver ON Resistance vs. Ambient Temperature



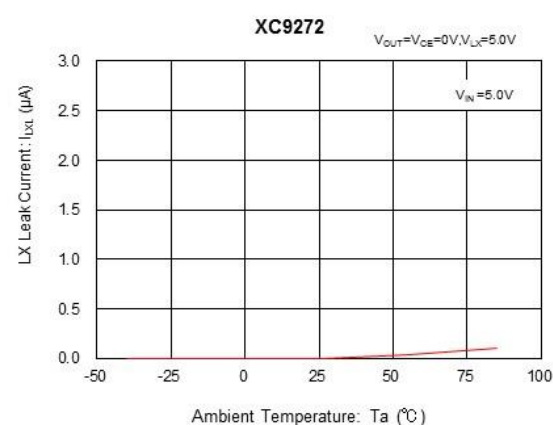
(11) Nch Driver ON Resistance vs. Ambient Temperature



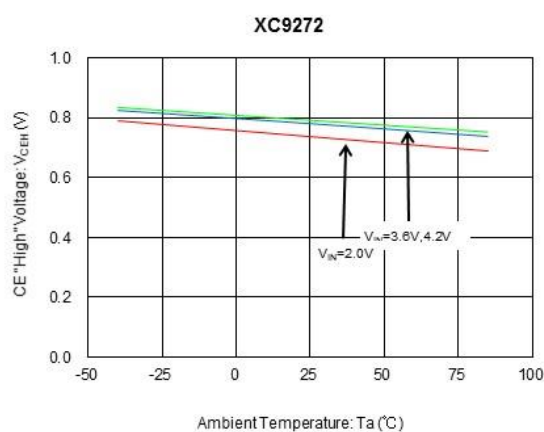
(12) Lx SW "H" Leakage Current vs. Ambient Temperature



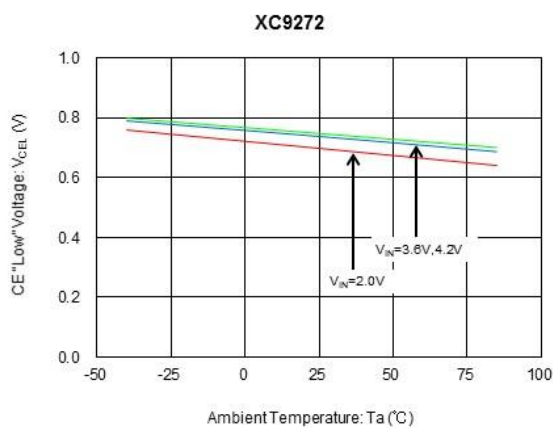
(13) Lx SW "L" Leakage Current vs. Ambient Temperature



(14) CE "High" Voltage vs. Ambient Temperature

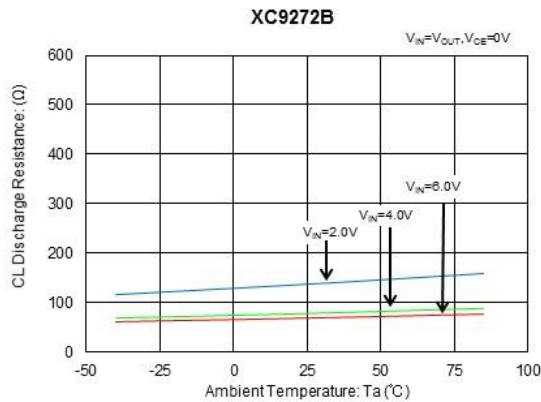


(15) CE "Low" Voltage vs. Ambient Temperature

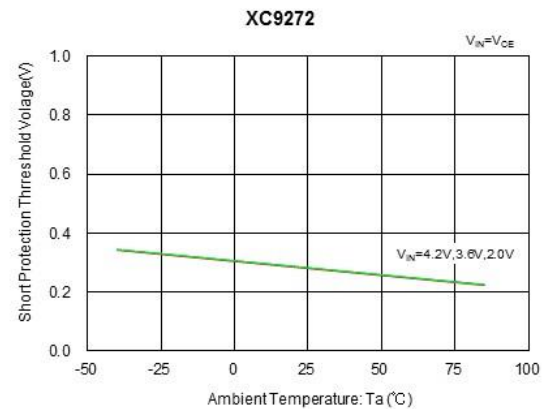


■ 特性例

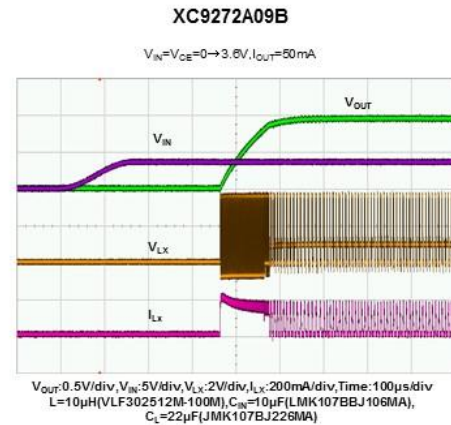
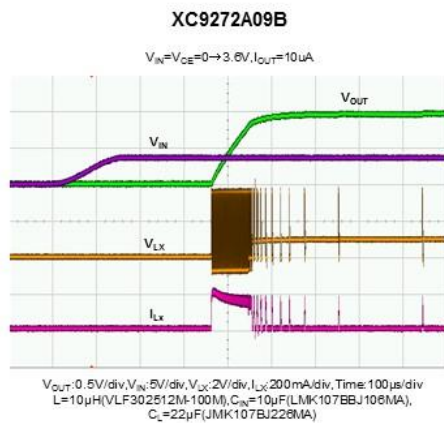
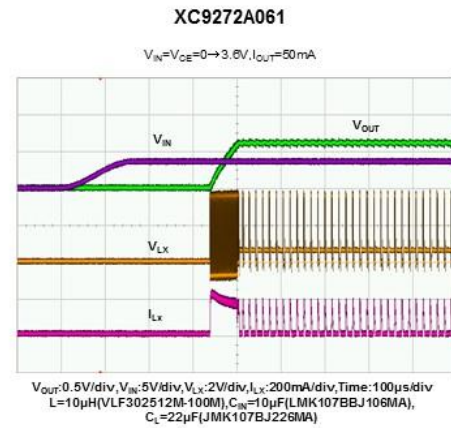
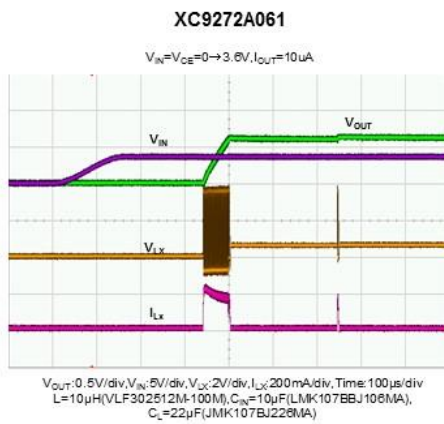
(16) CL Discharge vs. Ambient Temperature



(17) Short Protection Threshold vs. Ambient Temperature

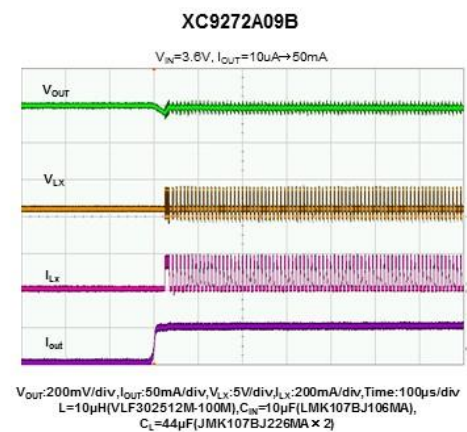
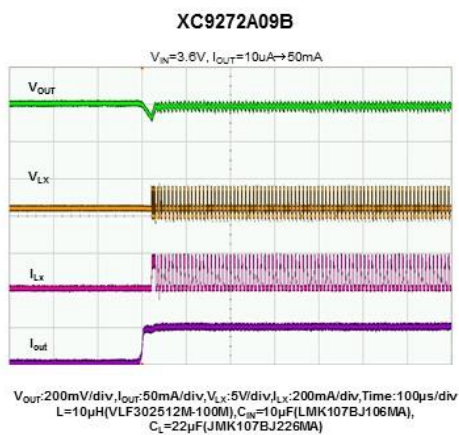
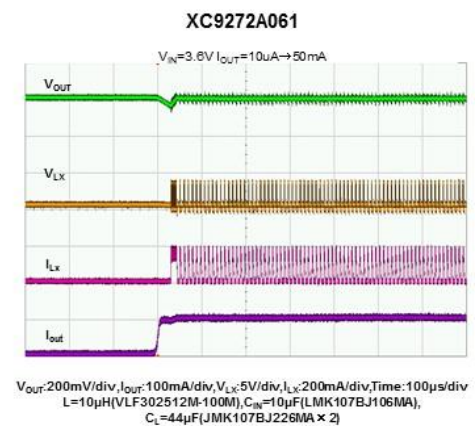
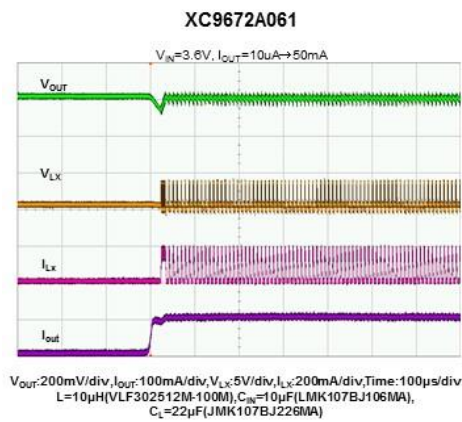


(18) Rising Output Voltage



■ 特性例

(19) Load Transient Response



■ パッケージインフォメーション

最新のパッケージ情報については www.torex.co.jp/technical-support/packages/ をご覧ください。

PACKAGE	OUTLIN / LAND PATTERN	THERMAL CHARACTERISTICS
SOT-25	SOT-25 PKG	SOT-25 Power Dissipation
USP-6EL(DAF)	USP-6EL PKG	USP-6EL Power Dissipation

■マーキング

マーク① 製品番号を表す。

シンボル	品名表記例
C	XC9272A/B*****-G

※SOT-25 は Under dot 仕様とする。

マーク② 出力電圧を表す。

シンボル	出力電圧		品名表記例
N	0.6	0.65	XC9272*06****-G
P	0.7	0.75	XC9272*07****-G
R	0.8	0.85	XC9272*08****-G
S	0.9	0.95	XC9272*09****-G

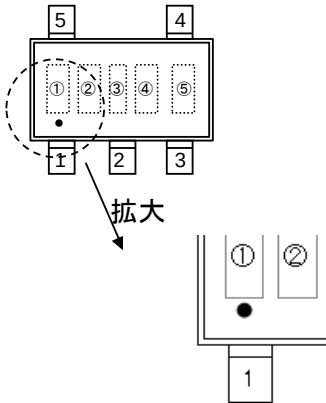
マーク③ 製品タイプ及び出力電圧タイプを表す。

シンボル	製品タイプ	出力電圧タイプ	品名表記例
N	C _L ディスチャージ無し	出力電圧 {x.x0V} 小数点第 2 位が	XC9272A**1**-G
P	C _L ディスチャージ無し	出力電圧 {x.x5V} 小数点第 2 位が	XC9272A**B**-G
R	C _L ディスチャージ有り	出力電圧 {x.x0V} 小数点第 2 位が	XC9272B**1**-G
S	C _L ディスチャージ有り	出力電圧 {x.x5V} 小数点第 2 位が	XC9272B**B**-G

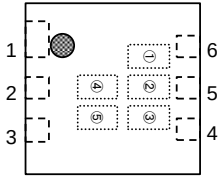
マーク④⑤ 製造ロットを表す。

01～09、0A～0Z、11～9Z、A1～A9、AA～AZ、B1～ZZ を繰り返す。
(但し、G、I、J、O、Q、W は除く。反転文字は使用しない。)

●SOT-25(Under dot 仕様)



●USP-6EL



1. 本データシートに記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本データシートに記載された内容は、製品の代表的動作及び特性を説明するものでありそれらの使用に関連して発生した第三者の知的財産権の侵害などに関し当社は一切その責任を負いません。又その使用に際して当社及び第三者の知的財産権の実施許諾を行うものではありません。
3. 本データシートに記載された製品或いは内容の情報を海外へ持ち出される際には、「外国為替及び外国貿易法」その他適用がある輸出関連法令を遵守し、必要な手続きを行って下さい。
4. 本製品は、1)原子力制御機器、2)航空宇宙機器、3)医療機器、4)車両・その他輸送機器、5)各種安全装置及び燃焼制御装置等々のように、その機器が生命、身体、財産等へ重大な損害を及ぼす可能性があるような非常に高い信頼性を要求される用途に使用されることを意図しておりません。これらの用途への使用は当社の事前の書面による承諾なしに使用しないで下さい。
5. 当社は製品の品質及び信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障のために生じる人身事故、財産への損害を防ぐためにも設計上のフェールセーフ、冗長設計及び延焼対策にご留意をお願いします。
6. 本データシートに記載された製品には耐放射線設計はなされていません。
7. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
8. 本データシートに記載された内容を当社の事前の書面による承諾なしに転載、複製することは、固くお断りします。

トレックス・セミコンダクター株式会社